



Beschreibung des Studiengangs

Informations-Systemtechnik (Master)

PO 5

Datum: 07.10.2025

Inhaltsverzeichnis

Master Informations-Systemtechnik

Mathematische Grundlagen

Numerik für Informatiker.....	5
Diskrete Mathematik für Informatiker.....	7
Höhere Analysis für Elektrotechnik.....	9
Qualitätssicherung und Optimierung.....	11
Systemics.....	13
Mustererkennung.....	15
Theoretische Informatik 2.....	17
Einführung in maschinelles Lernen.....	19
Verteilte Algorithmen.....	21
Mathematische Methoden der Algorithmik.....	23
Online Algorithms.....	25
Approximation Algorithms.....	27

Communications Engineering - Networking and Multimedia

Computernetze 2.....	29
Mobilkommunikation.....	31
Selected Topics in Networked Systems 1.....	33
Selected Topics in Networked Systems 2.....	34
Recent Topics in Computer Networking.....	36
Advanced Networking 1.....	37
Advanced Networking 2.....	38

Communications Engineering - Mobilfunk

Modellierung und Simulation von Mobilfunksystemen.....	39
Codierungstheorie.....	41
Grundlagen des Mobilfunks.....	43
Planung terrestrischer Funknetze.....	45
Advanced Topics in Mobile Radio Systems.....	47
Hochfrequenz- und Mobilfunkmesstechnik.....	49
Self-Organizing Networks.....	51

Communications Engineering - Informationstheorie und Elektronische Medien

Technik der elektronischen Medien.....	53
Netzwerk-Informationstheorie.....	55
Optimierungs- und Spieltheorie in der Nachrichtentechnik.....	57
Sicherheit auf der Übertragungsschicht.....	59
Informationstheorie.....	61
Advanced Topics in Communications Theory.....	63
Sicherheit auf der Übertragungsschicht 2.....	65
Codierungstheorie.....	67
Maschinelles Lernen und seine Anwendung in der Nachrichtentechnik.....	69
Post Shannon Theory.....	71

Communications Engineering - Kommunikationsnetze

Network-Security.....	73
Advanced Topics in Network Engineering.....	75
Kommunikationsnetze.....	77
Information Technologies for Social Good.....	79
Codierungstheorie.....	81
Neue Architekturen und Protokolle in Kommunikationsnetzen.....	83
Quantenkommunikationsnetze.....	85

Computer Engineering and Embedded Systems Platforms - Computer System

Design

Advanced Computer Architecture.....	87
Rechnerstrukturen 2.....	89

Eingebettete Systeme mit Praktikum.....	91
Grundlagen des Rechnerentwurfs.....	93
Softwaremodellierung elektronischer Systeme.....	95
Hardware Software Codesign.....	97
Hardware Software Codesign mit Praktikum.....	99
Embedded Autonomy.....	101
Embedded Autonomy mit Praktikum.....	103
Computer Engineering and Embedded Systems Platforms - Elektronische Fahrzeugsysteme	
Identifikation dynamischer Systeme.....	105
Erweiterte Methoden der Regelungstechnik.....	107
Datenbussysteme.....	109
Entwurf robuster Regelungen.....	111
Elektronische Fahrzeugsysteme.....	113
Fahrzeugsystemtechnik.....	115
Oberseminar Elektronische Fahrzeugsysteme.....	117
Grundlagen der Regelungstechnik.....	118
Automatisierte Straßenfahrzeuge: von der Assistenz zur Autonomie.....	120
Elektromagnetische Verträglichkeit (EMV) in der Fahrzeugtechnik.....	122
Electrochemical storages embedded in on-board power systems.....	124
Anwendung regelungstechnischer Methoden.....	126
Computer Engineering and Embedded Systems Platforms - Analoge Integrierte Schaltungen	
Messelektronik.....	128
Integrierte Schaltungen.....	130
Halbleitertechnologie.....	132
Schaltungstechnik.....	134
Vertiefungspraktikum zur Schaltungstechnik.....	136
Analoge Integrierte Schaltungen.....	138
Analoge Integrierte Schaltungen mit Simulationspraktikum.....	140
Computer Engineering and Embedded Systems Platforms - Embedded Systems	
Low-Power Embedded Systems.....	142
Low-Power Embedded Systems mit Praktikum.....	144
Computer Engineering and Embedded Systems Platforms - Digitale Integrierte Schaltungen und Systeme	
Advanced FPGA-Design.....	147
Verification, Validation and Testing of ASIC Designs.....	150
VLSI-Design.....	152
VLSI-Design mit Praktikum.....	154
Memory Systems.....	157
Anwendungsspezifische Instruktionssatzprozessoren.....	159
Anwendungsspezifische Instruktionssatzprozessoren mit Praktikum.....	162
Software and Systems Engineering - Computergrafik	
Physikbasierte Modellierung und Simulation.....	166
Echtzeit Computergraphik.....	168
Computergraphik - Grundlagen.....	170
Software and Systems Engineering - Software Engineering	
Theoretische Informatik 1.....	172
Software Product Lines.....	174
Constraint Solving.....	176
Software and Systems Engineering - Signalverarbeitung und Machine Learning	
Digitale Messdatenverarbeitung mit Mikrorechnern.....	178
Sprachkommunikation.....	180
Oberseminar "Machine Learning".....	182
Sprachdialogsysteme (Spoken Language Processing).....	184

Mustererkennung.....	186
Biomedizinische Signal- und Bildanalyse.....	188
AI Engineering.....	190
Machine Learning for Data Science.....	192
Software and Systems Engineering - Robotik und Prozessinformatik	
Elektrische Messaufnehmer für nichtelektrische Größen.....	194
Medizinrobotik.....	196
Robotik 2 - Programmieren, Modellieren, Planen.....	198
Robotik 1 - Technisch/mathematische Grundlagen.....	200
Software and Systems Engineering - Assistierende Gesundheitstechnologien	
Digitale Messdatenverarbeitung mit Mikrorechnern.....	202
Medizinrobotik.....	204
Medizin 1.....	206
Medizin 2.....	208
Medizinisch-methodologisches Vertiefungsfach 1.....	210
Unfallinformatik.....	212
Biomedizinische Signal- und Bildanalyse.....	214
Assistierende Gesundheitstechnologien A.....	216
Assistierende Gesundheitstechnologien B.....	218
Software and Systems Engineering - System Software	
Betriebssystembau 1.....	220
Betriebssystembau 2.....	222
Ausgewählte Kapitel der Systemsoftware 1.....	224
Ausgewählte Kapitel der Systemsoftware 2.....	225
Ausgewählte Kapitel der Systemsoftware 3.....	226
Praktika	
Master-Teamprojekt.....	227
Industriepraktikum.....	229
Praktika Master IST.....	231
Professionalisierung	
Professionalisierung mit Vortrag.....	235
Abschlussmodul	
Masterarbeit.....	238

Mathematische Grundlagen			10 ECTS
Modulname	Numerik für Informatiker		
Nummer	1201140	Modulversion	V3
Kurzbezeichnung	MAT-STD-06	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Numerische Mathematik
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Studiendekan der Mathematik
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung in Form einer Klausur (90 Minuten) oder einer mündlichen Prüfung (etwa 25 Minuten) oder einem Projekt oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung in Form von wöchentlichen Hausaufgaben ist möglich.		
Inhalte			
<ul style="list-style-type: none"> - Gauß-Algorithmus (LR-Zerlegung) - Stabilität eines Algorithmus, Kondition eines Problems - Lineares Ausgleichsproblem (QR-Zerlegung) - Nichtlineare Gleichungen (Bisektion, Newton-Verfahren) - Interpolation und Approximation (klassische Polynom-Interpolation, Splines) - Bestimmte Integrale (Quadraturformel, Newton-Cotes-Formeln, Romberg-Quadratur, Extrapolation) 			
Qualifikationsziel			
<ul style="list-style-type: none"> - Die Studierenden kennen einfache Methoden für die Approximation von Funktionen und Integralen - Die Studierenden kennen Methoden zur Lösung (nicht-)linearer Gleichungen - Die Studierenden sind mit für die Numerik relevanter Software vertraut - Die Studierenden kennen Methoden zur Lösung (nicht-)linearer Gleichungen und zur Approximation von Funktionen und Integralen - Die Studierenden wissen um die Bedeutung und Grundlagen der Fehleranalyse - Die Studierenden haben die Fähigkeit, Grundprinzipien der Implementation numerischer Algorithmen anzuwenden 			
Literatur			
<ul style="list-style-type: none"> - Deuffhard, Hohmann, Numerische Mathematik I, de Gruyter - Moler, Numerical Computing with MATLAB, SIAM, auch online - H.R. Schwarz, N. Köckler, Numerische Mathematik, Teubner 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Einführung in die Numerische Mathematik für Studierende der Informatik	2,0	Vorlesung	deutsch
Einführung in die Numerische Mathematik für Studierende der Informatik	1,0	kleine Übung	deutsch

Modulname	Diskrete Mathematik für Informatiker		
Nummer	1201320	Modulversion	V4
Kurzbezeichnung	MAT-STD1-32	Sprache	deutsch
Turnus	in jedem Semester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Analysis und Algebra
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Studiendekan der Mathematik
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung in Form einer Klausur (90 Minuten) oder einer mündlichen Prüfung (etwa 25 Minuten) oder einem Projekt oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung in Form von wöchentlichen Hausaufgaben sind möglich.		
Inhalte			
<ul style="list-style-type: none"> - Kombinatorische Beweisprinzipien - Abzählmethoden - Permutationen, Kombinationen, Variationen, Inklusion-Exklusion - Asymptotische Analyse - Graphen - Bäume - Wichtige Grapheneigenschaften - Modulare Arithmetik - Anwendungen in der Kryptographie 			
Qualifikationsziel			
<ul style="list-style-type: none"> - Nach Abschluss dieses Moduls besitzen die Studierenden einen Einblick in einige Methoden, Begriffsbildungen und Algorithmen der Diskreten Mathematik. - Sie können ausgewählte Anwendungsprobleme kombinatorisch, graphentheoretisch oder arithmetisch lösen unter Verwendung effizienter Algorithmen. 			
Literatur			
<ul style="list-style-type: none"> - M. Aigner: Diskrete Mathematik, 5. Aufl. Vieweg, Wiesbaden, 2004. - T. Ihringer: Diskrete Mathematik, 2. Aufl. Teubner, Stuttgart, 1999. - A. Steger: Diskrete Strukturen, Band 1. Springer, Berlin, 2001. 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Diskrete Mathematik	3,0	Vorlesung/Übung	deutsch
---------------------	-----	-----------------	---------

Modulname	Höhere Analysis für Elektrotechnik		
Nummer	1294030	Modulversion	
Kurzbezeichnung	MAT-STD7-03	Sprache	deutsch
Turnus		Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 6,0	Modulverantwortliche/r	Studiendekan der Mathematik
Arbeitsaufwand (h)			
Präsenzstudium (h)	84	Selbststudium (h)	96
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: 1 Klausur (90 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Gewöhnliche Differentialgleichungen, Existenztheorie und Lösungsmethoden • Holomorphe Funktionen und Kurvenintegrale • Integralsatz und Integralformel von Cauchy • Isolierte Singularitäten. Der Residuensatz. • Konforme Abbildungen • Fourier-Reihen und Fouriertransformation • Distributionen 			
Qualifikationsziel			
<p>Die Studierenden</p> <ul style="list-style-type: none"> • können Differentialgleichungen untersuchen und Lösungen bestimmen. • erwerben Grundkenntnisse über Funktionen einer komplexen Veränderlichen und beherrschen die zugehörigen Rechentechniken. • kennen die Fouriertransformation und Distributionen, ihre Bedeutung in der Elektrotechnik und können diese einsetzen um Probleme zu lösen. 			
Literatur			
<ul style="list-style-type: none"> • R. Ansorge, H. J. Oberle, K. Rothe, T. Sonar, Mathematik für Ingenieure (2 Bände), Wiley-VCH 2010/2011 • K. Meyberg, P. Vachenauer, Höhere Mathematik (2 Bände) Springer 2003/2005 • L. Papula, Mathematik für Ingenieure und Naturwissenschaftler – Anwendungsbeispiele, Springer Vieweg 2015 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Höhere Analysis für Elektrotechnik	4,0	Vorlesung	deutsch
Höhere Analysis für Elektrotechnik	2,0	kleine Übung	deutsch

Modulname	Qualitätssicherung und Optimierung		
Nummer	2411220	Modulversion	
Kurzbezeichnung	ET-EMG-22	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Oleksandr Dobrovolskiy
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 45 Minuten (schriftliche Klausur 120 Minuten nur bei sehr großen Teilnehmerzahlen)		
Zu erbringende Studienleistung			
Inhalte			
<p>Einführung in den Messprozess Systematische und zufällige Messunsicherheiten/-fehler Rauschen und Rauschanalyse Bestimmung der Messunsicherheit nach GUM Grundlagen der angewandten Statistik: Verteilungsfunktionen, Schätztheorie, Hypothesentests, Fehlerfortpflanzung # Ausgleichrechnung, Regressionsanalyse Statistische Versuchsplanung # Qualitätsmanagement</p>			
Qualifikationsziel			
<p>Nach Abschluss des Moduls verfügen die Studierenden über eine Übersicht über die Grundlagen des Qualitätsmanagements und der Prozessoptimierung. Durch die vermittelten praktischen Kenntnisse sind die Studenten in der Lage, einfache Optimierungsaufgaben mit Mitteln der statistischen Versuchsplanung zu lösen.</p>			
Literatur			
<ul style="list-style-type: none"> - E. Schröder: Elektrische Messtechnik (Hanser Verlag 2007), ISBN 978-3446409040 - W. Mendenhall: Statistics for Engineering and the Sciences (Prentice Hall 1991), ISBN 978-0023805523 - O. Hein: Statistische Verfahren der Ingenieurpraxis (B.I.-Wissenschaftsverlag 1978), ISBN 978-3411001194 - N. L. Johnson and F. C. Leone: Statistics and Experimental Design, Vol. 1+2 (John Wiley & Sons 1977), ISBN 978-0471017561 und 978-0471017578 - Hartmann, Lezki und Schäfer, Statistische Versuchsplanung und -auswertung in der Stoffwirtschaft, VEB Deutscher Verlag für Grundstoffindustrie, Leipzig 1974, im Bibliotheksbestand - B. Pesch: Bestimmung der Messunsicherheit nach GUM (Books on Demand GmbH, 2004), ISBN 978-3833010392 - G. Linß: Qualitätsmanagement für Ingenieure (Hanser Fachbuchverlag Leipzig 2005), ISBN 978-3446228214 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Qualitätssicherung und Optimierung	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • #E. Schrüfer: Elektrische Messtechnik (Hanser Verlag)# W. Mendenhall: Statistics for Engineering and the Sciences (Prentice Hall) • O. Hein: Statistische Verfahren der Ingenieurpraxis (B.I.-Wissenschaftsverlag) • N. L. Johnson and F. C. Leone: Statistics and Experimental Design, Vol. 1+2 (John Wiley & Sons) • Hartmann, Lezki und Schäfer, Statistische Versuchsplanung und -auswertung in der Stoffwirtschaft, VEB Deutscher Verlag für Grundstoffindustrie, Leipzig • B. Pesch: Bestimmung der Messunsicherheit nach GUM (Books on Demand GmbH) • G. Linß: Qualitätsmanagement für Ingenieure (Fachbuchverlag Leipzig) 			
Qualitätssicherung und Optimierung	1,0	Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • #E. Schrüfer: Elektrische Messtechnik (Hanser Verlag)# W. Mendenhall: Statistics for Engineering and the Sciences (Prentice Hall) • O. Hein: Statistische Verfahren der Ingenieurpraxis (B.I.-Wissenschaftsverlag) • N. L. Johnson and F. C. Leone: Statistics and Experimental Design, Vol. 1+2 (John Wiley & Sons) • Hartmann, Lezki und Schäfer, Statistische Versuchsplanung und -auswertung in der Stoffwirtschaft, VEB Deutscher Verlag für Grundstoffindustrie, Leipzig • B. Pesch: Bestimmung der Messunsicherheit nach GUM (Books on Demand GmbH) • G. Linß: Qualitätsmanagement für Ingenieure (Fachbuchverlag Leipzig) 			

Modulname	Systemics		
Nummer	2412640	Modulversion	
Kurzbezeichnung	INF-IFR-64	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Jürgen Pannek
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 60 Min. oder mündliche Prüfung 30 Min.		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Systemdefinition • Klassifikation und Beschreibung der Systeme • Modellierung der Systemdynamik • Akausale Modellierung • Beschreibung dynamischer Systeme im Frequenzbereich • Beschreibung dynamischer Systeme im Zeitdiskretenbereich • Identifikation 			
Qualifikationsziel			
Die Studierenden haben einen Überblick über allgemeine Modellierungsmethoden und Modellierungsansätze für technische Systeme (Grundzüge von "Systems Science"). Sie beherrschen die Modellierungsmethoden Bondgraphen und Lagrange-Modellierung und die Modellierung linearer Systeme im Zeitbereich, Frequenzbereich und zeitdiskret. Sie können die Eigenschaften Steuerbarkeit und Beobachtbarkeit bei linearen Systemen prüfen und kennen die Ansätze der Identifikation zeitdiskreter linearer Systeme.			
Literatur			
- Isermann: Mechatronic Systems, Springer Verlag - Borutzky: Bond Graph Methodology, Springer Verlag - Mobus, George E., Kalton, Michael C., Principles of Systems Science, Springer Verlag 2015			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Systemics	2,0	Vorlesung	englisch
Systemics	2,0	Übung	englisch
Literaturhinweise			
Isermann, R.: Mechatronic Systems: Fundamentals; Springer; 1st Edition, 2005 Borutzky, W: Bond Graph Methodology: Development and Analysis of Multidisciplinary Dynamic System Models; Springer; 1st Edition, 2010			

Modulname	Mustererkennung		
Nummer	2424690	Modulversion	
Kurzbezeichnung	ET-NT-69	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Bayessche Entscheidungsregel - Qualitätsmaße der Mustererkennung - Überwachtes Lernen mit parametrischen Verteilungen - Überwachtes Lernen mit nicht-parametrischen Verteilungen, Klassifikation - Lineare Trennfunktionen, einschichtiges Perzeptron - Support-Vektor-Maschinen (SVMs) - Mehrschichtiges Perzeptron, neuronale Netze (NNs) - Deep learning - Nicht-überwachtes Lernen, Clusteringverfahren <p>Hinweis: Für die Mustererkennung mittels Hidden-Markov-Modellen (HMMs) wird ein separates vertiefendes Modul Sprachdialogsysteme (Spoken Language Processing) (ET-NT-54) im Sommersemester angeboten.</p>			
Qualifikationsziel			
Nach Abschluss des Moduls besitzen die Studierenden grundlegende Kenntnisse über Methoden und Algorithmen zur Klassifikation von Daten und sind befähigt, diese Verfahren für Probleme der Praxis geeignet auszuwählen, zu entwerfen und zu bewerten.			
Literatur			
<ul style="list-style-type: none"> - R.O. Duda, P.E. Hart, D.G. Stork: Pattern Classification, Wiley, 2001 - C.M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006 			
Hinweise			
Grundkenntnisse der Statistik, wie sie z. B. im Modul "Wahrscheinlichkeitstheorie und Statistik" erworben werden, erleichtern das Verständnis der Vorlesung.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Mustererkennung	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - R. O. Duda, P. E. Hart, D. G. Stork: Pattern Classification, Wiley, 2001 - C. M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006 			
Mustererkennung	2,0	Seminar	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Vorlesungsfolien - R. O. Duda, P. E. Hart, D. G. Stork: Pattern Classification, Wiley, 2001 - C. M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006 			

Modulname	Theoretische Informatik 2		
Nummer	4212600	Modulversion	V2
Kurzbezeichnung	INF-THI-60	Sprache	
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Roland Meyer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Studierende sollten vorher das Modul "Theoretische Informatik I" belegt haben.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 50 % gelöste Hausaufgaben		
Inhalte			
<ul style="list-style-type: none"> - Turingmaschinen - Chomsky-Hierarchie - Berechenbarkeit und Entscheidbarkeit - Komplexität - NP-Vollständigkeit 			
Qualifikationsziel			
<ul style="list-style-type: none"> - Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über deterministische und nichtdeterministische Algorithmen und ihre Komplexität. - Die Studierenden sind befähigt, die Komplexität von verschiedenen Arten von Algorithmen selbständig zu analysieren und diese Konzepte in anderen Gebieten der Informatik wiederzuerkennen und dort anzuwenden. 			
Literatur			
<ul style="list-style-type: none"> - John E. Hopcroft, Jeffrey D. Ullman, Rajeev Motwani: Einführung in die Automatentheorie, Formale Sprachen und Komplexitätstheorie. Pearson Studium 2002 - Alexander Asteroth, Christel Baier: Theoretische Informatik Pearson 2002 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Theoretische Informatik 2	3,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<p>J. E. Hopcroft, R. Motwani und J. D. Ullman: Einführung in die Automatentheorie, formale Sprachen und Komplexitätstheorie, 2. Auflage, Pearson Studium 2002. H.R. Lewis und C.H. Papdimitriou: Elements of the Theory of Computation, 2. Auflage, Prentice Hall, 1998.</p>			
Theoretische Informatik 2	1,0	kleine Übung	deutsch
Literaturhinweise			
<p>- John E. Hopcroft, Jeffrey D. Ullman, Rajeev Motwani: Einführung in die Automatentheorie, Formale Sprachen und Komplexitätstheorie. Pearson Studium 2002 - Alexander Aste-roth, Christel Baier: Theoretische Informatik Pearson 2002</p>			

Modulname	Einführung in maschinelles Lernen		
Nummer	4229000040	Modulversion	
Kurzbezeichnung		Sprache	deutsch
Turnus	nur im Wintersemester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Michel Bes- serve
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Die Vorlesung und die Übungen verlangen eine gute Beherrschung der in den Pflichtmodulen „Lineare Algebra“ und „Analysis“ erworbenen Kenntnisse.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 90 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungsaufgaben müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Python for Machine Learning, - Introduction to Probability and statistics for Machine Learning, - Introduction to Optimization for Machine Learning, - Linear regression, - Linear classification, - Clustering, - Dimensionality reduction, - Introduction to Deep Learning. 			
Qualifikationsziel			
<p>Nach erfolgreichem Abschluss dieses Moduls sollten die Studierenden in der Lage sein:</p> <ul style="list-style-type: none"> - ML-Algorithmen mit häufig verwendeten Python-Bibliotheken zu implementieren, - die elementaren mathematischen Grundlagen verschiedener klassischer ML-Algorithmen zu verstehen, - die Leistung von ML-Algorithmen empirisch zu analysieren. 			
Literatur			
<ul style="list-style-type: none"> - Fluent Python: Clear, Concise, and Effective Programming, Ramalho, 2022 - Machine Learning, A Probabilistic Perspective, Murphy, 2012 - Deep Learning, Goodfellow et al., 2016 - Mathematics for Machine Learning, Deisenroth et al., 2020 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Einführung in maschinelles Lernen	4,0	Vorlesung/Übung	deutsch

Modulname	Verteilte Algorithmen		
Nummer	4227160	Modulversion	V2
Kurzbezeichnung	INF-ALG-16	Sprache	deutsch
Turnus	Unregelmäßig	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Sandor Fekete
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam.		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungen müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Modelle für verteilte Algorithmen - Broadcast und Convergecast - Baumkonstruktionen - Maximale unabhängige Mengen - Färbungsprobleme - Clusterprobleme - Fallstudien aus aktuellen Forschungsproblemen 			
Qualifikationsziel			
Die Absolventen dieses Moduls kennen die Notwendigkeit und Berechtigung verteilter Algorithmen. Sie beherrschen die wichtigsten Techniken für Analyse und Entwurf von verteilten Algorithmen.			
Literatur			
Distributed Algorithms. Nancy Lynch Distributed Computing: A Locality-Sensitive Approach. David Peleg			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Verteilte Algorithmen	2,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<p>Nancy Lynch: Distributed Algorithms. Morgan Kaufmann Publishers. David Peleg: Distributed Computing - A Locality-Sensitive Approach. SIAM. Dorothea Wagner und Roger Wattenhofer: Algorithms for Sensor and Ad Hoc Networks, Advanced Lectures. Springer Verlag.</p>			
Verteilte Algorithmen	1,0	kleine Übung	deutsch
Literaturhinweise			
<p>Nancy Lynch: Distributed Algorithms. Morgan Kaufmann Publishers. David Peleg: Distributed Computing - A Locality-Sensitive Approach. SIAM. Dorothea Wagner und Roger Wattenhofer: Algorithms for Sensor and Ad Hoc Networks, Advanced Lectures. Springer Verlag.</p>			

Modulname	Mathematische Methoden der Algorithmik		
Nummer	4227190	Modulversion	V2
Kurzbezeichnung	INF-ALG-19	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam. Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungen müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Grundfragen der Algorithmik: (Modelle, Lösungen, Schranken, ...) - Einführung in die Theorie der Linearen Optimierung - Primaler Simplexalgorithmus, - Startlösung, Entartung, Endlichkeit des Simplexalgorithmus - Einführung in die Implementation des Simplexalgorithmus - Interpretation der Dualität in Anwendungen - Anwendung der linearen Optimierung zum Lösen diskreter Optimierungsprobleme 			
Qualifikationsziel			
Nach Abschluss des Moduls besitzen die Studierenden die Fähigkeit zu mathematischer Modellierung im Rahmen algorithmischer Optimierungsprobleme. Sie verstehen die zugrunde liegenden Theorien, insbesondere der linearen Optimierung sowie den primalen Simplexalgorithmus. Zudem besitzen die Studierenden die Fähigkeit zur Implementation und Anwendung der behandelten Optimierungsalgorithmen und können die Komplexität von Optimierungsalgorithmen analysieren.			
Literatur			
- V. Chvatal, Linear Programming			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Mathematische Methoden der Algorithmik	3,0	Vorlesung/Übung	englisch
Literaturhinweise			
A. Schrijver, Theory of Linear and Integer Programming, Wiley, 1998. V. Chvatal, Linear Programming, Freeman, New York, 1983. B. Korte, J. Vygen, Combinatorial Optimization, Springer, 2002.			
Mathematische Methoden der Algorithmik	1,0	kleine Übung	englisch
Literaturhinweise			
A. Schrijver, Theory of Linear and Integer Programming, Wiley, 1998. V. Chvatal, Linear Programming, Freeman, New York, 1983. B. Korte, J. Vygen, Combinatorial Optimization, Springer, 2002.			

Modulname	Online Algorithms		
Nummer	4227260	Modulversion	V2
Kurzbezeichnung	INF-ALG-26	Sprache	englisch deutsch
Turnus	SSem alle 2 Jahre	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Sandor Fekete
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam. Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungen müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Kompetitive Analyse von Algorithmen - Paging - Online-Packen - Online-Scheduling - Online-Suche - Fallstudien aus aktuellen Forschungsproblemen 			
Qualifikationsziel			
Die Absolventen dieses Moduls kennen die Notwendigkeit und Berechtigung von Algorithmen mit unvollständiger Information. Sie beherrschen die wichtigsten Techniken für Analyse und Entwurf von Online-Algorithmen.			
Literatur			
<ul style="list-style-type: none"> - Allan Borodin und Ran El-Yaniv. Online Computation and Competitive Analysis. Reissue edition. Cambridge University Press, 2005. - Amos Fiat und Gerhard Woeginger. Online Algorithms. Springer Verlag, 1998. 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Online Algorithms	2,0	Vorlesung	englisch
Online Algorithms	1,0	Übung	englisch
Online Algorithms	1,0	kleine Übung	englisch

Modulname	Approximation Algorithms		
Nummer	4227270	Modulversion	V2
Kurzbezeichnung	INF-ALG-27	Sprache	englisch deutsch
Turnus	SSem alle 2 Jahre	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Sandor Fekete
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten, oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam. Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungen müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - NP-Vollständigkeit - Approximationsbegriff - Vertex Cover - Set Cover - Scheduling - Packprobleme - Geometrische Probleme - Fallstudien aus der aktuellen Forschung 			
Qualifikationsziel			
<p>Die Absolventen dieses Moduls kennen die Notwendigkeit und Berechtigung von Approximationsalgorithmen. Sie beherrschen die wichtigsten Techniken zur Analyse der Komplexität von Algorithmen und zum Entwurf von Approximationsmethoden, einschließlich des Beweises oberer und unterer Schranken.</p>			
Literatur			
<ul style="list-style-type: none"> - Vijay V. Vazirani: Approximation Algorithms. 1st edition. Springer Verlag, 2001. - Dorit Hochbaum: Approximation Algorithms for NP-hard Problems. Course Technology Inc, 1996. 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Approximation Algorithms	3,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
- Vijay V. Vazirani: Approximation Algorithms. 1st edition. Springer Verlag, 2001. - Dorit Hochbaum: Approximation Algorithms for NP-hard Problems. Course Technology Inc, 1996.			
Approximation Algorithms	1,0	kleine Übung	englisch deutsch

Communications Engineering - Networking and Multimedia	1 ECTS
---	---------------

Modulname	Computernetze 2		
Nummer	4213390	Modulversion	V2
Kurzbezeichnung	INF-KM-39	Sprache	englisch deutsch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	5 / 5,0	Modulverantwortliche/r	Prof. Dr. Lars Wolf
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	INF 2230 (Computernetze) oder äquivalente Kenntnisse		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (20 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Internet-Protokolle - IP - TCP - Routing-Verfahren - neuere Protokoll und Verfahren 			
Qualifikationsziel			
Nach Abschluss des Moduls haben die Studierenden ihre Kenntnisse aus der Veranstaltung "Computernetze 1" vertiefen können. Sie kennen die eingesetzten Verfahren im Internet sowie die dortigen Abläufe.			
Literatur			
<p>Andrew Tanenbaum, David Wetherall, Nick Feamster, Computer Networks, 6.Ed. 2021, Print-ISBN: 978-1-292-37406-2, E-ISBN: 978-1-292-37401-7</p> <p>James Kurose, Keith Ross. Computer Networking. A Top-Down Approach, 2021, 8th edition, Print-ISBN: 978-1-292-40546-9, E-ISBN: 978-1-292-40551-3.</p>			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Computernetze 2	4,0	Vorlesung/Übung	englisch
Literaturhinweise			
- Andrew S. Tanenbaum; David J. Wetherall: Computer Networks. International Edition. 5th edition. Pearson, 2010. ISBN-10: 0132553171 / ISBN-13: 9780132553179 - James F. Kurose; Keith W. Ross: Computer Networking: A Top-Down Approach. International Edition. 6th edition. Pearson, 2012. ISBN-10: 0273768964 / ISBN-13: 9780273768968			
LV-Informatik (04)	2,0	Übung	englisch

Modulname	Mobilkommunikation		
Nummer	4213400	Modulversion	V2
Kurzbezeichnung	INF-KM-40	Sprache	englisch deutsch
Turnus		Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (20 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Technische Grundlagen der Mobilkommunikation - Medienzugriff - Drahtlose Telekommunikationssysteme - Drahtlose LANs - Vermittlungsschichtaspekte - Transportschichtaspekte - Mobilitätsunterstützung 			
Qualifikationsziel			
Nach Abschluss des Moduls kennen die Studierenden die grundlegenden Herausforderungen und Lösungsansätze der Mobilkommunikation.			
Literatur			
- Jochen Schiller: Mobilkommunikation, Pearson Studium. 2003 Siehe auch Aktualisierung auf der Webseite der Lehrveranstaltung			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Mobilkommunikation	4,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
J. Schiller: Mobilkommunikation - Techniken für das allgegenwärtige Internet, 2. Auflage, Addison-Wesley 2003			
weitere Literaturhinweise folgen			
Mobilkommunikation	1,0	Übung	englisch deutsch

Modulname	Selected Topics in Networked Systems 1		
Nummer	4213340	Modulversion	V2
Kurzbezeichnung	INF-KM-34	Sprache	englisch deutsch
Turnus		Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (20 Minuten) oder Hausarbeit oder Referat oder Erstellung und Dokumentation von Rechnerprogrammen oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Neue Themen aus dem Bereich vernetzter Systeme (je nach Lehrveranstaltungsangebot).			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von ausgewählten Aspekten und neueren Entwicklungen im Bereich vernetzter Systeme und ggf. darauf aufbauenden Anwendungen.			
Literatur			
Literatur variiert, je nach Thema			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Modulname	Selected Topics in Networked Systems 2		
Nummer	4213410	Modulversion	V2
Kurzbezeichnung	INF-KM-41	Sprache	englisch deutsch
Turnus		Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (20 Minuten) oder Hausarbeit oder Referat oder Erstellung und Dokumentation von Rechnerprogrammen oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Neue Themen aus dem Bereich vernetzter Systeme (je nach Lehrveranstaltungsangebot).			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von ausgewählten Aspekten und neueren Entwicklungen im Bereich vernetzter Systeme und ggf. darauf aufbauenden Anwendungen.			
Literatur			
Literatur variiert, je nach Thema			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Energieeffizienz in eingebetteten Systemen	2,0	Online-Vorlesung	englisch deutsch
Energieeffizienz in eingebetteten Systemen	2,0	Online-Übung	englisch deutsch
Selected Topics in Networked Systems 2	2,0	Online-Vorlesung	englisch deutsch

Selected Topics in Networked Systems 2	2,0	Online-Übung	englisch deutsch
--	-----	--------------	---------------------

Modulname	Recent Topics in Computer Networking		
Nummer	4213350	Modulversion	V2
Kurzbezeichnung	INF-KM-35	Sprache	englisch deutsch
Turnus	nur im Wintersemester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Lars Wolf
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung, 20 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 2 Kurz-/Teilreferate		
Inhalte			
Neue Themen aus dem Bereich Computer Networks			
Qualifikationsziel			
Nach Abschluss des Moduls besitzen die Studierenden ein tiefgehendes Verständnis von neueren Entwicklungen und Forschungstrends im Bereich Computer-Networking.			
Literatur			
siehe auch Aktualisierung auf der Webseite der Lehrveranstaltung zu erreichen über http://www.ibr.cs.tu-bs.de/courses/			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Recent Topics in Computer Networking	3,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
wird themenabhängig in der Veranstaltung bekanntgegeben			
LV-Informatik (03)	1,0	Übung	englisch deutsch

Modulname	Advanced Networking 1		
Nummer	4213360	Modulversion	V2
Kurzbezeichnung	INF-KM-36	Sprache	englisch
Turnus	nur im Wintersemester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Lars Wolf
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung, 20 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 2-4 Kurzreferate, je nach Komplexität		
Inhalte			
Neue Themen der Computer Networks			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von neueren Entwicklungen und Forschungstrends im Bereich Computer-Networking.			
Literatur			
aktuelle Literatur wird in der Veranstaltung bekanntgegeben			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Networking 1 Seminar	3,0	Seminar	englisch
Literaturhinweise			
aktuelle Literatur wird in der Veranstaltung bekanntgegeben			

Modulname	Advanced Networking 2		
Nummer	4213370	Modulversion	V2
Kurzbezeichnung	INF-KM-37	Sprache	englisch
Turnus	nur im Sommersemester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Institut für Betriebssysteme und Rechnerverbund
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Lars Wolf
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung, 20 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 2-4 Kurzreferate, abhängig von der Komplexität		
Inhalte			
Weitergehende neue Themen der Computer Networks			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von weiteren neueren Entwicklungen und Forschungstrends im Bereich Computer-Networking.			
Literatur			
aktuelle Literatur wird in der Veranstaltung bekanntgegeben			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Networking 2 Seminar	2,0	Seminar	englisch
Literaturhinweise			
aktuelle Literatur wird in der Veranstaltung bekanntgegeben			
Advanced Networking 2 Kolloquium (MPO 2010)	1,0	Kolloquium	englisch

Communications Engineering - Mobilfunk			1 ECTS
Modulname	Modellierung und Simulation von Mobilfunksystemen		
Nummer	2424400	Modulversion	
Kurzbezeichnung	ET-NT-40	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
Einführung Methoden der Modellierung und Simulation Monte-Carlo-Simulation und Erzeugung von Zufallszahlen Simulation von Sende- und Empfangssystemen Modellierung von Mobilfunkkanälen Verkehrsmodellierung Mobilitätsmodellierung Fallstudie Im Rahmen der Rechnerübung erfolgt eine Einführung in MATLAB			
Qualifikationsziel			
Die Vorlesung vermittelt die grundlegenden Methoden für die Modellierung und Simulation von Mobilfunksystemen. Nach Abschluss des Moduls verfügen die Studierenden über Kenntnisse auf dem Gebiet der statistischen Methoden zur Erzeugung von Zufallszahlen und Zufallsprozessen sowie auf dem Gebiet der speziell für Mobilfunksysteme wichtigen Beschreibung von Funkkanal und Teilnehmerverhalten und sind in der Lage, selbständig Modelle zu erstellen und die zugehörigen Simulationsaufgaben z. B. mit MATLAB zu lösen.			
Literatur			
Skript M. C. Jeruchim, P. Balaban, K. S. Shanmugan, Simulation of Communication Systems - Modeling, Methodology and Techniques, Kluwer 2000 R. Vaughan, J. B. Andersen, Channels, Propagation and Antennas for Mobile Communications, IEE Electromagnetic Waves Series 2003 J. G. Proakis, M. Saleh, Grundlagen der Kommunikationstechnik, Pearson Studium, 2. Auflage, 2004 M. Pätzold, Mobilfunkkanäle - Modellierung, Analyse und Simulation, Vieweg 1999 O. Beucher, MATLAB und Simulink, Pearson 2002 M. Schiff, Introduction to Communications Simulation, Artech House 2006 P. Stoica, R. Moses, Spectral Analysis of Signals, Pearson 2005			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Rechnerübung zur Modellierung und Simulation von Mobilfunksystemen	2,0	Labor	deutsch
Literaturhinweise			
siehe Vorlesung			
Modellierung und Simulation von Mobilfunksystemen	2,0	Vorlesung	deutsch
Literaturhinweise			
Skript M.C.Jeruchim, P.Balaban, K.S.Shanmugan: Simulation of Communications - Modeling,			

Modulname	Codierungstheorie		
Nummer	2424420	Modulversion	
Kurzbezeichnung	ET-NT-42	Sprache	englisch deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 120 Minuten		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
<ul style="list-style-type: none"> - Einführung - Grundlagen der Informationstheorie - Grundzüge der Kanalcodierung - Einzelfehlerkorrigierende Blockcodes - Bündelfehlerkorrigierende Blockcodes - Faltungscodes - Spezielle Codierungstechniken - Ausblick 			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über das Verständnis für die informationstheoretischen Grenzen der Datenübertragung und haben Kenntnisse über die Verfahren zur Quellen- und Kanalcodierung in Theorie und Anwendung erlangt. Die Studierenden sind in der Lage die Leistungsfähigkeit der von Quellen- und Kanalcodierungsverfahren einzuschätzen und einfache Codes zu konstruieren.			
Literatur			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Codierungstheorie	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			
Codierungstheorie	1,0	Übung	englisch deutsch
Literaturhinweise			
siehe Vorlesung			
Rechnerübung zur Codierungstheorie	1,0	Labor	englisch deutsch

Modulname	Grundlagen des Mobilfunks		
Nummer	2424490	Modulversion	
Kurzbezeichnung	ET-NT-49	Sprache	englisch deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 90 Minuten.		
Zu erbringende Studienleistung			
Inhalte			
<ol style="list-style-type: none"> 1. Einführung 2. Wellenausbreitung 3. Funkübertragungstechnik 4. Medienzugriffsverfahren 5. Mobilfunksysteme nach 3GPP 6. Mobilfunksysteme nach IEEE802 			
Qualifikationsziel			
Nach Abschluss des Moduls haben die Studierenden Kenntnisse über die Struktur und die Funktionsweise zellularer Mobilfunknetze sowie drahtloser lokaler Netze erlangt und sind in der Lage, die erlernten Prinzipien in realen Mobilfunksystemen zu identifizieren sowie deren daraus resultierende Leistungsfähigkeit einzuschätzen.			
Literatur			
<ul style="list-style-type: none"> • Skript • C. Lüders, Mobilfunksysteme, Vogel-Verlag 2001 • J. Schiller, Mobilkommunikation, Addison-Wesley 2000 • N. Geng, W. Wiesbeck, Planungsmethoden für die Mobilkommunikation, Springer-Verlag 1998 • A. Molisch, Wireless Communications, Addison-Wesley 2005 			
Hinweise			
Dieses Modul aus dem Masterprogramm ist auch für Bachelor geeignet.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Grundlagen des Mobilfunks (2013)	1,5	Übung	englisch deutsch
Literaturhinweise			
siehe Vorlesung			
Grundlagen des Mobilfunks (2013)	2,5	Vorlesung	englisch deutsch
Literaturhinweise			
Skript C. Lüders, Mobilfunksysteme, Vogel-Verlag 2001 J. Schiller, Mobilkommunikation, Addison-Wesley 2000 N. Geng, W. Wiesbeck, Planungsmethoden für die Mobilkommunikation, Springer-Verlag 1998 A. Molisch, Wireless Communications, Addison-Wesley 2005			

Modulname	Planung terrestrischer Funknetze		
Nummer	2424410	Modulversion	
Kurzbezeichnung	ET-NT-41	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
Einführung Funkausbreitungsmodelle Versorgungsplanung Planung zellulärer Netze Allgemeine Grundlagen der Planung zellulärer Netze GSM-Funknetzplanung UMTS-Funknetzplanung Planung von OFDMA-Netzen Im Rahmen der Rechnerübung erfolgt eine Einführung in die Bedienung und den Umgang mit einem Funkplanungswerkzeug			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über das Verständnis für die wesentlichen Abläufe und Zusammenhänge bei der Planung terrestrischer Funknetze und haben Kenntnisse über die dazu benötigten Daten sowie insbesondere die eingesetzten Algorithmen, Modelle und Methoden erlangt. Sie sind in der Lage, Planungsaufgaben mit einem Funkplanungswerkzeug selbständig zu lösen.			
Literatur			
<ul style="list-style-type: none"> • Skript in deutscher und englischer Sprache • C. Lüders, Mobilfunksysteme, Vogel-Verlag 2001 # • N. Geng, W. Wiesbeck, Planungsmethoden für die Mobilkommunikation, Springer-Verlag 1998 • J. Laiho, A. Wacker, T. Novosad, Radio Network Planning and Optimisation for UMTS, Wiley 2002 			
Hinweise			
Dieses Modul aus dem Masterprogramm ist auch für Bachelor geeignet.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Rechnerübung zur Planung terrestrischer Funknetze	2,0	Labor	deutsch
Literaturhinweise			
siehe Vorlesung			
Planung terrestrischer Funknetze	2,0	Vorlesung	deutsch
Literaturhinweise			
Skript in deutscher und englischer Sprache C.Lüders, Mobilfunksysteme, Vogel-Verlag 2001 N.Geng, W.Wiesbeck, Planungsmethoden für die Mobilkommunikation, Springer-Verlag 1998 J.Laiho, A.Wacker, T.Novosad, Radio Network Planning and Optimisation for UMTS, Wiley 2002			

Modulname	Advanced Topics in Mobile Radio Systems		
Nummer	2424510	Modulversion	
Kurzbezeichnung	ET-NT-51	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung	Kurzreferat im Rahmen der Übung		
Inhalte			
<ul style="list-style-type: none"> - Current topics in mobile radio systems - Multi antenna systems (MIMO) - OFDM-systems - Ultra wide band communication - mm-/sub-mm wave communication <p>Die Vorlesung wird in englischer Sprache angeboten. Die Übung wird als sogenannte "Reading Class" organisiert, in denen die Studierenden aktuelle Publikationen zu den o. a. Themen in Form eines Kurzreferats vorstellen.</p>			
Qualifikationsziel			
Die Studierenden erlangen vertiefende Kenntnisse auf ausgewählten Gebieten des Mobilfunks, die für Fragestellungen in Forschung, Entwicklung oder Implementierung aktuell sind. Nach Abschluss des Moduls sind die Studierenden in der Lage aktuelle Forschungsbeiträge auf dem Gebiet des Mobilfunks zu analysieren, sie für Dritte verständlich aufzubereiten und zu präsentieren sowie die Erkenntnisse für eigene Forschungsaktivitäten einzusetzen.			
Literatur			
<ul style="list-style-type: none"> - Skript - A. Molisch, Wireless Communications, Addison-Wesley 2005 - S. Haykin, M. Moher, Modern Wirless Communications, Pearson 2005 - aktuelle Zeitschriftenaufsätze 			
Hinweise			
Die Vorlesung besteht aus fünf voneinander unabhängigen Teilen, die ggf. durch andere aktuellere Teile ersetzt werden können.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Topics in Mobile Radio Systems	2,0	Vorlesung	englisch
Literaturhinweise			
- Skript - A. Molisch, Wireless Communications, Addison-Wesley 2005 - S. Haykin, M. Moher, Modern Wireless Communications, Pearson 2005 - aktuelle Zeitschriftenaufsätze			
Advanced Topics in Mobile Radio Systems	1,0	Übung	englisch
Literaturhinweise			
siehe Vorlesung			

Modulname	Hochfrequenz- und Mobilfunkmesstechnik		
Nummer	2424530	Modulversion	
Kurzbezeichnung	ET-NT-53	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Einführung in das Messwesen - Grundlagen Hochfrequenztechnik - Messungen im Zeitbereich - Spektumanalyse - Vektorielle Netzwerkanalyse - Antennenmesstechnik - Kanalmessungen - Protokollmesstechnik 			
Qualifikationsziel			
Die Vorlesung behandelt die Grundlagen der modernen Kommunikationsmesstechnik. Es werden Kenntnisse zur Messung von Signalen und Übertragungscharakteristiken im Zeit- und Frequenzbereich, zur Antennenmesstechnik, zur Protokollmesstechnik und zur Kanalmessung vermittelt, wie sie zum Verständnis und zur Anwendung modernster Messgeräte, beispielsweise im Mobilfunkbereich, unerlässlich sind. Nach Abschluss des Moduls sind die Studierenden in der Lage, aktuelle Messsysteme in Forschung und Entwicklung selbstständig einzusetzen.			
Literatur			
<ul style="list-style-type: none"> - Foliensammlung - C.Rauscher: Grundlagen der Spektrumanalyse, Rohde & Schwarz, 2004 - M.Hiebel: Grundlagen der vektoriellen Netzwerkanalyse, Rohde & Schwarz, 2007 - A.Molisch: Wireless Communications, Wiley, 2005 			
Hinweise			
Deutsch			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Hochfrequenz- und Mobilfunkmesstechnik	2,0	Vorlesung	deutsch
Literaturhinweise			
- Foliensammlung - C.Rauscher: Grundlagen der Spektrumanalyse, Rohde & Schwarz, 2004 - M.Hiebel: Grundlagen der vektoriellen Netzwerkanalyse, Rohde & Schwarz, 2007 - A.Molisch: Wireless Communications, Wiley, 2005			
Hochfrequenz- und Mobilfunkmesstechnik (2013)	2,0	Übung	deutsch
Literaturhinweise			
- Foliensammlung - C.Rauscher: Grundlagen der Spektrumanalyse, Rohde & Schwarz, 2004 - M.Hiebel: Grundlagen der vektoriellen Netzwerkanalyse, Rohde & Schwarz, 2007 - A.Molisch: Wireless Communications, Wiley, 2005			

Modulname	Self-Organizing Networks		
Nummer	2424580	Modulversion	
Kurzbezeichnung	ET-NT-57	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten oder schriftliche Prüfung 90 Minuten		
Zu erbringende Studienleistung	Referat im Rahmen der Übung		
Inhalte			
<p>[Self-Organizing Networks (V)]</p> <p>Inhalt: 1 Motivation for SON 2 SON Overview 3 SON Functions (Self-Configuration, Self-Planning, Self-Healing, Self-Optimisation) 4 SON Operation 5 Cognitive Network Management</p> <p>[Self-Organizing Networks (Ü)] (siehe auch Vorlesung)</p> <p>Die Übung findet in Form von Kurzreferaten der Studierenden statt, die aktuelle Themen in einem kurzen schriftlichen Bericht (in IEEE-Veröffentlichungsformat) und einem 30-minütigen Vortrag vorstellen.</p>			
Qualifikationsziel			
<p>Die Studierenden erlangen vertiefende Kenntnisse auf den Gebieten Self-Organisation und kognitives Netzmanagement von Mobilfunksystemen. Nach Abschluss des Moduls sind die Studierenden in der Lage, aktuelle Forschungsbeiträge auf dem Gebiet des Netzmanagements zukünftiger Mobilfunksysteme zu analysieren, sie für Dritte verständlich aufzubereiten und zu präsentieren sowie die Erkenntnisse für eigene Forschungsaktivitäten einzusetzen.</p>			
Literatur			
<p>S. Hamalainen, H- Sanneck, C. Sartori; LTE Self-Organising Networks (SON): Network Management Automation for Operational Efficiency, Wiley 2011</p> <p>J. Ramiro, K. Hamied; Self-Organizing Networks (SON): Self-Planning, Self-Optimization and Self-Healing for GSM, UMTS and LTE</p> <p>siehe Vorlesung</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Self-Organizing Networks	2,0	Vorlesung	englisch
Literaturhinweise			
S. Hamalainen, H- Sanneck, C. Sartori; LTE Self-Organising Networks (SON): Network Management Automation for Operational Efficiency, Wiley 2011 J. Ramiro, K. Hamied; Self-Organizing Networks (SON): Self-Planning, Self-Optimization and Self-Healing for GSM, UMTS and LTE			
Self-Organizing Networks	1,0	Übung	englisch
Literaturhinweise			
siehe Vorlesung			

Communications Engineering - Informationstheorie und Elektronische Medien	1 ECTS
--	---------------

Modulname	Technik der elektronischen Medien		
Nummer	2424620	Modulversion	
Kurzbezeichnung	ET-NT-62	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	57	Selbststudium (h)	123
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Zwei Teilprüfungen (mündlich 30 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<p>Die Vorlesung „Aktuelle Systeme für die Elektronischen Medien“ vertieft am Beispiel der modernsten Verfahren und Systeme zur Audiocodierung die Prinzipien der Quellencodierung, erarbeitet anschließend am Beispiel der Speichermedien wie CD, DVD und Blu-ray Disk Verfahren der Kanalcodierung und der binären Modulation und widmet sich abschließend der Übertragung von Digitalsignalen hoher Datenraten unter Verwendung der DSL-Systeme. Auf diese Weise erhalten die Studierenden an Hand Ihnen gut bekannter Verfahren und Systemen der Informationstechnik detaillierte Kenntnisse wesentlicher Methoden der Informationstechnik.</p> <p>Elektroakustik:</p> <ul style="list-style-type: none"> - Elektromechanische Analogie - Grundlagen - Schallquellen - Reflexion und Absorption - Schallausbreitung in Kanälen und Rohren - Das menschliche Gehör - Stereophonieverfahren - Wandlerprinzipien - Mikrophone - Lautsprecher - Raumakustik - Akustische Messtechnik - Akustische Filtertechnik 			
Qualifikationsziel			
<p>Die Studierenden sind in der Lage, moderne Systeme der Elektronischen Medien hinsichtlich der Quellencodierung (am Beispiel von Tonsignalen), der Kanalcodierung von binären Signalen und der Datenübertragung mit hoher Datenrate zu bewerten. Dadurch sind die Studierenden in der Lage, zur Weiterentwicklung der genannten Gebiete mit eigenen Arbeiten beizutragen. Im Teil Elektroakustik wird grundlegendes Wissen im Bereich der Akustik allgemein vermittelt. Die Studierenden besitzen ein Gesamtverständnis für die</p>			

Wirkungsweise elektroakustischer Systeme. Damit können Sie elektronische Medien beurteilen, analysieren und ihre Kenntnisse in der Entwicklung und Optimierung entsprechender Systeme anwenden.

Literatur

Aktuelle Systeme für die Elektronischen Medien:

- H.Zander: Die aktuelle Audiotechnik, Drei-R-Verlag 1987
- E.Zwicker, R.Feldtkeller: Das Ohr als Nachrichtenempfänger, S.Hirzel Verlag, 2.Aufl., 1967
- U.Reimers: DVB-Digitale Fernsehtechnik: Datenkompression und Übertragung, Springer Verlag, 3. Auflage, 2008
- C.Biaesch-Wiebke: CD-Player und R-Dat-Recorder, Vogel buch Verlag, 1992
- R.Mäusl: Fernsehtechnik, Hüthig Buch Verlag Heidelberg, 2.Aufl., 1995
- T.Lauterbach: Digital Audio Broadcasting, Franzis-Verlag, 1996
- D.Führer: ADSL, Hüthig Buch Verlag Heidelberg, 2000

Elektroakustik:

- Zollner/Zwicker: Elektroakustik, Springer Verlag
- Kuttruff: Akustik - Eine Einführung, S.Hirzel Verlag Stuttgart Leipzig
- Cremer/Möser: Technische Akustik, Springer Verlag
- Ahnert: Beschallungstechnik, S.Hirzel Verlag Stuttgart Leipzig



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Aktuelle Systeme für die Elektronischen Medien	2,0	Vorlesung	deutsch
Literaturhinweise			
H.Zander: Die Digitale Audiotechnik, Drei-R-Verlag 1987 E.Zwicker, R.Feldtkeller: Das Ohr als Nachrichtenempfänger, S.Hirzel Verlag, 2.Aufl., 1967 U.Reimers: DVB - Digitales Fernsehen: Datenkompression und Übertragung, Springer Verlag, 3.Aufl., 2008 T.Coughlin: Digital Storage in Consumer Electronics, Elsevier-Verlag 2008			
Elektroakustik	2,0	Vorlesung	deutsch
Literaturhinweise			
Zoller/Zwicker: Elektroakustik, Springer Verlag Kuttruff: Akustik - Eine Einführung, S.Hirzel Verlag Stuttgart Leipzig Cremer/Möser: Technische Akustik, Springer Verlag Ahnert: Beschallungstechnik, S.Hirzel Verlag Stuttgart Leipzig			

Modulname	Netzwerk-Informationstheorie		
Nummer	2424650	Modulversion	
Kurzbezeichnung	ET-NT-65	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	56	Selbststudium (h)	124
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Wiederholung Punkt-zu-Punkt Kanalkapazität und Codierungstheorem</p> <ul style="list-style-type: none"> • Stark-typische Sequenzen und deren Eigenschaften • Vielfachzugriffskanal: Kapazitätsregion und Vergleich mit TDMA/FDMA/SDMA/NOMA • Broadcastkanal: degradiertes BC Kapazitätsregion, nicht-degradiertes BC erreichbare Ratenregion und Rückrichtung • Interferenzkanal: sehr starke, starke und schwache Interferenz Kapazitätsregion, mittlere Interferenz erreichbare Ratenregion und Rückrichtung • Relaiskanal: erreichbare Verfahren Amplify-and-Forward, Decode-and-Forward, Compress-and-Forward, Estimate-and-Forward Verallgemeinerung und Anwendung der Elemente auf komplexe Netzwerke 			
Qualifikationsziel			
<p>Die Studierenden kennen die Bausteine komplexer Kommunikationsnetzwerke, d. h. den Mehrfachzugriffskanal, den Broadcastkanal, den Relaiskanal und den Interferenzkanal, deren erreichbare Raten- oder Kapazitätsregionen sowie zugehörige Codierungs- und Decodierungsverfahren. Sie erwerben das Wissen zum Systementwurf von zukünftigen Mobilfunk- und Multihop-Systemen sowie Ad-hoc-Netzwerken. Sie verfügen über informationstheoretische und mathematische Werkzeuge zum Beweisen von Codierungstheoremen. Die Studenten kennen sowohl den Stand der Technik als auch die offenen Probleme der Netzwerk-Informationstheorie.</p>			
Literatur			
<p>A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011. D. Tse and P. Viswanath: Fundamentals of Wireless Communications, Cambridge University Press, 2007. T. M. Cover and J. A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006. S. Boyd and L. Vandenberghe: Convex Optimization, Cambridge University Press, 2004. R. W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008.</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Netzwerk-Informationstheorie	2,0	Vorlesung	englisch
Literaturhinweise			
<p>A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011 D. Tse and P. Viswanath: Fundamentals of Wireless Communications, Cambridge University Press, 2007 T. M. Cover and J. A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006 S. Boyd and L. Vandenberghe: Convex Optimization, Cambridge University Press, 2004 R. W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008</p>			
Netzwerk-Informationstheorie	2,0	Übung	englisch
Literaturhinweise			
<p>- A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011. - D. Tse and P. Viswanath: Fundamentals of Wireless Communications, Cambridge University Press, 2007. - T. M. Cover and J. A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006. - S. Boyd and L. Vandenberghe: Convex Optimization, Cambridge University Press, 2004. - R. W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008.</p>			

Modulname	Optimierungs- und Spieltheorie in der Nachrichtentechnik		
Nummer	2424700	Modulversion	
Kurzbezeichnung	ET-IFR-42	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 120 Minuten oder mündliche Prüfung 30 Minuten (je nach Teilnehmerzahl)		
Zu erbringende Studienleistung			
Inhalte			
Linear Programmierung und Ressourcen-Vergabe Konvexe Optimierung und Leistungskontrolle Globale Optimierung und Interferenznetzwerke Nicht-kooperative Spiele und verteilte Ressourcen-Vergabe Kooperative Spiele und Sendestrategien in Interferenznetzwerken Koalitionsspiele und Ad-Hoc Netzwerke			
Qualifikationsziel			
Die Studierende können in der Nachrichtentechnik auftretende Optimierungsprobleme sicher erkennen, klassifizieren und formulieren. Sie kennen außerdem verschiedene Algorithmen zur Lösung dieser Probleme und wenden diese auf aktuelle Problemstellungen an. Die Studierende kennen die grundlegenden mathematischen Hilfsmittel der Spieltheorie und beherrschen deren Anwendung in kooperativen und nicht-kooperativen Systemen im Bereich der Nachrichtentechnik.			
Literatur			
Bertsekas, Dimitri P. (2003). Convex Analysis and Optimization, Athena Scientific. Boyd, S. and Vandenberghe, L. (2004). Convex Optimization, Cambridge University Press, (pdf). Tuy, Hoang (2016). Convex Analysis and Global Optimization, Kluwer Academic. M. J. Osborne und A. Rubinstein: A Course in Game Theory, The MIT Press, 1994. D. Fudenberg und J. Tirole: Game Theory, The MIT Press, 1991. M. J. Holler und G. Illing: Einführung in die Spieltheorie, Springer, 4. Auflage, 2000. A. B. MacKenzie und L. A. DaSilva: Game Theory for Wireless Engineers (Synthesis Lectures on Communications), Morgan & Claypool Publishers, 2006.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Optimierungs- und Spieltheorie in der Nachrichtentechnik	2,0	Vorlesung	deutsch
Literaturhinweise			
? Bertsekas, Dimitri P. (2003). Convex Analysis and Optimization, Athena Scientific. ? Boyd, S. and Vandenberghe, L. (2004). Convex Optimization, Cambridge University Press, (pdf). ? Tuy, Hoang (2016). Convex Analysis and Global Optimization, Kluwer Academic. ? M.?J. Osborne und A. Rubinstein: A Course in Game Theory, The MIT Press, 1994. ? D. Fudenberg und J. Tirole: Game Theory, The MIT Press, 1991. ? M.?J. Holler und G. Illing: Einführung in die Spieltheorie, Springer, 4. Auflage, 2000. ? A.?B. MacKenzie und L.?A. DaSilva: Game Theory for Wireless Engineers (Synthesis Lectures on Communications), Morgan & Claypool Publishers, 2006.			
Optimierungs- und Spieltheorie in der Nachrichtentechnik	1,0	Übung	englisch
Literaturhinweise			
? Bertsekas, Dimitri P. (2003). Convex Analysis and Optimization, Athena Scientific. ? Boyd, S. and Vandenberghe, L. (2004). Convex Optimization, Cambridge University Press, (pdf). ? Tuy, Hoang (2016). Convex Analysis and Global Optimization, Kluwer Academic. ? M.?J. Osborne und A. Rubinstein: A Course in Game Theory, The MIT Press, 1994. ? D. Fudenberg und J. Tirole: Game Theory, The MIT Press, 1991. ? M.?J. Holler und G. Illing: Einführung in die Spieltheorie, Springer, 4. Auflage, 2000. ? A.?B. MacKenzie und L.?A. DaSilva: Game Theory for Wireless Engineers (Synthesis Lectures on Communications), Morgan & Claypool Publishers, 2006.			

Modulname	Sicherheit auf der Übertragungsschicht		
Nummer	2424710	Modulversion	
Kurzbezeichnung	ET-IFR-42	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 120 Minuten oder mündliche Prüfung 30 Minuten (je nach Teilnehmerzahl)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Direct data transmission by PhySec: It covers multi-user communications with an additional secrecy constraint. For example, wiretap channels, broadcast channels with confidential messages, etc., and we will analyze the secrecy capacity/capacity region of these channels. - Key generation by PHYSEC: It covers the secret key generation with the source model and the channel model. In the former case, the legitimate users will observe a common source of randomness and try to agree on a secret key, which is unknown to a potential eavesdropper. In the latter one, one of the legitimate users transmits a random sequence through the channel to the other users and again they try to agree on a key. Practical sequential key distillation will also be covered. - Authentication: It covers how to identify the legitimate communication partners by channel testing/probing or by the use of the physically unclonable functions. 			
Qualifikationsziel			
In this course, we aim to show/provide a rigorous way to develop a security system on the physical layer (PhySec), by taking the physical properties of the communication environments into account. After having attained this course, the students are able to answer questions about a system's security with a fundamental knowledge about physical layer security.			
Literatur			
<ul style="list-style-type: none"> - Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. - Yingbin Liang, H. Vincent Poor und Shlomo Shamai (Shitz): Information Theoretic Security, Now publishers, Foundations and Trends in Communications and Information Theory, vol. 5, no. 4-5, 2008.. - T. M. Cover and J. A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006. - A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011. - R. W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008. 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Sicherheit auf der Übertragungsschicht	2,0	Vorlesung	englisch
Literaturhinweise			
? Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. ? Yingbin Liang, H. Vincent Poor und Shlomo Shamai (Shitz): Information Theoretic Security, Now publishers, Foundations and Trends in Communications and Information Theory, vol. 5, no. 4-5, 2008.. ? T.?M. Cover and J.?A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006. ? A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011. ? R.?W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008.			
Sicherheit auf der Übertragungsschicht	1,0	Übung	englisch
Literaturhinweise			
Literatur: ? Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. ? Yingbin Liang, H. Vincent Poor und Shlomo Shamai (Shitz): Information Theoretic Security, Now publishers, Foundations and Trends in Communications and Information Theory, vol. 5, no. 4-5, 2008.. ? T.?M. Cover and J.?A. Thomas: Elements of Information Theory, 2nd ed., New York: Wiley-Interscience, Juli 2006. ? A. El Gamal and Y.-H. Kim: Network Information Theory, Cambridge University Press, 2011. ? R.?W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008.			

Modulname	Informationstheorie		
Nummer	2424720	Modulversion	
Kurzbezeichnung	ET-NT-72	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Min oder mündliche Prüfung 30 Min		
Zu erbringende Studienleistung			
Inhalte			
<p>#Grundbegriffe aus der Wahrscheinlichkeitstheorie</p> <ul style="list-style-type: none"> • Ereignis, Wahrscheinlichkeit, Zufallsgröße, Zufallsvektor, zufälliger Prozeß, Konvergenz zufälliger Folgen, Konvergenzsätze # <p>Grundbegriffe aus der Informationstheorie</p> <ul style="list-style-type: none"> • Maße für diskrete Zufallsgrößen: Entropie, bedingte Entropie, relative Entropie, Transinformation, bedingte Transinformation, Ungleichungen • Maße für stetige Zufallsgrößen: Differentielle Entropie, bedingte differentielle Entropie, relative Entropie, Transinformation, bedingte TI, Ungleichungen • Maße für zufällige Folgen • Typische Sequenzen und asymptotische Gleichverteilungseigenschaft # <p>Quellen und Quellencodierung</p> <ul style="list-style-type: none"> • Definition und Eigenschaften • Quellencodierung für diskrete gedächtnislose Quellen (feste und variable Länge) • Ausgewählte Quellencodes: Morse, Huffman, Shannon-Fano-Elias # <p>Datenübertragung und Kanalkapazität</p> <ul style="list-style-type: none"> • Diskreter gedächtnisloser Kanal: Kanalcodierungstheorem • Diskreter gedächtnisloser Kanal mit Zustand: Kanalkapazitäten • Gaußkanal: Modell und Kanalcodierungstheorem • Bandbegrenzter Gaußkanal, Vektorwertige Gaußkanäle 			
Qualifikationsziel			
<p>Im Modul wird eine Einführung in die Grundlagen der Shannonschen Informationstheorie gegeben. Ziel ist es, dass die Studierenden wesentliche informationstheoretische Resultate zur maximal möglichen verlustlosen (Quellencodierung) und verlustbehafteten (Rate-Distortion-Theorie) Komprimierung von Daten und zur maximalen Geschwindigkeit einer zuverlässigen Datenübertragung (Kanalcodierung) herleiten können. Die für die analytischen Betrachtungen benötigten Hilfsmittel in Form von Informationsmaßen (Entropie, Trans-</p>			

information, Kapazität usw.) sowie deren Eigenschaften (typische Sequenzen) werden ebenso behandelt wie in der Praxis einsetzbare, einfache Codes (Block-Codes und Turbo-Codes und Polar-Codes).

Literatur

#R.W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008.
 #R.W. Yeung: A First Course in Information Theory, Springer, 2002.
 #T.M. Cover und J.A. Thomas: Elements of Information Theory, Wiley-Interscience, 2006.
 #R.G. Gallager: Information Theory and Reliable Communication, Wiley, 1968.
 R.G. Gallager: Principles of Digital Communication, Cambridge University Press, 2008.
 S. Moser: S. Moser: Information Theory, <https://moser-isi.ethz.ch/scripts.html#it>



ZUGEHÖRIGE LEHRVERANSTALTUNGEN

Belegungslogik bei der Wahl von Lehrveranstaltungen

Anwesenheitspflicht

Titel der Veranstaltung	SWS	Art LVA	Sprache
--------------------------------	------------	----------------	----------------

Informationstheorie	2,0	Vorlesung	deutsch
---------------------	-----	-----------	---------

Literaturhinweise

- R.W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008. - R.W. Yeung: A First Course in Information Theory, Springer, 2002. - T.M. Cover und J.A. Thomas: Elements of Information Theory, Wiley-Interscience, 2006. - R.G. Gallager: Information Theory and Reliable Communication, Wiley, 1968. - R.G. Gallager: Principles of Digital Communication, Cambridge University Press, 2008. - S. Moser: S. Moser: Information Theory, <https://moser-isi.ethz.ch/scripts.html#it>

Informationstheorie	1,0	Übung	deutsch
---------------------	-----	-------	---------

Literaturhinweise

- R.W. Yeung: Information Theory and Network Coding, Part I, Springer, 2008. - R.W. Yeung: A First Course in Information Theory, Springer, 2002. - T.M. Cover und J.A. Thomas: Elements of Information Theory, Wiley-Interscience, 2006. - R.G. Gallager: Information Theory and Reliable Communication, Wiley, 1968. - R.G. Gallager: Principles of Digital Communication, Cambridge University Press, 2008. - S. Moser: S. Moser: Information Theory, <https://moser-isi.ethz.ch/scripts.html#it>

Modulname	Advanced Topics in Communications Theory		
Nummer	2424730	Modulversion	
Kurzbezeichnung	ET-NT-73	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Min oder Klausur 90 Min		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Abstrakte stochastische Modellierung von Kommunikationskanälen • Performance-Analyse von Kommunikationssystemen • Codierung und Übertragung über beliebig veränderliche Kanäle • Mehrteilnehmer Netzwerke und statistisch abhängige Kanäle • Bayesian Inference und Bayessche Statistik • Fisher Information und Cramer Rao Bound • Deep Neural Networks und globale Optimierung • Reinforcement Learning für Optimierung von komplexen Kommunikationssystemen 			
Qualifikationsziel			
<p>Die Studierenden werden in diesem Modul mit aktuellen fortgeschrittenen Themen der theoretischen Nachrichtentechnik vertraut. Dazu gehören aktuelle Methoden und Werkzeuge aus der statistischen Signalverarbeitung und statistischen und informationstheoretischen Modellierung von Kommunikationssystemen (z. B. arbitrarily varying channels, copula) und die Analyse und der Entwurf von Kommunikationssystemen mittels Lernalgorithmen (Reinforcement Learning, Deep Neural Networks u. a.). Das Modul befähigt die Studierenden, sich mit aktuellen Forschungsfragen in der theoretischen Nachrichtentechnik mit modernen soliden Methoden zu beschäftigen.</p>			
Literatur			
<p>Tse, David, and Viswanath, Pramod, Fundamentals of Wireless Communications, Cambridge University Press, 2005 Nelson, Rodger B., An Introduction to Copulas, Springer 2006. Ahlswede, Rudolf, Probabilistic Methods and Distributed Information, Foundations in Signal Processing, Communications and Networking, Springer 2019. D. Mckay, Information Theory, Inference, and Learning Algorithms, Cambridge University Press 2003. Osvaldo Simeone, A Brief Introduction to Machine Learning for Engineers (Foundations and Trends(r) in Signal Processing). Sutton, Richard S., and Andrew G. Barto. Reinforcement learning: An introduction. MIT press, 2018. Box, George EP, and George C. Tiao. Bayesian inference in statistical analysis. Vol. 40. John Wiley & Sons, 2011.</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Topics in Communications Theory	2,0	Vorlesung	englisch
Literaturhinweise			
- Tse, David, and Viswanath, Pramod, Fundamentals of Wireless Communications, Cambridge University Press, 2005 - Nelson, Rodger B., An Introduction to Copulas, Springer 2006. - Ahlswede, Rudolf, Probabilistic Methods and Distributed Information, Foundations in Signal Processing, Communications and Networking, Springer 2019. - D. Mckay, Information Theory, Inference, and Learning Algorithms, Cambridge University Press 2003, - Osvaldo Simeone, A Brief Introduction to Machine Learning for Engineers (Foundations and Trends(r) in Signal Processing) - Sutton, Richard S., and Andrew G. Barto. Reinforcement learning: An introduction. MIT press, 2018. - Box, George EP, and George C. Tiao. Bayesian inference in statistical analysis. Vol. 40. John Wiley & Sons, 2011.			
Advanced Topics in Communications Theory	1,0	Übung	englisch
Literaturhinweise			
- Tse, David, and Viswanath, Pramod, Fundamentals of Wireless Communications, Cambridge University Press, 2005 - Nelson, Rodger B., An Introduction to Copulas, Springer 2006. - Ahlswede, Rudolf, Probabilistic Methods and Distributed Information, Foundations in Signal Processing, Communications and Networking, Springer 2019. - D. Mckay, Information Theory, Inference, and Learning Algorithms, Cambridge University Press 2003, - Osvaldo Simeone, A Brief Introduction to Machine Learning for Engineers (Foundations and Trends(r) in Signal Processing) - Sutton, Richard S., and Andrew G. Barto. Reinforcement learning: An introduction. MIT press, 2018. - Box, George EP, and George C. Tiao. Bayesian inference in statistical analysis. Vol. 40. John Wiley & Sons, 2011.			

Modulname	Sicherheit auf der Übertragungsschicht 2		
Nummer	2424740	Modulversion	
Kurzbezeichnung	ET-NT-74	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Dr. Pin-Hsun Lin
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Schriftliche Prüfung 120 Min oder mündliche Prüfung 30 Min		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Review of information theory and physical layer security • Sequential key distillation • Privacy: differential privacy, stealth and covert communications, private information retrieval, wireless privacy • Fading channels, ergodic and outage capacities, and artificial noise design • Finite block length analysis and wiretap code implementations • Active attacker 			
Qualifikationsziel			
Students will learn how to use more advanced mathematical tools to analyze more complicated issues in physical layer security, continuing the discussion from the lecture Physical Layer Security. More specifically, the sequential key distillation for secret key generation, privacy issues tackled by physical layer schemes, and the more general setting where the eavesdropper is active, are included in this lecture.			
Literatur			
Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. S. Moser: Information Theory, https://moser-isi.ethz.ch/scripts.html#it A. El Gamal and Y.-H. Kim, Network Information Theory, Cambridge University Press, 2011. Research papers.			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Sicherheit auf der Übertragungsschicht 2	2,0	Vorlesung	englisch
Literaturhinweise			
<p>? Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. ? S. Moser: Information Theory, https://moser-isi.ethz.ch/scripts.html#it ? A. El Gamal and Y.-H. Kim, Network Information Theory, Cambridge University Press, 2011. ? Research papers</p>			
Sicherheit auf der Übertragungsschicht 2	1,0	Übung	englisch
Literaturhinweise			
<p>- Matthieu Bloch und João Barros: Physical-Layer Security - From Information Theory to Security Engineering, Cambridge University Press, 2011. - S. Moser: Information Theory, https://moser-isi.ethz.ch/scripts.html#it - A. El Gamal and Y.-H. Kim, Network Information Theory, Cambridge University Press, 2011. - Research papers</p>			

Modulname	Codierungstheorie		
Nummer	2424420	Modulversion	
Kurzbezeichnung	ET-NT-42	Sprache	englisch deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 120 Minuten		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
<ul style="list-style-type: none"> - Einführung - Grundlagen der Informationstheorie - Grundzüge der Kanalcodierung - Einzelfehlerkorrigierende Blockcodes - Bündelfehlerkorrigierende Blockcodes - Faltungscodes - Spezielle Codierungstechniken - Ausblick 			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über das Verständnis für die informationstheoretischen Grenzen der Datenübertragung und haben Kenntnisse über die Verfahren zur Quellen- und Kanalcodierung in Theorie und Anwendung erlangt. Die Studierenden sind in der Lage die Leistungsfähigkeit der von Quellen- und Kanalcodierungsverfahren einzuschätzen und einfache Codes zu konstruieren.			
Literatur			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Codierungstheorie	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			
Codierungstheorie	1,0	Übung	englisch deutsch
Literaturhinweise			
siehe Vorlesung			
Rechnerübung zur Codierungstheorie	1,0	Labor	englisch deutsch

Modulname	Maschinelles Lernen und seine Anwendung in der Nachrichtentechnik		
Nummer	2424000000	Modulversion	
Kurzbezeichnung	ET-NT-0000	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Nachrichtentechnik
SWS / ECTS	3 / 6,0	Modulverantwortliche/r	Prof. Dr. Eduard Jorswieck
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	42	Selbststudium (h)	138
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Schriftliche Prüfung von 60 Minuten oder mündliche Prüfung von 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Einführung in die Grundbegriffe neuronaler Netze • Einführung von der Grundarchitektur des neuronalen Netzes sowie Loss Funktion, Gradient Descent und Optimizer für das Training neuronaler Netze • Einrichten einer Entwicklungsumgebung für maschinelles Lernen mit Python und Pytorch • Praktisches Experiment zur Definition und zum Training eines einfachen tiefen neuronalen Netzes • Einführung in fortgeschrittene neuronale Netzwerkarchitekturen, darunter Convolutional Neural Network, Recurrent Neural Network, Graph Neural Network und Transformer. Verstehen, warum sie erfunden wurden und wie sie funktionieren • Einführung einer speziellen Zielfunktion für nichtüberwachtes Lernen in der Nachrichtentechnik • Einführung spezieller neuronaler Netzarchitekturen für das nichtüberwachte Lernen in der Nachrichtentechnik 			
Qualifikationsziel			
<p>Die Studierenden</p> <ul style="list-style-type: none"> • kennen die Grundlagen von neuronalen Netzwerkmodellen • verstehen den Trainingsprozess mit großen Datenmengen für das überwachte Lernen • können das überwachten Lernen zum nicht-überwachten Lernen verallgemeinern • können das neuronale Netzmodell mit Python und Pytorch für einfache Aufgaben implementieren und trainieren • verstehen, wie man Domänenwissen der Nachrichtentechnik beim Entwurf der Architektur und des Ziels des neuronalen Netzes berücksichtigen kann • können den Trainingsprozess optimieren, wenn das Ergebnis nicht den Erwartungen entspricht 			
Literatur			
<p>Y. C. Eldar, A. Goldsmith, D. Gündüz, H. V. Poor, Machine Learning and Wireless Communications, Cambridge University Press, 2022. http://cs231n.stanford.edu/2019/</p>			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Maschinelles Lernen und seine Anwendung in der Nachrichtentechnik	2,0	Vorlesung	deutsch
Literaturhinweise			
Y. C. Eldar, A. Goldsmith, D. Gündüz, H. V. Poor, Machine Learning and Wireless Communications, Cambridge University Press, 2022. http://cs231n.stanford.edu/2019/			
Maschinelles Lernen und seine Anwendung in der Nachrichtentechnik	1,0	Übung	deutsch
Literaturhinweise			
Y. C. Eldar, A. Goldsmith, D. Gündüz, H. V. Poor, Machine Learning and Wireless Communications, Cambridge University Press, 2022. http://cs231n.stanford.edu/2019/			

Modulname	Post Shannon Theory		
Nummer	2424000040	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Nachrichtentechnik
SWS / ECTS	3 / 6,0	Modulverantwortliche/r	Dr. Christian Deppe
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	42	Selbststudium (h)	138
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Minuten oder mündliche Prüfung 30 Minuten (je nach Anzahl der Teilnehmer)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Einführung in die Grundbegriffe der Post Shannon Theorie • Einführung in die Nachrichtenidentifikation • Beweistechniken für randomisierte und deterministischer Einkodierung • Protokolle mit Ressourcen (Rückkopplung, Sensing, Common Randomness) • Methoden zur Berechnung oberer Schranken der Kapazität (Resolvability) • Kodierungsmethoden der Nachrichtenidentifikation 			
Qualifikationsziel			
Die Studierenden <ul style="list-style-type: none"> • kennen die Grundlagen der Post Shannon Theorie • verstehen randomisierte und deterministische Nachrichtenidentifikation • können Ratengrenzen von Post Shannon Modellen berechnen • verstehen einfache Protokolle der Nachrichtenidentifikation • können einfache Kodierungen für Nachrichtenidentifikation selbst erstellen • können eigenständig eigene Protokolle für neue Modelle entwickeln 			
Literatur			
Ahlswede, Alexander; Althöfer, Ingo; Deppe, Christian; Tamm, Ulrich (Eds.) Identification and Other Probabilistic Models Rudolf Ahlswede's Lectures on Information Theory 6 Springer-Verlag Series: Foundations in Signal Processing, Communications and Networking, Vol. 16 1st Edition, 2021, ISBN: 978-3-030-65070-4			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Post Shannon Theory	2,0	Vorlesung	englisch
Literaturhinweise			
Ahlsvede, Alexander; Althöfer, Ingo; Deppe, Christian; Tamm, Ulrich (Eds.) Identification and Other Probabilistic Models Rudolf Ahlsvede's Lectures on Information Theory 6 Springer-Verlag Series: Foundations in Signal Processing, Communications and Networking, Vol. 16 1st Edition, 2021, ISBN: 978-3-030-65070-4			
Post Shannon Theory	1,0	Übung	englisch
Literaturhinweise			
Ahlsvede, Alexander; Althöfer, Ingo; Deppe, Christian; Tamm, Ulrich (Eds.) Identification and Other Probabilistic Models Rudolf Ahlsvede's Lectures on Information Theory 6 Springer-Verlag Series: Foundations in Signal Processing, Communications and Networking, Vol. 16 1st Edition, 2021, ISBN: 978-3-030-65070-4			

Communications Engineering - Kommunikationsnetze	1 ECTS
---	---------------

Modulname	Network-Security		
Nummer	2416770	Modulversion	
Kurzbezeichnung	ET-IDA-77	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Datentechnik und Kommunikationsnetze
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Admela Jukanche
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Written exam (120 min) or oral exam (30 min)		
Zu erbringende Studienleistung			
Inhalte			
<p>The lecture gives a broad introduction to network security, including foundations of cryptography, message integrity, authentication, privacy and anonymity, application layer security, secure network protocols, security in the physical layer, as well as broader aspects security aspects related to reliability and safety. It also discusses relevant topics in various application domains, such as (i) security in next generation mobile networks, (ii) satellite network security; (iii) security in the compute continuum of IoT, edge and cloud computing; (v) security functions within the network management; (vi) physical layer security in optical and wireless networks.</p>			
Qualifikationsziel			
<p>On finishing this module the students have a survey of the theoretical principles of cryptography. They are able to analyze basic cryptographic systems and are able to design basic electronic security systems.</p>			
Literatur			
<p>Material provided to students in StudIP, including the references noted within</p>			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Network Security	2,0	Vorlesung	deutsch
Literaturhinweise			
Material provided to students in StudIP, including the references noted within			
Network Security	1,0	Übung	deutsch
Literaturhinweise			
Material provided to students in StudIP, including the references noted within			

Modulname	Advanced Topics in Network Engineering		
Nummer	2416780	Modulversion	
Kurzbezeichnung	ET-IDA-78	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Datentechnik und Kommunikationsnetze
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Admela Jukan
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung (30 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Cross Layer Design • All-IP networks • Integration of IP and Optical • Inter-domain Routing • Networks for Data Centers, Storage and Grid Computing • Economics, Standards and Regulations in Telecommunications • Applications of Networking in Energy, Automation and Health Care • Research Literature, Papers and Surveys 			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden tiefgehende Kenntnisse über aktuelle Forschungsthemen aus dem Gebiet der Architekturen und Protokollstandards von Kommunikationsnetzen. Die erlernten Grundlagen ermöglichen es insbesondere, das Zusammenwirken komplexer vielschichtiger und heterogener Netzarchitekturen zu verstehen und eigene Entwurfsprozesse zu formulieren.			
Literatur			
G. Camarillo, M. García-Martín, The 3G IP Multimedia Subsystem (IMS): Merging the Internet and the Cellular Worlds, John Wiley & Sons, 2004, ISBN: 978-0-470-87156-0 F. Travostino, J. Membretti, G. Karmous-Edwards (Eds.), Grid Networks: Enabling Grids with Advanced Communication Technology, John Wiley & Sons, 2006, ISBN: 978-0-470-01748-7 K. M. Sivalingam and T. Znati (Eds), Wireless Sensor Networks, Kluwer Academic Publishers, 2005, ISBN: 978-1-4020-7883-5			
Hinweise			
Kenntnisse über den Inhalt des Moduls Kommunikationsnetze werden vorausgesetzt			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Topics in Network Engineering	1,0	Übung	englisch
Literaturhinweise			
Include latest research papers, tutorials and industrial standards			
Advanced Topics in Network Engineering	2,0	Vorlesung	englisch
Literaturhinweise			
Include latest research papers, tutorials and industrial standards			

Modulname	Kommunikationsnetze		
Nummer	2416660	Modulversion	
Kurzbezeichnung	ET-IDA-66	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Admela Jukan
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: Klausur 90 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
* Ausgewählte Protokollmechanismen * Grundlagen des Internets und des IP-Protokolls * Routing im Internet * Das TCP-Protokoll und seine Leistungsbewertung * Grundlagen der Netzsicherheit * Grundlagen der Leistungsbewertung von Kommunikationssystemen * Wireless Networks (Wi-Fi, 3G / 4G, IMS) * Breitbandnetze (MPLS, Ethernet und optische Netze)			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über Architekturen und Protokollstandards von Telekommunikationsnetzen und sind mit den Prinzipien der Signalisierung vertraut. Die erlernten Grundlagen ermöglichen es, selbstständig neue Protokolle und vermittlungstechnische Verfahren zu analysieren und zu bewerten.			
Literatur			
# Skript # J. F. Kuruse und K. W. Ross, Computer Networking: A Top-Down Approach Featuring the Internet, Addison Wesley, 2005, ISBN: 0-321-26976-4 # W. Stallings, Data and Computer Communications, Pearson Prentise Hall, 2004, ISBN: 0-13-183311-1 # L. L. Peterson und B. S. Davie, Computer Networks: A Systems Approach, Morgan Kaufmann Publishers, 2003, ISBN: 1-55860-833-8			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Kommunikationsnetze	2,0	Vorlesung	deutsch
Literaturhinweise			
* Skript * J.F. Kuruse und K.W. Ross, Computernetze *W. Stallings, Data and Computer Communications			
Kommunikationsnetze	1,0	Übung	deutsch
Literaturhinweise			
* Skript * J.F. Kuruse und K.W. Ross, Computernetze *W. Stallings, Data and Computer Communications			

Modulname	Information Technologies for Social Good		
Nummer	2416720	Modulversion	
Kurzbezeichnung	ET-IDA-53	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Admela Jukan
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Disaster management of critical IT infrastructures Prediction and information models for disaster management Communication network systems for first responders Bridging the digital divide Low cost network systems for developing countries Social networking for social good IT systems to address climate change Fundamentals of privacy and anonymity Cryptography and privacy Green farming Smart farm animals Technologies for domestic animals Technologies for wild animals and preservation</p>			
Qualifikationsziel			
<p>This class is designed for students who are interested in studying the successful deployments and the potential use of information technologies in various topics that are essential for social good, including but not limited to disaster management, broadband and digital divide, social resilience, privacy, environmental sustainability, and animal welfare. After completion of this module the students own deep knowledge about topical research subjects in this area. They are able to analyze, assess and design upcoming systems and their respective components.</p>			
Literatur			
<p>Ausgewählte wissenschaftliche Publikationen Buch: Advanced ICTs for Disaster Management and Threat Detection: Collaborative and Distributed Frameworks, Edited by Asimakopoulou, Eleana, IGI Press 2010. Buch: Smart Sensing Technology for Agriculture and Environmental Monitoring, Edited by Subhas Chandra, Springer 2012. Buch: More playful user interfaces, Interfaces that Invite Social and Physical Interactions, Edited by Anton Nijholt, Springer 2015.</p>			
Hinweise			

Prerequisites: The students are expected to have already taken courses in networking and in particular in the architecture and protocols in the Internet, broadband networks, protocols and software engineering, as well as communication technologies, such as fiber, traditional wireline and wireless networks.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Information Technologies for Social Good	1,0	Übung	englisch
Information Technologies for Social Good	2,0	Vorlesung	englisch
Literaturhinweise			
? Buch: Advanced ICTs for Disaster Management and Threat Detection: Collaborative and Distributed Frameworks, Edited by Asimakopoulou, Eleana, IGI Press 2010. ? Buch: Smart Sensing Technology for Agriculture and Environmental Monitoring, Edited by Subhas Chandra, Springer 2012. ? Buck: More playful user interfaces, Interfaces that Invite Social and Physical Interactions, Edited by Anton Nijholt, Springer 2015.			

Modulname	Codierungstheorie		
Nummer	2424420	Modulversion	
Kurzbezeichnung	ET-NT-42	Sprache	englisch deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Kürner
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 20 Minuten oder Klausur 120 Minuten		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
<ul style="list-style-type: none"> - Einführung - Grundlagen der Informationstheorie - Grundzüge der Kanalcodierung - Einzelfehlerkorrigierende Blockcodes - Bündelfehlerkorrigierende Blockcodes - Faltungscodes - Spezielle Codierungstechniken - Ausblick 			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über das Verständnis für die informationstheoretischen Grenzen der Datenübertragung und haben Kenntnisse über die Verfahren zur Quellen- und Kanalcodierung in Theorie und Anwendung erlangt. Die Studierenden sind in der Lage die Leistungsfähigkeit der von Quellen- und Kanalcodierungsverfahren einzuschätzen und einfache Codes zu konstruieren.			
Literatur			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Codierungstheorie	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
Vorlesungsskript H. Rohling: Einführung in die Informations- und Codierungstheorie, Teubner R. Togneri, C. J. S. de Silva: Fundamentals of Information Theory and Coding Design, Chapman&Hall/CRC H. Schneider-Obermann: Kanalcodierung, Vieweg			
Codierungstheorie	1,0	Übung	englisch deutsch
Literaturhinweise			
siehe Vorlesung			
Rechnerübung zur Codierungstheorie	1,0	Labor	englisch deutsch

Modulname	Neue Architekturen und Protokolle in Kommunikationsnetzen		
Nummer	2416760	Modulversion	
Kurzbezeichnung	ET-IDA-76	Sprache	
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Admela Jukan
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Einführung in die Breitbandkommunikation • Breitbandige Anschlussnetze • Optische Netze • Steuerung und Management von Breitbandnetzen • Drahtlose Breitbandnetze • Anwendungen von Breitbandnetzen 			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden tiefgehende Kenntnisse über Architekturen und Signalisierungsprotokolle von breitbandigen Telekommunikationsnetzen, die den gesamten Technologiebereich von den Anschlussnetzen über optische Transportnetze bis zu den drahtlosen Netzen umfassen. Die erlernten Grundlagen ermöglichen es, selbstständig neue Protokolle, Dienste und Netzarchitekturen zu analysieren und zu bewerten.			
Literatur			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Neue Architekturen und Protokolle in Kommunikationsnetzen	2,0	Vorlesung	deutsch
Literaturhinweise			
Include latest research papers, tutorials and industrial standards			
Neue Architekturen und Protokolle in Kommunikationsnetzen	1,0	Übung	deutsch

Modulname	Quantenkommunikationsnetze		
Nummer	2424000030	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Nachrichtentechnik
SWS / ECTS	3 / 6,0	Modulverantwortliche/r	Dr. Christian Deppe
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	42	Selbststudium (h)	138
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Schriftliche Prüfung von 60 Minuten oder mündliche Prüfung von 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Einführung in die Grundbegriffe der Quantenmechanik und Quantensysteme • Einführung in die Quanteninformationstheorie • Protokolle zur Quantenberechnung und Programmierung • Einführung in Quantenkommunikationsnetzwerke • Kapazitätsberechnungen zu Verschränkungs-assistierter Kommunikation • Einführung in die Kommunikation mit Hilfe von Quantenrepeater 			
Qualifikationsziel			
Die Studierenden <ul style="list-style-type: none"> • kennen die Grundlagen von Quantenkommunikationsnetzwerken • verstehen quanten-Informationstheoretische Modelle • können Ratengrenzen von quanten-informationstheoretischen Netzwerken berechnen • verstehen einfache Protokolle für Quantenkommunikationsnetzwerke • können einfache Protokolle für Quantenkommunikationsnetzwerke simulieren • können eigenständig eigene Protokolle für neue Modelle entwickeln 			
Literatur			
Bassoli, R., Boche, H., Deppe, C., Ferrara, R., Fitzek, F. H., Janssen, G., & Saedinaeeni, S. (2021). Quantum communication networks (Vol. 23, pp. 1-213). Berlin/Heidelberg, Germany: Springer. Bassoli, R., Boche, H., Deppe, C., Ferrara, R., Fitzek, F. H., Janssen, G., & Saedinaeeni, S. (2023). Quantenkommunikationsnetze, Berlin/Heidelberg, Germany: Springer (2023).			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Quantenkommunikationsnetze	2,0	Vorlesung	englisch
Quantenkommunikationsnetze	1,0	Übung	englisch

Computer Engineering and Embedded Systems Platforms - Computer System Design	1 ECTS
---	---------------

Modulname	Advanced Computer Architecture		
Nummer	2416520	Modulversion	
Kurzbezeichnung	ET-IDA-52	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Rolf Ernst Prof. Dr. Selma Saidi
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 20 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Multiprozessorarchitekturen • Kommunikation • Speicher • Programmiermodelle • MpSoC 			
Qualifikationsziel			
Die Studierenden erzielen ein vertieftes Verständnis für Multiprozessoren und ihre Programmierung, wobei der Schwerpunkt auf VLSI-Architekturen, sowie auf MpSoC mit speziellen Anforderungen und Randbedingungen gelegt wird. Mit dem erworbenen Wissen sind sie in der Lage, die Architektur komplexer Mikroprozessoren zu analysieren und zu bewerten sowie eigene einfache Systeme zu entwerfen.			
Literatur			
- J. L. Hennessy & David A. Patterson, "Computer Architecture - A Quantitative Approach (4th rev. Edition)", Academic Press, ISBN 978-0123704900 - weiteres, vorlesungsbegleitendes Material			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Advanced Computer Architecture	2,0	Vorlesung	deutsch
Advanced Computer Architecture	1,0	Übung	deutsch

Modulname	Rechnerstrukturen 2		
Nummer	2416060	Modulversion	
Kurzbezeichnung	ET-IDA-06	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Selma Saidi
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	56	Selbststudium (h)	124
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
Spezifikation digitaler Systeme (FSM, Statecharts, SDF, ...)			
Architekturprinzipien für eingebettete Systeme, Beispiele (Mikrocontroller, Digitale Signalprozessoren)			
Implementierung:			
<ul style="list-style-type: none"> - automatisierte Schaltungssynthese - optimierende Compiler für eingebettete Architekturen - Scheduling in Echtzeit-Betriebssystemen 			
Qualifikationsziel			
Die Studierenden erzielen ein tiefgehendes Verständnis der Architektur und des Entwurfs eingebetteter Systeme. Der Schwerpunkt liegt auf formalen Grundlagen, systematischen Zusammenhängen, Algorithmen und Methoden. Die Studierenden sind nach Abschluss des Moduls in der Lage, eine gegebene Applikation zu modellieren und mittels eines Hardware-Software-Coentwurfs eine angepasste Rechnerarchitektur zu spezifizieren.			
Literatur			
<ul style="list-style-type: none"> - Vorlesungsbegleitendes Material - W. Wolf, Computers As Components - Principles of Embedded Computing System Design, Morgan Kaufmann Publishers, ISBN 978-0123743978 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Rechnerstrukturen II	3,0	Vorlesung	deutsch
Rechnerstrukturen II	1,0	Übung	deutsch

Modulname	Eingebettete Systeme mit Praktikum		
Nummer	2416640	Modulversion	
Kurzbezeichnung	ET-IDA-64	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	2	Einrichtung	
SWS / ECTS	8 / 10,0	Modulverantwortliche/r	Prof. Dr. Rolf Ernst
Arbeitsaufwand (h)	300		
Präsenzstudium (h)	112	Selbststudium (h)	188
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: Klausur 120 Minuten oder mündliche Prüfung 30 Minuten Studienleistung: Laborpraktikum		
Zu erbringende Studienleistung			
Inhalte			
# Einführung in die Rechnerarchitektur # Prinzipien der Rechnerarchitektur (Steuerung, Pipelining, Speicherhierarchie) # Mikroprozessoren (RISC, ISC) # Quantitativer Rechnerentwurf und Entwurf von Befehlsätzen Praktische Versuche aus den Bereichen # Aufbau eines Application Specific Instruction Set Processors (ASIP) # Hardwareentwurf mit einer Hardwarebeschreibungssprache (VHDL) # Programmierung / Erweiterung der Software für den ASIP (C) # Hardware / Software Coentwurf # Implementierung von Anwendungen auf einem ASIP.			
Qualifikationsziel			
- Die Studierenden besitzen detaillierte Kenntnisse moderner Rechnerarchitekturen und ein fortgeschrittenes Verständnis der Funktion moderner Computer. Mit dem erworbenen Wissen sind sie in der Lage, komplexe Rechnersysteme auf Komponentenbasis zu konfigurieren und in ihrer Leistungsfähigkeit detailliert zu bewerten. - Im Praktikum Eingebettete Prozessoren lernen die Studierenden Anwendungsgebiete und Nutzungspotenzial von Application Specific Instruction Set Processors (ASIPs) kennen. Sie sind im Anschluss in der Lage, größere Aufgaben in Teilprobleme zu zerlegen und in Teamarbeit zu lösen. Sie beherrschen den sachkundigen Umgang mit komplexen Werkzeugen und Entwurfsprozessen für den Hardware- und Softwareentwurf. Gemäß didaktischem Konzept der Veranstaltung und Ausgestaltung der einzelnen Bestandteile werden überfachliche Qualifikationen vermittelt bzw. eingeübt. Im Rahmen von Ausarbeitungen, Kolloquien und Abschlusspräsentationen sind dies wissenschaftliches Schreiben u. Dokumentation, Gesprächsführung und Präsentationstechniken sowie die Teamarbeit im Labor oder Projekt.			
Literatur			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Praktikum Rechnergestützter Entwurf digitaler Schaltungen mit Kolloq (2013)	4,0	Praktikum	deutsch
Praktikum Eingebettete Prozessoren mit Kolloq (2013)	4,0	Praktikum	deutsch
Praktikum Software Debugging in eingebetteten Echtzeitsystemen	4,0	Praktikum	deutsch
Literaturhinweise			
Skript			

Modulname	Grundlagen des Rechnerentwurfs		
Nummer	2416610	Modulversion	
Kurzbezeichnung	ET-IDA-61	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	8 / 12,0	Modulverantwortliche/r	Prof. Dr. Rolf Ernst
Arbeitsaufwand (h)	360		
Präsenzstudium (h)	112	Selbststudium (h)	248
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: Klausur 120 Minuten oder mündliche Prüfung		
Zu erbringende Studienleistung	Leistungsnachweis für Praktikumeistungsnachweis für Praktikum		
Inhalte			
# Einführung in die Rechnerarchitektur # Prinzipien der Rechnerarchitektur (Steuerung, Pipelining, Speicherhierarchie) # Mikroprozessoren (RISC, ISC) # Quantitativer Rechnerentwurf und Entwurf von Befehlsätzen Praktische Versuche aus den Bereichen # Messtechnische Untersuchung von Leitungseffekten und Synchronisationsverfahren # Assembler- und Automatenimplementierung auf Mikrocontrollern # Schaltungsentwurf unter Einsatz von Hardwareentwurfssprachen # Schaltungssynthese			
Qualifikationsziel			
# Die Studierenden besitzen detaillierte Grundkenntnisse moderner Rechnerarchitekturen und ein fortgeschrittenes Verständnis der Funktion moderner Computer. Mit dem erworbenen Wissen sind sie in der Lage, komplexe Rechnersysteme auf Komponentenbasis zu konfigurieren und in ihrer Leistungsfähigkeit detailliert zu bewerten. # In den Praktika werden die Studierenden in die Lage versetzt, einfache Schaltungen und eingebettete Software zu entwerfen und das Ergebnis messtechnisch oder mittels einer Simulation hinsichtlich seines logischen und zeitlichen Verhaltens zu bewerten. Sie können einen Hardwareentwurf in einer Entwurfssprache formulieren und implementieren und erhalten einen Überblick über die Phasen eines komplexen Hardwareentwurfs.			
Literatur			
# Computer Organization and Design - The Hardware/Software Interface, 3rd edition, David A. Patterson and John L. Hennessy # Vorlesungsbegleitendes Material, Praktikumsdruck			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Rechnerstrukturen I	1,0	Übung	deutsch
Praktikum Datentechnik (2013)	4,0	Praktikum	deutsch
Praktikum Rechnergestützter Entwurf digitaler Schaltungen (2013)	4,0	Praktikum	deutsch
Rechnerstrukturen I	3,0	Vorlesung	deutsch

Modulname	Softwaremodellierung elektronischer Systeme		
Nummer	4211000000	Modulversion	
Kurzbezeichnung		Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Die Module "Hardware-Software-Systeme" ist für die Veranstaltung als Vorbereitung empfohlen		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • System-on-Chip (SoC): Komponenten (z. B. Prozessorkerne, Beschleuniger) und Verbindungen (Busse und Protokolle) • Electronic System Level (ESL) Design unter Verwendung von High-Level-Systemsprachen (z. B. SystemC und SystemVerilog); Entwurf von Virtual-Prototyping-Systemen • Transaction-Level-Modellierung • Modellierung der zeitlichen Abläufe in TL-Modellen (Loosely-Timed und Approximately-Timed) • Performance-Analyse • Hardware-Software-Verifikation • Anwendungsbeispiele / Fallstudien 			
Qualifikationsziel			
<ul style="list-style-type: none"> • In diesem Modul erwerben die Studierenden die Fähigkeit, die Prinzipien des Hardwareentwurfs von Systems-on-Chip zu beherrschen. Sie sind in der Lage, die Qualität und Rechenleistung von System-on-Chip-Entwürfen zu analysieren und zu optimieren. • Zudem verstehen sie die Funktionsweise von High-Level-System-Hardwarebeschreibungssprachen (wie z.B. SystemC oder SystemVerilog) und können diese für den System-on-Chip-Entwurf sowie für die Hardware-Software-Verifikation einsetzen. 			
Lernziele			
<ul style="list-style-type: none"> • Die Studierenden erlernen, wie man eine Systemspezifikation in eine Hardwareimplementierung mithilfe einer Hardwarebeschreibungssprache auf Electronic System Level (z.B. SystemC oder SystemVerilog) umsetzt. Dabei machen sie sich mit dem Entwurfsprozess vertraut, der verschiedene funktionale Abstraktionsebenen (wie z.B. Loosely-Timed oder Approximately-Timed) verwendet. • Die Studierenden erlernen, diese Beschreibung eigenständig mithilfe von EDA-Werkzeugen (Electronic Design Automation) umzusetzen. Dabei erwerben sie ein grundlegendes Verständnis der Funktionsweise dieser Werkzeuge. Zudem sind sie in der Lage, die verwendeten EDA-Werkzeuge auch zur Lösung eigener Aufgabenstellungen einzusetzen. 			
Literatur			

- Kesel, F.: _Modellierung von digitalen Systemen mit SystemC_, De Gruyter Verlag, 2012. ISBN 978-3-486-71895-9.
- Kesel, F.; Bartholomä, R.: _Entwurf von digitalen Schaltungen und Systemen mit HDLs und FPGAs_, De Gruyter Verlag, 2013. ISBN 978-3-486-74715-7.
- Widtmann, C.: _High-Level System Modeling with SystemC and TLM: Introduction and Practical Application of an Electronic System_, VDM Verlag, March 29, 2009. ISBN 978-3-639-14034-7.
- Ghenassia, F.: _Transaction-Level Modeling with SystemC: TLM Concepts and Applications for Embedded Systems_, Springer, 2005. ISBN 978-0-387-26233-8.
- Gajski, D. D.; Abdi, S.; Gerstlauer, A.; Schirner, G.: _Embedded System Design: Modeling, Synthesis and Verification_, Springer, 2009. ISBN 978-1-441-90504-8.
- Pasricha, S.; Dutt, N.; Morgen, M.: _On-Chip Communication Architectures_, Kaufmann Publishers, 2010. ISBN 978-008-0-55828-8.
- Martin, G.; Bailey, B.; Piziali, A.: _ESL Design and Verification - A Prescription for Electronic System Level Methodology_, Kaufmann Publishers, 2010. ISBN 978-0-080-48883-7.
- Ashenden, P. J.; Mermet, J.; Seepold, R.: _System-on-Chip Methodologies & Design Languages_, Springer US, 2013. ISBN 978-1-475-73281-8.
- Grötke, T.; Liao, S.; Martin, G.; Swan, S.: _System Design with SystemC_, Springer US, 2002. ISBN 978-0-306-47652-5.
- Navabi, Z.: _System-Level Design and Modeling: ESL Using C/C++, SystemC and TLM-2.0_, Springer, 2016. ISBN 978-1-441-98674-0.
- Black, D. C.; Donovan, J.; Bunton, B.; Keist, A.: _SystemC: From the Ground Up, Second Edition_, Springer, 2011.

Weitere Referenzen werden in der Veranstaltung bekanntgegeben.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Softwaremodellierung elektronischer Systeme	2,0	Vorlesung	deutsch
Softwaremodellierung elektronischer Systeme	2,0	Übung	deutsch

Modulname	Hardware Software Codesign		
Nummer	2416000010	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Datentechnik und Kommunikationsnetze
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Selma Saidi
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	56	Selbststudium (h)	124
Zwingende Voraussetzungen	Grundkenntnisse der Computerarchitekturen und der Programmiersprache C		
Zu erbringende Prüfungsleistung/ Prüfungsform	1. Klausur max. 180 Minuten oder mündliche Prüfung max. 40 Minuten. 2. Vorlesungsbegleitende Projektarbeit mit schriftlichem Bericht Die Gesamtnote wird aus dem arithmetischen Mittel der Teilnoten von Leistung 1 und 2 gebildet.		
Zu erbringende Studienleistung			
Inhalte			
1. Entwurf unterschiedlicher Hardware/Software-Lösungen für eingebettete Systeme 2. Verständnis der Entwurfskomponenten 3. Verständnis der Entwurfsparadigmen auf Systemebene 4. HW/SW-Partitionierung 5. Optimierungsmethoden 6. Maßnahmen zur Leistungsanalyse 7. Bewertungsmethoden 8. Modellierung und Leistungsanalyse von sicherheitskritischen und eingebetteten Echtzeitsystemen.			
Qualifikationsziel			
Die Studierenden kennen den grundlegenden Entwurf komplexer elektronischer Systeme auf hoher Abstraktionsebene. Dies beinhaltet die optimierte Partitionierung, Planung und Bewertung von gemischten Hardware- und Software-Design-Lösungen für eingebettete Systeme. Die Studierenden verstehen fortgeschrittene Themen des HW/SW-Codesigns und der Leistungsanalyse für sicherheitskritische und echtzeitfähige eingebettete Systeme. Ausgehend von einer einfachen Systemspezifikation können die Studierenden Werkzeuge zur Partitionierung, Optimierung und Leistungsanalyse einsetzen, um das Hardware/Software-System zu synthetisieren.			
Literatur			
[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1 [2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Hardware Software Codesign	3,0	Vorlesung	englisch
Literaturhinweise			
[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1 [2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3			
Hardware Software Codesign	1,0	Übung	englisch
Literaturhinweise			
[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1 [2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3			

Modulname	Hardware Software Codesign mit Praktikum		
Nummer	2416000050	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	2 Semester	Einrichtung	
SWS / ECTS	/ 11,0	Modulverantwortliche/r	
Arbeitsaufwand (h)			
Präsenzstudium (h)	126	Selbststudium (h)	174
Zwingende Voraussetzungen	Grundkenntnisse der Computerarchitekturen und der Programmiersprache C.		
Zu erbringende Prüfungsleistung/ Prüfungsform	<p>1. Klausur max. 180 Minuten oder mündliche Prüfung max. 40 Minuten. 2. Präsentation im Rahmen eines vorlesungsbegleitenden Seminars.</p> <p>Die Gesamtnote wird aus dem arithmetischen Mittel der Teilnoten von Leistung 1 und 2 gebildet.</p>		
Zu erbringende Studienleistung	3. Erfolgreicher Abschluss des Laborpraktikums.		
Inhalte			
<p>1. Entwurf von unterschiedlichen Hardware/Software-Lösungen für eingebettete Systeme 2. Verständnis der Entwurfskomponenten 3. Verständnis der Entwurfparadigmen auf Systemebene 4. HW/SW-Partitionierung 5. Optimierungsmethoden 6. Maßnahmen zur Leistungsanalyse 7. Bewertungsmethoden 8. Modellierung und Leistungsanalyse von sicherheitskritischen und eingebetteten Echtzeitsystemen.</p>			
Qualifikationsziel			
<p>Die Studierenden kennen den grundlegenden Entwurf komplexer elektronischer Systeme auf hoher Abstraktionsebene. Dies beinhaltet die optimierte Partitionierung, Planung und Bewertung von gemischten Hardware- und Software-Design-Lösungen für eingebettete Systeme. Die Studierenden verstehen fortgeschrittene Themen des HW/SW-Codesigns und der Leistungsanalyse für sicherheitskritische und echtzeitfähige eingebettete Systeme. Ausgehend von einer einfachen Systemspezifikation können die Studierenden Werkzeuge zur Partitionierung, Optimierung und Leistungsanalyse einsetzen, um das Hardware/Software-System zu synthetisieren. Sie lernen Implementierungstechniken für ressourcenbeschränkte eingebettete Systeme kennen um ihre eigenen eingebetteten Anwendungen zu entwickeln.</p>			
Literatur			
<p>[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1 [2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
+ Hardware Software Codesign (V)			
+ Hardware Software Codesign (Ü)			
+ Autonomous Drone Tracking (Praktikum)			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Hardware Software Codesign	3,0	Vorlesung	englisch
Literaturhinweise			
[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1			
[2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3			
Hardware Software Codesign	1,0	Übung	englisch
Literaturhinweise			
[1] „Specification and Design of Embedded Systems“, D. Gajski, Prentice Hall 1994, ISBN 0-13-150731-1			
[2] „Digitale Hardware/Software Systeme – Synthese und Optimierung“, J. Teich, Springer Verlag 1997, ISBN 3-540-62433-3			
Autonome Drohnen	5,0	Praktikum	englisch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über StudIP zur Verfügung gestellt.			

Modulname	Embedded Autonomy		
Nummer	2416000020	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Datentechnik und Kommunikationsnetze
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Selma Saidi
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	56	Selbststudium (h)	124
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	<ol style="list-style-type: none"> 1. Klausur max. 90 Minuten oder mündliche Prüfung max. 30 Minuten. 2. Vorlesungsbegleitende Projektarbeit mit schriftlichem Bericht <p>Die Gesamtnote wird aus dem arithmetischen Mittel der Teilnoten von Leistung 1 und 2 gebildet.</p>		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Anforderungen an die funktionale Sicherheit • Schaffung und Erhaltung von Vertrauenswürdigkeit in autonomen Systemen • Systemarchitekturen und Plattformen für autonome Systeme • Verifikation von autonomen Systemen 			
Qualifikationsziel			
<p>Die Studierenden erlangen grundlegende Kenntnisse über die in autonomen Systemen verwendeten Plattformen sowie über aktuelle Themen, die für den Entwurf sicherer autonomer Systeme unter Berücksichtigung funktionaler und nicht-funktionaler Aspekte (z.B. Sicherheit, Zuverlässigkeit) erforderlich sind. Die Studierenden lernen, einfache Aufgaben für autonome Systeme (Sensorfusion und KI-Berechnungen, die besondere Anforderungen an die Architekturen stellen, um die Perceive-Decide-Act-Schleife zu implementieren) auf eingebetteten Plattformen zu realisieren. Die Studierenden können die Leistungsgrenzen der Plattform gegen die Komplexität der Aufgaben abwägen und so eine optimale Ausnutzung der Ressourcen finden.</p>			
Literatur			
<p>Christopher Rouff: "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007.</p> <p>Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu: „Self-Aware Computing Systems". Springer Publishing Company, Incorporated, 1st edition, 2017.</p> <p>Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017</p> <p>Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Embedded Autonomy	3,0	Vorlesung	englisch
Literaturhinweise			
<p>Christopher Rouff: "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007.</p> <p>Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu: „Self-Aware Computing Systems“. Springer Publishing Company, Incorporated, 1st edition, 2017.</p> <p>Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017</p> <p>Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.</p>			
Embedded Autonomy	1,0	Übung	englisch
Literaturhinweise			
<p>Christopher Rouff: "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007.</p> <p>Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu: „Self-Aware Computing Systems“. Springer Publishing Company, Incorporated, 1st edition, 2017.</p> <p>Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017</p> <p>Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.</p>			

Modulname	Embedded Autonomy mit Praktikum		
Nummer	2416000040	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus		Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	2 Semester	Einrichtung	
SWS / ECTS	/ 11,0	Modulverantwortliche/r	
Arbeitsaufwand (h)			
Präsenzstudium (h)	126	Selbststudium (h)	174
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1. Klausur max. 90 Minuten oder mündliche Prüfung max. 30 Minuten. 2. Präsentation im Rahmen eines vorlesungsbegleitenden Seminars. Die Gesamtnote wird aus dem arithmetischen Mittel der Teilnoten von Leistung 1 und 2 gebildet.		
Zu erbringende Studienleistung	Erfolgreicher Abschluss eines der beiden Laborpraktika.		
Inhalte			
<ul style="list-style-type: none"> • Anforderungen an die funktionale Sicherheit • Schaffung und Erhaltung von Vertrauenswürdigkeit in autonomen Systemen • Systemarchitekturen und Plattformen für autonome Systeme • Verifikation von autonomen Systemen 			
Qualifikationsziel			
Die Studierenden erlangen grundlegende Kenntnisse über die in autonomen Systemen verwendeten Plattformen sowie über aktuelle Themen, die für den Entwurf sicherer autonomer Systeme unter Berücksichtigung funktionaler und nicht-funktionaler Aspekte (z.B. Sicherheit, Zuverlässigkeit) erforderlich sind. Die Studierenden lernen, einfache Aufgaben für autonome Systeme (Sensorfusion und KI-Berechnungen, die besondere Anforderungen an die Architekturen stellen, um die Percieve-Decide-Act-Schleife zu implementieren) auf eingebetteten Plattformen zu realisieren. Die Studierenden können die Leistungsgrenzen der Plattform gegen die Komplexität der Aufgaben abwägen und so eine optimale Ausnutzung der Ressourcen finden. Die Studierenden lernen, einfache Aufgaben für autonome Systeme mit besonderen Anforderungen an die Architektur auf eingebetteten Plattformen mit ROS2 zu realisieren, ODER Implementierungstechniken für ressourcenbeschränkte eingebettete Systeme kennen um ihre eigenen eingebetteten Anwendungen zu entwickeln.			
Literatur			
Christopher Rouff. "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007. Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu. „Self-Aware Computing Systems“. Springer Publishing Company, Incorporated, 1st edition, 2017. Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017 Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: : "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
+ Embedded Autonomy (V) + Embedded Autonomy (Ü) + ROS2 for Autonomous Embedded Systems (Praktikum - 2416000034) ODER Autonome Drohnen/Autonomous Drone Tracking (Praktikum - 2416000032)			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Embedded Autonomy	3,0	Vorlesung	englisch
Literaturhinweise			
Christopher Rouff: "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007. Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu: „Self-Aware Computing Systems“. Springer Publishing Company, Incorporated, 1st edition, 2017. Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017 Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.			
Embedded Autonomy	1,0	Übung	englisch
Literaturhinweise			
Christopher Rouff: "Autonomous and Autonomic Systems: With Applications to NASA Intelligent Spacecraft Operations and Exploration Systems" (NASA Monographs in Systems and Software Engineering). Springer-Verlag, Berlin, Heidelberg, 2007. Samuel Kounev, Jeffrey O. Kephart, Aleksandar Milenkoski, and Xiaoyun Zhu: „Self-Aware Computing Systems“. Springer Publishing Company, Incorporated, 1st edition, 2017. Defense Advanced Research Projects Agency (DARPA). Broad Agency Announcement - Assured Autonomy, August 2017 Selma Saidi, Dirk Ziegenbein, Jyotirmoy V. Deshmukh, Rolf Ernst: "Autonomous Systems Design: Charting a New Discipline", IEEE Design and Test Magazine 2021.			
ROS2 für Autonome Eingebettete Systeme	5,0	Praktikum	englisch deutsch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über StudIP zur Verfügung gestellt.			
Autonome Drohnen	5,0	Praktikum	englisch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über StudIP zur Verfügung gestellt.			

Computer Engineering and Embedded Systems Platforms - Elektronische Fahrzeugsysteme	1 ECTS
--	---------------

Modulname	Identifikation dynamischer Systeme		
Nummer	2412380	Modulversion	
Kurzbezeichnung	ET-IFR-38	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Marcus Grobe
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen	Vorlesung "Grundlagen der Regelungstechnik"		
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten oder Klausur 60 Minuten		
Zu erbringende Studienleistung			
Inhalte			
Statistische Grundlagen, Identifikation im geschlossenen Kreis, Anregungssignale zur Identifikation, Least-Square-Verfahren, Biasfreie Schätzung, Instrumental Variable-Verfahren, Box-Jenkins, Maximum Likelihood-Methode, Cor-LS-Verfahren			
Qualifikationsziel			
Die Studierenden sind nach Abschluss des Moduls in der Lage, Modellparameter für lineare Systeme mit Hilfe von statistischen Verfahren (Identifikation) zu bestimmen und Algorithmen zu deren Bestimmung zu beurteilen.			
Literatur			
<ul style="list-style-type: none"> - E. Hänsler: Statistische Signale - Grundlagen und Anwendungen, Springer-Verlag, ISBN: 978-3540416449 - R. Isermann: Identifikation dynamischer Systeme I & II, Springer-Verlag, ISBN: 978-3540549246 & 978-3540554684 - L. Ljung: System Identification, Prentice Hall, ISBN: 978-0136566953 - W. Leonhard: Statistische Analyse linearer Regelsysteme, Teubner-Verlag, ISBN: 978-3519020462 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Identifikation dynamischer Systeme	2,0	Vorlesung	deutsch
Identifikation dynamischer Systeme	2,0	Übung	deutsch

Modulname	Erweiterte Methoden der Regelungstechnik		
Nummer	2412390	Modulversion	
Kurzbezeichnung	ET-IFR-39	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen	Voraussetzung: Vorlesung "Grundlagen der Regelungstechnik"		
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten oder Klausur 60 Minuten je nach Teilnehmerzahl		
Zu erbringende Studienleistung			
Inhalte			
Fortsetzung und Anwendung der linearen Regelungstheorie, Vermaschte Regelkreise, Mehrgrößenregelung, Einfache nichtlineare Regelsysteme: Zwei- und Dreipunktregler, Zustandsgleichungen, Zustandsregelung, Zustandsebene, Beschreibungsfunktion, Stabilitätskriterien für nichtlineare Regelsysteme			
Qualifikationsziel			
Die Studierenden sind nach Abschluss des Moduls in der Lage, weiterführende regelungstechnische Kenntnisse im Bereich der Mehrgrößenregelung linearer Systeme im Zustandsraum anzuwenden (Zustandsregler, Beobachter, Störgrößenkompensation).			
Literatur			
<ul style="list-style-type: none"> - Vorlesungsskript - J. Lunze: Regelungstechnik 2, Springer-Verlag, ISBN: 978-3540784623 - O. Föllinger: Nichtlineare Regelungen 1 & 2, Hüthig-Verlag, ISBN: 978-3486245271 & 978-3486225037 - W. Leonhard: Einführung in die Regelungstechnik, Vieweg-Verlag, ISBN: 978-3528535841 			
Hinweise			
Voraussetzung: Vorlesung "Grundlagen der Regelungstechnik"			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Erweiterte Methoden der Regelungstechnik	2,0	Übung	deutsch

Erweiterte Methoden der Regelungstechnik	2,0	Vorlesung	deutsch
--	-----	-----------	---------

Modulname	Datenbussysteme		
Nummer	2412400	Modulversion	
Kurzbezeichnung	ET-IFR-40	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche (30 Minuten) oder schriftliche Prüfung (60 Minuten) nach Angabe		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Busarchitekturen und Zugriffsverfahren - physikalische Ebenen - Netzwerk- und Transportschicht nach ISO-Schichtenmodell am Beispiel des OSEK-Standards für Netzwerkkommunikation und -management - LIN, CAN, TTP, FlexRay, MOST und Bluetooth - Interbus, Profibus, HART, ASI - Verfahren zur Auswahl eines geeigneten Datenbussystems für eine ausgewählte Anwendung Im Rahmen der Vorlesung wird die Möglichkeit zu einem freiwilligen Referat angeboten.			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über Architekturen und Protokollstandards von Datenbussystemen in modernen Kraftfahrzeugen sowie industriellen Anlagen. Sie kennen die Funktionsprinzipien und Eigenschaften von dort gebräuchlichen Datenbussen aus verschiedenen Anwendungsbereichen. Die erlernten Grundlagen ermöglichen es, selbstständig vernetzte Systeme zu entwerfen bzw. zu analysieren und zu bewerten.			
Literatur			
<ul style="list-style-type: none"> - Zimmermann, Schmidgall, Bussysteme in der Fahrzeugtechnik, Vieweg Verlag 2006, ISBN 3-8348-0166-6 - G. Schnell, B. Wiedemann, Bussysteme in der Automatisierungs- und Prozesstechnik, Vieweg Verlag 2006, ISBN 3-8348-0045-7 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
sowohl Vorlesung als auch Übung müssen besucht werden			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Datenbussysteme	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Foliensammlung - Literaturempfehlungen in der Vorlesung - Etschberger, Controller-Area-Network, Hanser Verlag - Grzempa: LIN-Bus, Franzis Verlag - Rausch: Flexray, Hanser Verlag - Schäuffele: Automotive Software Engineering, Vieweg Verlag - Zimmermann: Bussysteme in der Fahrzeugtechnik, Vieweg Verlag - Schnell, Wiedemann: Bussysteme in der Automatisierungs- und Prozesstechnik 			
Datenbussysteme	1,0	Übung	deutsch

Modulname	Entwurf robuster Regelungen		
Nummer	2412440	Modulversion	
Kurzbezeichnung	ET-IFR-44	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Walter Schumacher
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten oder Klausur 60 Minuten		
Zu erbringende Studienleistung			
Inhalte			
Optimale Zustandsregelung, Kalman-Filter, LQG, Normen von Signalen und Systemen, Interne Stabilität, Parameterunsicherheit, Koprime Zerlegung, Youla-Parametrierung, Minimierung der 2-/inf-Norm, H2-/Hinf-optimale Regelung, μ -Synthese, Robuste Stabilität, CAD-Übungen mit MATLAB			
Qualifikationsziel			
Die Studierenden sind in der Lage, Regler im Bereich der normoptimalen, robusten Regelungstechnik zu analysieren und auszulegen. Die Studierenden verfügen nach Abschluss des Moduls über eine Übersicht über moderne Verfahren zum Reglerentwurf für Systeme mit ausgeprägten Unsicherheiten und sind in der Lage deren Stabilität zu untersuchen.			
Literatur			
- K. Müller: Entwurf robuster Regelungen, Teubner-Verlag, ISBN: 978-3519061731 - K. Zhou, J. C. Doyle: Robust and Optimal Control, ISBN: 978-0134565675 - K. Zhou, J. C. Doyle: Essentials of Robust Control, Prentice-Hall, ISBN: 978-0135258330			
Hinweise			
Voraussetzung: Vorlesung "Grundlagen der Regelungstechnik"			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Deutsch			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Entwurf robuster Regelungen	2,0	Vorlesung	deutsch

Entwurf robuster Regelungen	2,0	Übung	deutsch
-----------------------------	-----	-------	---------

Modulname	Elektronische Fahrzeugsysteme		
Nummer	2412480	Modulversion	
Kurzbezeichnung	ET-IFR-48	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Produktentwicklungsprozess von Fahrzeugen - Elektr(on)ik im Fahrzeugeinsatz mit Anforderungen und Standards - Hardware-Architektur elektronischer Fahrzeugsysteme - Elektrische Energie im Fahrzeug - Bordnetz, Auslegungskriterien, Bordnetzarchitektur und -entwicklungsprozess - Elektronische Systeme im Antriebsstrang - Alternative Energiequellen und Antriebskonzept - Fahrwerksregelung 			
Qualifikationsziel			
Nach Abschluß dieses Moduls besitzen die Studierenden einen Überblick über die Komplexität des Fahrzeugentwicklungsprozesses und über Umgebung, Anforderungen und Randbedingungen an elektronische Systeme im Kraftfahrzeug. Sie haben insbesondere ein Verständnis für Architekturen von Steuergeräten und Sensoren erworben und grundlegende Sensorprinzipien am Beispiel ausgewählter Systemfunktionen im Antriebs- und Fahrwerksbereich kennen und anzuwenden gelernt.			
Literatur			
<ul style="list-style-type: none"> - Folien zur Vorlesung - Bosch: Autoelektrik Autoelektronik, Vieweg Verlag - M. Krüger: Grundlagen der Kraftfahrzeugelektronik, Hanser Verlag - J. Schäuffele, T. Zurawka: Automotive Software Engineering, Vieweg Verlag - Bosch: Sicherheits- und Komfortsysteme, Vieweg Verlag 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Deutsch			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Elektronische Fahrzeugsysteme	1,0	Übung	deutsch
Elektronische Fahrzeugsysteme	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Folien zur Vorlesung - Bosch: Autoelektrik Autoelektronik, Vieweg Verlag - M. Krüger: Grundlagen der Kraftfahrzeugelektronik, Hanser Verlag - J. Schäuffele, T. Zurawka: Automotive Software Engineering, Vieweg Verlag 			

Modulname	Fahrzeugsystemtechnik		
Nummer	2412490	Modulversion	
Kurzbezeichnung	ET-IFR-49	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: Klausur 60 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
- Architekturen in der Fahrzeugentwicklung - Entwicklungsprozesse für komplexe Fahrzeugsysteme - Simulations-, Test- und Entwicklungsmethoden für komplexe Fahrzeugsysteme - Sicherheitsanforderungen und #konzepte - Softwarekomponenten und #architekturen - Formale Beschreibungsmethoden - Beispiele aus der Fahrerassistenz und der Elektromobilität Im Rahmen der Übung ist eine Fahrzeugapplikation zu programmieren.			
Qualifikationsziel			
Das Beherrschen von Komplexität im Entwicklungs- und Produktionsprozess ist heute die Kernkompetenz eines Fahrzeugherstellers. Nach Abschluss des Moduls verfügen die Studierenden über einen Überblick über etablierte und innovative Methoden zur Beherrschung der Komplexität in der Fahrzeugentwicklung. Sie lernen Architekturen, Beschreibungsmethoden, Test-, Simulations- und Entwicklungswerkzeuge für die Fahrzeugentwicklung kennen und sind befähigt, diese in der Praxis anzuwenden. Die besondere Bedeutung der funktionalen Sicherheit wird verdeutlicht.			
Literatur			
- Markus Maurer (Hrsg), Hermann Winner (Hrsg): #Automotive Systems Engineering#, Springer Verlag, 2013 - J. Schäuffele, T. Zurawka: Automotive Software Engineering, Vieweg Verlag, ISBN: 978-3834800510			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Fahrzeugsystemtechnik	2,0	Vorlesung	deutsch
Literaturhinweise			
Markus Maurer (Hrsg), Hermann Winner (Hrsg): Automotive Systems Engineering, Springer Verlag, 2013 J. Schäuuffele, T. Zurawka: Automotive Software Engineering, Vieweg Verlag, ISBN: 978-3834800510			
Fahrzeugsystemtechnik	2,0	Übung	deutsch
Literaturhinweise			
Markus Maurer (Hrsg), Hermann Winner (Hrsg): Automotive Systems Engineering, Springer Verlag, 2013 J. Schäuuffele, T. Zurawka: Automotive Software Engineering, Vieweg Verlag, ISBN: 978-3834800510			

Modulname	Oberseminar Elektronische Fahrzeugsysteme		
Nummer	2412510	Modulversion	
Kurzbezeichnung	ET-IFR-51	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	2 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	28	Selbststudium (h)	122
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	schriftliche Ausarbeitung oder mündliche Prüfung		
Zu erbringende Studienleistung			
Inhalte			
Wechselnde aktuelle Forschungsthemen aus dem Bereich Elektronische Fahrzeugsysteme			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden erweiterte Fähigkeiten im Verfassen von wissenschaftlichen Arbeiten. Im Rahmen des Oberseminars werden wechselnde aktuelle Forschungsthemen aus dem Bereich Elektronische Fahrzeugsysteme erarbeitet, vertieft und wissenschaftlich aufbereitet.			
Literatur			
Hinweise			
Das Modul kann nur einmal belegt werden. Die Teilnehmer werden vom Modulverantwortlichen zur Veranstaltung zugelassen, um zu gewährleisten, dass die Qualifikationsziele des Moduls auch erreicht werden können.			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Oberseminar Elektronische Fahrzeugsysteme	2,0	Vorlesung	deutsch
Ausarbeitung zum Oberseminar Elektronische Fahrzeugsysteme	0,0	Projekt	deutsch

Modulname	Grundlagen der Regelungstechnik		
Nummer	2412600	Modulversion	
Kurzbezeichnung	ET-IFR-60	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Marcus Grobe
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 90 Minuten		
Zu erbringende Studienleistung			
Inhalte			
Grundlagen, Blockschaltbild, Modellbildung dynamischer Systeme mit konzentrierten Elementen, Differenzgleichungen, Linearisierung, Frequenzbereich, Frequenzgang, Ortskurve, Bode-Diagramm, typische Einzelelemente von Regelstrecken, Übertragungsfunktion, Regelkreis, Stabilität, Reglerentwurf, Ersatzzeitkonstante, Wurzelortskurvenverfahren, Kaskadenregelung, Einsatz von Mikrorechnern, Zeitdiskrete Regelsysteme, Differenzgleichungen, z-Transformation, Digitale Signalverarbeitung, Filter, Bilineare Transformation, Kompensationsregler, Dead-Beat-Regler			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über grundlegende Kenntnisse im Bereich der linearen Regelungstechnik. Sie kennen die Eigenschaften und das dynamische Verhalten von regelungstechnischen Grundbausteinen und Standardreglern. Die Studierenden können die Grundzüge der digitalen Signalverarbeitung schildern und die Arbeitsweise eines digitalen Regelsystems erläutern. Sie verstehen sowohl die Konzepte zur Beschreibung linearer sowie einfacher nichtlinearer dynamischer Systeme im Zeit- und Frequenzbereich als auch das Konzept der Laplace- und Z-Transformation. Sie können lineare zeitinvariante Systeme mit konzentrierten Speichern modellieren und Regler im Frequenzbereich entwerfen. Hierzu zählt der Entwurf mittels Polvorgabe, das Bilden von Ersatzzeitkonstanten, sowie das Arbeiten im Bode-Diagramm als auch das Auslegen von zeitdiskreten Reglern. Außerdem sind die Studierenden in der Lage, die Stabilität von geschlossenen Regelkreisen zu analysieren und deren Güte zu beurteilen.			
Literatur			
- Vorlesungsskript - J. Lunze: Regelungstechnik 1 & 2, Springer-Verlag, ISBN: 978-3540689072 & 978-3540784623 - R. Unbehauen: Regelungstechnik 1 & 2, Vieweg-Verlag, ISBN: 978-3834804976 & 978-3528833480 - O. Föllinger: Regelungstechnik, Hüthig-Verlag, ISBN: 978-3778529706 - W. Leonhard: Einführung in die Regelungstechnik, Vieweg-Verlag, ISBN: 978-3528535841			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Grundlagen der Regelungstechnik	3,0	Vorlesung	deutsch
Grundlagen der Regelungstechnik	1,0	Übung	deutsch

Modulname	Automatisierte Straßenfahrzeuge: von der Assistenz zur Autonomie		
Nummer	2412620	Modulversion	
Kurzbezeichnung	ET-IFR-62	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 60 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - probabilistische Wissensrepräsentation für Fahrerassistenz- und Fahrzeugführungssysteme - Radarbasierte und visuelle maschinelle Wahrnehmung - Maschinelle Situationserfassung und Verhaltensentscheidung - Mensch-Maschine-Interaktion - Entwurf und Test von Fahrerassistenz- und Fahrzeugführungssystemen 			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden Grundkenntnisse über Fahrerassistenzsysteme und automatisierte Fahrzeuge im Kraftfahrzeug. Sie kennen den aktuellen Stand der Technik bei Fahrerassistenzsystemen und automatisierten Fahrfunktionen und die funktionsbestimmenden Faktoren. Die Studierenden sind in der Lage, selbständig kundenwerte Fahrerassistenzsysteme und Systeme zur Fahrzeugautomatisierung zu entwerfen.			
Literatur			
- Handbuch Fahrerassistenzsysteme; Grundlagen, Komponenten und Systeme für aktive Sicherheit und Komfort; Herausgeber: Winner, H., Hakuli, S., Lotz, F., Singer, C. (Hrsg.); 3. Auflage 2015 Springer; für Studierende kostenlos verfügbar über Springer-Link			
Hinweise			
Die Veranstaltung Fahrzeugsystemtechnik liefert hilfreiches Hintergrundwissen für diese Veranstaltung; sie ist aber nicht zwingende Voraussetzung für die Teilnahme.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Es kann nur eines der drei Module ET-IFR-42, ET-IFR-58 und ET-IFR-62 belegt werden.			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Automatisierte Straßenfahrzeuge: von der Assistenz zur Autonomie	2,0	Vorlesung	deutsch
Literaturhinweise			
- Hermann Winner (Hrsg.), Stephan Hakuli (Hrsg.), Gabriele Wolf (Hrsg.): Handbuch Fahrerassistenzsysteme Grundlagen, Komponenten und Systeme für aktive Sicherheit und Komfort, Springer, 3. Auflage 2015, ISBN: 978-3658057336 - R. Bishop. Intelligent Vehicle Technology and Trends, Artech House, Boston, 2005, ISBN: 978-1580539111 - M. Maurer, C. Stiller. Fahrerassistenzsysteme mit maschineller Wahrnehmung, Springer, Heidelberg, 2005, ISBN: 978-3540232964 - S. Thrun, W. Burgard, D. Fox. Probabilistic Robotics			
Automatisierte Straßenfahrzeuge: von der Assistenz zur Autonomie	2,0	Übung	deutsch
Literaturhinweise			
- Hermann Winner (Hrsg.), Stephan Hakuli (Hrsg.), Gabriele Wolf (Hrsg.): Handbuch Fahrerassistenzsysteme Grundlagen, Komponenten und Systeme für aktive Sicherheit und Komfort, Springer, 3. Auflage 2015, ISBN: 978-3658057336 - R. Bishop. Intelligent Vehicle Technology and Trends, Artech House, Boston, 2005, ISBN: 978-1580539111 - M. Maurer, C. Stiller. Fahrerassistenzsysteme mit maschineller Wahrnehmung, Springer, Heidelberg, 2005, ISBN: 978-3540232964 - S. Thrun, W. Burgard, D. Fox. Probabilistic Robotics			

Modulname	Elektromagnetische Verträglichkeit (EMV) in der Fahrzeugtechnik		
Nummer	2497050	Modulversion	
Kurzbezeichnung	ET-IFR-50	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Thomas Form
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung oder schriftliche Klausur (90 min)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Elektromagnetische Umwelt und Schutzziele im Kfz-Bereich - Störquellen und Koppelmechanismen - EMV gerechte Spannungsversorgung - Bordnetzarchitektur und -Leistungsarten - Maßnahmen zur Sicherstellung der EMV: Messung, Schirmung und Filterung - EMV-Entwicklungsprozess und Prüfverfahren für Fahrzeuge und Komponenten, für leitungsgeführte und gestrahlte Störungen und ESD - EMV-Normen im Kfz-Bereich und gesetzliche EMV-Anforderungen - Produktverantwortung und -haftung 			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über typische elektromagnetische Störquellen und -senken in Kraftfahrzeugen und sind mit den Prinzipien der Koppelmechanismen von Störungen im elektrischen Bordnetz eines Kraftfahrzeugs vertraut. Die erlernten Grundlagen ermöglichen es, selbstständig grundlegende EMV-Schutzmaßnahmen auszuwählen, deren Wirksamkeit analysieren und bewerten zu können und gebräuchliche Verfahren zur Überprüfung der EMV auszuwählen und anwenden zu können.			
Literatur			
<ul style="list-style-type: none"> - M.I. Montrose; EMC and the printed Circuit Board - Design, Theory, and Layout made simple, IEEE-Press, ISBN: 978-0780347038 - V.P. Kodali; Engineering Electromagnetic Compatibility - Principles, Measurements, and Technologies, IEEE-Press, ISBN: 978-0780347434 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Elektromagnetische Verträglichkeit in der Fahrzeugtechnik	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • M. I. Montrose, EMC and the printed Circuit Board - Design, Theory, and Layout made simple, IEEE-Press • V. P. Kodali; Engineering Electromagnetic Compatibility - Principles, Measurements, and Technologies, IEEE-Press 			
Elektromagnetische Verträglichkeit in der Fahrzeugtechnik	1,0	Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • M. I. Montrose, EMC and the printed Circuit Board - Design, Theory, and Layout made simple, IEEE-Press • V. P. Kodali; Engineering Electromagnetic Compatibility - Principles, Measurements, and Technologies, IEEE-Press 			
Elektromagnetische Verträglichkeit in der Fahrzeugtechnik (Exkursion)	1,0	Exkursion	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • M.I. Montrose, EMC and the printed Circuit Board - Design, Theory, and Layout made simple, IEEE-Press, ISBN: 978-0780347038 • V.P. Kodali; Engineering Electromagnetic Compatibility - Principles, Measurements, and Technologies, IEEE-Press, ISBN: 978-0780347434 			

Modulname	Electrochemical storages embedded in on-board power systems		
Nummer	2419000000	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	
Moduldauer	1	Einrichtung	Institut für Elektromagnetische Verträglichkeit
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Michael Terörde
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten oder schriftliche Prüfung 90 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Themenfeld Bordnetze: Aufbau der Bordnetze von Luftfahrzeugen, Automobilen, Schiffen und Satelliten, Sicherungselemente zum Schutz von Bordnetzen, Berechnung einfacher Ersatzschaltbilder, Netzformen, Simulationen von Energiesystemen, Leistungselektronik-Schalter im Bordnetz</p> <p>Themenfeld Elektrochemische Speicher: Batterien, Brennstoffzellen, Wasserstoff als Energieträger, Doppelschichtkondensatoren, power-to-gas Konzept, thermisches Verhalten sowie Strom- und Spannungskennlinien der Speicher</p>			
Qualifikationsziel			
Die Studierenden sind nach Abschluss des Moduls in der Lage, die Integration der unterschiedlichen elektrochemischen Energiespeicher in unterschiedliche Fahrzeugtypen zu bewerten. Sie können einfache elektrische Ersatzschaltbilder aus Bordnetz-Schaltplänen ableiten und daraus Berechnungen hinsichtlich elektrischer Parameter durchführen. Sie können Details zum Aufbau und der Funktionsweise von Brennstoffzellen, Batterien und Doppelschichtkondensatoren erklären.			
Literatur			
<ul style="list-style-type: none"> • Dicks, Andrew L., and David AJ Rand. Fuel cell systems explained. John Wiley & Sons, 2018. • Hirose, K., Handbook of hydrogen storage: new materials for future energy storage. 2010: John Wiley & Sons 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Vertiefungen: Energiesysteme und Antriebstechnik, Autonome intelligente Systeme			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Electrochemical storages embedded in on-board power systems	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Dicks, Andrew L., and David AJ Rand. Fuel cell systems explained. John Wiley & Sons, 2018. • Hirose, K., Handbook of hydrogen storage: new materials for future energy storage. 2010: John Wiley & Sons 			
Electrochemical storages embedded in on-board power systems	1,0	Übung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Dicks, Andrew L., and David AJ Rand. Fuel cell systems explained. John Wiley & Sons, 2018. • Hirose, K., Handbook of hydrogen storage: new materials for future energy storage. 2010: John Wiley & Sons 			

Modulname	Anwendung regelungstechnischer Methoden		
Nummer	2412000010	Modulversion	
Kurzbezeichnung		Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Regelungstechnik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Markus Maurer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Grundlagen der Regelungstechnik (auch begleitend möglich), max. Teilnehmerzahl: 16		
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 60 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
Modellbildung, Darstellung im Zeit- und Frequenzbereich, computergestützte Lösung von Differentialgleichungen, Sprungantworten, Impulsantworten, Laplace-Transformation, Bode-Diagramm, Ortskurve, typische Einzelelemente von Regelstrecken, Übertragungsfunktion, Reglerentwurf von Standardreglern, Ersatzzeitkonstante, Kaskadenregelung, computergestützte Werkzeuge für regelungstechnische Aufgaben			
Qualifikationsziel			
Nach Abschluss des Moduls verfügen die Studierenden über grundlegende Kenntnisse im Bereich der linearen Regelungstechnik sowie schwerpunktmäßig vertiefte Kenntnisse in der Nutzung computergestützter Anwendungen zur Simulation, zum Reglerentwurf und in der praktischen Anwendung der vermittelten theoretischen Inhalte. Sie kennen die Eigenschaften und das dynamische Verhalten von regelungstechnischen Grundbausteinen und Methoden der klassischen Reglerauslegung. Sie verstehen sowohl die Konzepte zur Beschreibung linearer sowie einfacher nichtlinearer dynamischer Systeme im Zeit- und Frequenzbereich als auch das Konzept der Laplace-Transformation. Sie können lineare zeitinvariante Systeme mit konzentrierten Speichern modellieren und Standardregler im Frequenzbereich entwerfen. Hierzu zählt der Entwurf mittels Polvorgabe, das Bilden von Ersatzzeitkonstanten, sowie das Arbeiten im Bode-Diagramm und das Auslegen von mehrschleifigen Reglerstrukturen.			
Literatur			
Hinweise			
Bitte beachten: In den Masterstudiengängen zählt dieses Modul als Bachelorfach.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Anwendung regelungstechnischer Methoden	2,0	Vorlesung	deutsch
Anwendung regelungstechnischer Methoden	2,0	Übung	deutsch

Computer Engineering and Embedded Systems Platforms - Analoge Integrierte Schaltungen	1 ECTS
--	---------------

Modulname	Messelektronik		
Nummer	2411230	Modulversion	
Kurzbezeichnung	ET-EMG-03	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Meinhard Schilling
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	78
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten (schriftliche Klausur 120 Minuten nur bei sehr großen Teilnehmerzahlen)		
Zu erbringende Studienleistung			
Inhalte			
Messverstärker mit Transistoren und OPV Elektronische Schalter Quellschaltungen Messumformer Analoge Filterschaltungen Behandlung von Störsignalen und Rauschen Korrelationsanalyse Messumsetzer (A/D und D/A) Messgerätebusse Zeitmessung Oszilloskope und Triggerschaltungen			
Qualifikationsziel			
Nach Abschluss des Moduls "Messelektronik" verfügen die Studierenden über eine Übersicht über die Schaltungstechnik und Messverfahren der Messelektronik. Die erworbenen praktischen Kenntnisse ermöglichen den schaltungstechnischen Aufbau für messtechnische Anwendungen.			
Literatur			
- Zur Vorlesung wird eine Multimedia-CD-ROM mit Skript und Übungen angeboten - Allan R. Hambley #Electronics#, Prentice Hall, ISBN 978-0136919827 - U. Tietze, Ch. Schenk #Halbleiter-Schaltungstechnik#, Springer-Verlag, 2002, ISBN 978-3540641926 - Dieter Nührmann #Das komplette Werkbuch Elektronik#, Franzis-Verlag, ISBN 978-3772365263 - P. Horowitz #The Art of Electronics#, Cambridge Univ. Press, ISBN 978-0521689175 - Rupert Patzelt, Herbert Schweinzer, #Elektrische Messtechnik#, Springer Verlag 1996, ISBN 978-3211828731			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Messelektronik	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Allan R. Hambley #Electronics#, Prentice Hall • U. Tietze, Ch. Schenk #Halbleiter-Schaltungstechnik#, Springer-Verlag, 2002 • Dieter Nührmann #Das komplette Werkbuch Elektronik#, Franzis-Verlag • P. Horowitz #The Art of Electronics#, Cambridge Univ. Press • Rupert Patzelt, Herbert Schweinzer, #Elektrische Messtechnik#, Springer Verlag 1996 			
Messelektronik	1,0	Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Allan R. Hambley #Electronics#, Prentice Hall • U. Tietze, Ch. Schenk #Halbleiter-Schaltungstechnik#, Springer-Verlag, 2002 • Dieter Nührmann #Das komplette Werkbuch Elektronik#, Franzis-Verlag • P. Horowitz #The Art of Electronics#, Cambridge Univ. Press • Rupert Patzelt, Herbert Schweinzer, #Elektrische Messtechnik#, Springer Verlag 1996 			

Modulname	Integrierte Schaltungen		
Nummer	2413280	Modulversion	
Kurzbezeichnung	ET-IHT-28	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Vadim Issakov
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 20 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Das Modul bietet einen Überblick über die Arbeitsweise, das Design und die Technologie integrierter elektronischer Schaltungen der Mikroelektronik.</p> <ul style="list-style-type: none"> • Einführung • Digitale Grundsaltungen • MOS und CMOS • Silizium-Wafer-Herstellung • MOSFET-Prozesstechnologie • Nanolithographie • Ätztechniken und Oxidation • Entwurfsautomatisierung, Design-Regeln und Montagetechniken • Back-End-Technologien • Moderne Entwicklungen: Speichertechnologien 			
Qualifikationsziel			
<p>Nach Abschluss des Moduls sind die Studierenden in der Lage, integrierten Schaltungen, deren Aufbau und Arbeitsweise zu verstehen und einfache integrierte Schaltungen selbst zu entwerfen. Weiterer Schwerpunkt sind die Methoden der Nanotechnologie.</p>			
Literatur			
<p>Vorlesungsfolien und Kurzschrift J.M.Rabaey, A.Chandrakasan, B. Nikolic, Digital Integrated Circuits Prentice Hall Electronics and VLSI Series, 2002 ISBN: 8120322576 A. Schlachetzki, Integrierte Schaltungen, Teubner, 1978, (als Kopie im IHT) ISBN: 3-519-03070-5 D. Widmann, H. Mader, H. Friedrich, Technologie Hochintegrierte Schaltungen, Springer, 1996 ISBN:3540593578 W. Prost, Technologie der III/V Halbleiter, Springer, 1997 ISBN: 3540628045</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Integrierte Schaltungen	2,0	Vorlesung	deutsch
Literaturhinweise			
Vorlesungsfolien und Kurzschrift K.-H. Cordes, A. Waag, N. Heuck : Integrierte Schaltungen; Pearson Studium, 2010 J.M.Rabaey, A.Chandrakasan, B. Nikolic, Digital Integrated Circuits Prentice Hall Electronics and VLSI Series, 2003, 1996 A. Schlachetzki, Integrierte Schaltungen, Teubner, 1978, (als Kopie im IHT) D. Widmann, H. Mader, H. Friedrich, Technologie Hochintegrierte Schaltungen, Springer, 1996 W. Probst, Technologie der III/V # Halbleiter, Springer, 1997			
Integrierte Schaltungen	1,0	Übung	deutsch
Literaturhinweise			
K.-H. Cordes, A. Waag, N. Heuck : Integrierte Schaltungen; Pearson Studium, 2010			

Modulname	Halbleitertechnologie		
Nummer	2413420	Modulversion	
Kurzbezeichnung	ET-IHT-42	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Andreas Waag
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - physikalische und chemische Grundlagen - Herstellung von Si- und GaAs-Einkristallen - epitaktische Kristallzuchtverfahren und Kristalldefekte - organische Halbleiter - Dotierverfahren - Metall-Halbleiter-Kontakte - Halbleitermesstechnik - Grundlagen zur Photolithographie, Abscheideverfahren für Dielektrika und Ätzverfahren 			
Qualifikationsziel			
Die Studierenden sind nach Abschluss dieses Moduls mit den grundlegenden Herstellungstechnologien von Halbleitern und daraus gefertigten Bauelementen und integrierten Schaltungen vertraut. Mit diesen erlernten Grundlagen sind sie in der Lage die Prinzipien modernster Herstellungsverfahren der Halbleitertechnik zu erkennen und ihre Wirkungsweisen zu verstehen. Darüber hinaus können sie Trends in den Entwicklungen analysieren und extrapolieren.			
Literatur			
<ul style="list-style-type: none"> • Vorlesungsfolien • Skript auf Englisch (von H.-H. Wehmann und A. Schlachetzki) • Waldemar von Münch: Einführung in die Halbleitertechnologie; Teubner(Stuttgart, 1998) ISBN: 3-519-06167-8 • Ingolf Ruge, Hermann Mader: Halbleiter-Technologie Springer (Berlin, 1991) ISBN: 3-540-53873-9 • Werner Prost: Technologie der III/V-Halbleiter, Springer (Berlin, 1997) ISBN. 3-540-62804-5 • Ulrich Hilleringmann: Silizium-Halbleitertechnologie, Teubner (Stuttgart, 2004) ISBN: 3-519-30149-0 			
Hinweise			
wahlweise auf Deutsch oder Englisch			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Halbleitertechnologie	2,0	Vorlesung	englisch
Literaturhinweise			
Waldemar von Münch: Einführung in die Halbleitertechnologie; Teubner(1998) Ingolf Ruge, Hermann Mader: Halbleiter-Technologie Springer (1991) Werner Prost: Technologie der III/V-Halbleiter, Springer (1997) Ulrich Hilleringmann: Silizium-Halbleitertechnologie, Teubner (2004) Ausführliches Skript in Englisch Vorlesungsfolien			
Halbleitertechnologie	1,0	Übung	englisch
Literaturhinweise			
Übungsmaterial wird verteilt.			

Modulname	Schaltungstechnik		
Nummer	2420160	Modulversion	
Kurzbezeichnung	ET-BST-16	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Vadim Issakov
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 150 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Es werden die wichtigsten Grundschaltungen der CMOS-Technologie eingeführt und erklärt und es werden wichtige Designkriterien für diese Schaltungen erarbeitet. Behandelt werden unter anderem folgende Schaltungen:</p> <ul style="list-style-type: none"> - Source-, Gate- und Drain Schaltungen mit aktiven und passiven Lasten - MOS-Kaskodeschaltungen - Differenzverstärkerschaltungen - Stromspiegelschaltungen - Spannungs- und Stromreferenzschaltungen - Elementare Operationsverstärkerschaltungen <p>Behandelt wird neben der elementaren Stabilitätsanalyse von Verstärkerschaltungen, die Arbeitspunktfestlegung (DC-Analysis), das Kleinsignalverhalten (AC-Analysis) und in Auszügen auch das transiente Großsignalverhalten (Transient-Analysis) der Schaltungen.</p>			
Qualifikationsziel			
Nach Abschluss des Moduls kennen die Studierenden Grundelemente und Schaltungsbausteine der CMOS-Technologie und deren grundlegende Schaltungstechnik. Sie sind mit dem Design von elementaren integrierten CMOS Schaltungen vertraut.			
Literatur			
<p>B. Razavi: "Design of Analog Integrated Circuits" McGraw-Hill A.S.Sedra, K.C. Smith: "Microelectronic Circuits" Oxford University Press</p>			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Schaltungstechnik	2,0	Vorlesung	deutsch
Schaltungstechnik	2,0	Übung	deutsch

Modulname	Vertiefungspraktikum zur Schaltungstechnik		
Nummer	2420130	Modulversion	
Kurzbezeichnung	ET-BST-13	Sprache	deutsch
Turnus	Unregelmäßig	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	70	Selbststudium (h)	80
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform			
Zu erbringende Studienleistung	Kolloquium/Protokoll als Leistungsnachweis		
Inhalte			
<p>Schaltungstechnikpraktikum: In der Übung werden die notwendigen theoretischen Kenntnisse des im Labor aufzubauenden Homodyn-Empfängers erarbeitet. Im Labor wird ein Homodyn-Empfänger (direct conversion receiver) für das 20m-Kurzwellenamateurfunkband aus diskreten Bauelementen vollständig aufgebaut. Diese Empfängerarchitektur, die ohne Zwischenfrequenz auskommt, wird in vielen modernen Mobilfunkempfängern (GSM, UMTS, WLAN, BLUETOOTH) verwendet. Der Empfänger besteht aus folgenden Stufen: Eingangsverstärker, Mischer, Oszillator, Basisbandfilter, NF-Vorverstärker und NF-Leistungsverstärker. Alle Stufen werden nacheinander mit verschiedenen modernen Schaltkreissimulatoren modelliert, diskret auf einer Platine aufgebaut und sorgfältig vermessen. Die Funktionsfähigkeit der Gesamtschaltung wird im letzten Versuch ausführlich demonstriert.</p> <p>PSpice-Praktikum: In der Übung wird die Anwendung des Simulators mit seinen verschiedenen Analysearten vorgestellt. Im Labor werden Grundschaltungen (Source-, Gate- und Drain-Schaltung), CMOS-Schaltungen wie Kaskode-, Differenzverstärker-, Stromspiegel- und einfache Operationsverstärkerschaltungen behandelt. PSpice hat sich in den letzten Jahrzehnten zu einem industriellen Standard-Werkzeug für Schaltungssimulation entwickelt, das beim Entwurf von analogen Schaltungen eingesetzt wird. Die für Simulation benötigten Transistormodelle, die dankenswerterweise vom IHP Leibniz Institut in Frankfurt/Oder zur Verfügung gestellt werden, entsprechen einer realen 0,25µm Technologie von Motorola.</p>			
Qualifikationsziel			
<p>Schaltungstechnikpraktikum: Die Studierenden wissen, wie man einen Kurzwellen-Homodyn-Empfänger aufbaut, simuliert und testet.</p> <p>PSpice-Praktikum: Die Studierenden können in enger Anlehnung an die Inhalte der Vorlesung "Schaltungstechnik" Schaltkreissimulationen mit in der Industrie gebräuchlichen Transistormodellen auf der Basis von PSpice durchführen. Die Simulation führt zu einem besseren Verständnis der Schaltungen und ermöglicht die Untersuchung wichtiger Effekte realer Schaltungen, die nicht mehr durch analytische Handrechnung ermittelt werden können.</p>			
Literatur			

R. Heinemann: PSpice-Einführung in die Elektroniksimulation, Carl Hanser Verlag München 2001/2003, ISBN 3-446-21656-3

Hinweise

In der Regel findet das Schaltungstechnikpraktikum im Wintersemester und das PSpice-Praktikum im Sommersemester statt.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN

Belegungslogik bei der Wahl von Lehrveranstaltungen

Alternativ:
 - Schaltungstechnikpraktikum (Praktikum + Übung)
 - PSpice-Praktikum (Praktikum + Übung)

Das PSpice-Praktikum kann parallel zur Vorlesung Schaltungstechnik belegt werden. Voraussetzung für dieses Modul sind die Kenntnisse der Module "Wechselströme und Netzwerke" und "Schaltungstechnik", aber keine Vorkenntnisse über PSpice.

Anwesenheitspflicht

Titel der Veranstaltung	SWS	Art LVA	Sprache
--------------------------------	------------	----------------	----------------

Schaltungstechnikpraktikum	4,0	Praktikum	deutsch
----------------------------	-----	-----------	---------

PSpice-Praktikum	2,0	Übung	deutsch
------------------	-----	-------	---------

Literaturhinweise

R. Heinemann: PSPICE - Einführung in die Elektroniksimulation, Carl Hanser Verlag München 2001/2003, ISBN 3-446-21656-3

PSpice-Praktikum	2,0	Praktikum	deutsch
------------------	-----	-----------	---------

Literaturhinweise

R. Heinemann: PSPICE - Einführung in die Elektroniksimulation, Carl Hanser Verlag München 2001/2003, ISBN 3-446-21656-3

Schaltungstechnikpraktikum	1,0	Übung	deutsch
----------------------------	-----	-------	---------

Modulname	Analoge Integrierte Schaltungen		
Nummer	2420150	Modulversion	
Kurzbezeichnung	ET-BST-15	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Vadim Issakov
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<p>Alle modernen Mobilfunkapplikationen (z. B. GSM, WLAN, GPS, Bluetooth, Dect. Etc.) benutzen analoge Empfangs- und Senderschaltungen, die aus wenigen elementaren Schaltungsblöcken zusammengesetzt sind. Diese werden aus Kostengründen zunehmend in der kostengünstigen CMOS-Technologie integriert, wodurch sich deutliche Unterschiede zum klassischen, auf diskreten Bauelementen beruhenden Design von Hochfrequenzschaltungen ergeben. Die Vorlesung gibt eine Einführung in den Entwurf von analogen, integrierten CMOS-Mobilfunkempfängerschaltungen.</p> <p>Die Vorlesung gliedert sich in die folgenden Kapitel:</p> <ul style="list-style-type: none"> - Hochfrequenzverstärkerschaltungen - Simulation des elektronischen Rauschens - Rauscharme Eingangsverstärker in CMOS - Mischerschaltungen - Phasenregelschleifen (Phase-Locked-Loops; PLLs) - Spannungsgesteuerte Oszillatoren 			
Qualifikationsziel			
<p>Nach Abschluss des Moduls haben die Studierenden Kenntnisse über analoge Empfangs- und Senderschaltungen in CMOS-Technologie erworben und besitzen ein fortgeschrittenes Verständnis des Entwurfs und der Funktion moderner analoger integrierter Schaltungen für Mobilfunkanwendungen (z. B. Hochfrequenzverstärkerschaltungen und Simulation des elektronischen Rauschens).</p>			
Literatur			
# Thomas H. Lee " The Design of CMOS Radio-Frequency Integrated Circuits" Cambridge University Press			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Voraussetzung für dieses Modul: Schaltungstechnik (ST)			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Analoge integrierte Schaltungen (2013)	1,0	Übung	englisch
Analoge integrierte Schaltungen (2013)	2,0	Vorlesung	englisch

Modulname	Analoge Integrierte Schaltungen mit Simulationspraktikum		
Nummer	2420140	Modulversion	
Kurzbezeichnung	ET-BST-14	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	6 / 8,0	Modulverantwortliche/r	Prof. Dr. Vadim Issakov
Arbeitsaufwand (h)	240		
Präsenzstudium (h)	84	Selbststudium (h)	156
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Min.		
Zu erbringende Studienleistung			
Inhalte			
<p>Alle modernen Mobilfunkapplikationen (z. B. GSM, WLAN, GPS, Bluetooth, DECT etc.) benutzen analoge Empfangs- und Senderschaltungen, die aus wenigen elementaren Schaltungsblöcken zusammengesetzt sind. Diese werden aus Kostengründen zunehmend in der kostengünstigen CMOS-Technologie integriert, wodurch sich deutliche Unterschiede zum klassischen, auf diskreten Bauelementen beruhenden Design von Hochfrequenzschaltungen ergeben. Die Vorlesung gibt eine Einführung in den Entwurf von analogen, integrierten CMOS-Mobilfunkempfängerschaltungen.</p> <p>Die Vorlesung gliedert sich in die folgenden Kapitel:</p> <ul style="list-style-type: none"> • Hochfrequenzverstärkerschaltungen • Simulation des elektronischen Rauschens • Rauscharme Eingangsverstärker in CMOS • Mischerschaltungen # Phasenregelschleifen (Phase-Locked-Loops; PLLs) • Spannungsgesteuerte Oszillatoren 			
Qualifikationsziel			
<p>Nach Abschluss des Moduls haben die Studierenden Kenntnisse über analoge Empfangs- und Senderschaltungen in CMOS-Technologie erworben und besitzen ein fortgeschrittenes Verständnis des Entwurfs und der Funktion moderner analoger integrierter Schaltungen für Mobilfunkanwendungen (z. B. Hochfrequenzverstärkerschaltungen, Simulation des elektronischen Rauschens).</p> <p>Sie besitzen grundlegende Kenntnisse in der Anwendung des Entwurfswerkzeugs Spectre-RF, das in der Industrie für das Design analoger integrierter Schaltungen weit verbreitet ist.</p> <p>Gemäß didaktischem Konzept der Veranstaltung und Ausgestaltung der einzelnen Bestandteile werden überfachliche Qualifikationen vermittelt bzw. eingeübt. Im Rahmen von Ausarbeitungen, Kolloquien und Abschlusspräsentationen sind dies wissenschaftliches Schreiben u. Dokumentation, Gesprächsführung und Präsentationstechniken sowie die Teamarbeit im Labor oder Projekt.</p>			
Literatur			
Thomas H. Lee " The Design of CMOS Radio-Frequency Integrated Circuits", Cambridge University Press			
Hinweise			
Für die Master-Studiengänge Elektrotechnik, Wirtschaftsingenieurwesen Elektrotechnik und Informations-Systemtechnik			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Voraussetzung für dieses Modul: Schaltungstechnik (ST)			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Analoge integrierte Schaltungen (2013)	1,0	Übung	englisch
Analoge integrierte Schaltungen (2013)	1,0	Praktikum	englisch
Analoge integrierte Schaltungen (2013)	2,0	Vorlesung	englisch

Computer Engineering and Embedded Systems Platforms - Embedded Systems	1 ECTS
---	---------------

Modulname	Low-Power Embedded Systems		
Nummer	2416000000	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Datentechnik und Kommunikationsnetze
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Andres Gomez
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Ein eingebettetes System ist eine Kombination aus Computer-Hardware und -Software, die entweder in ihren Fähigkeiten festgelegt oder programmierbar ist und für eine bestimmte Funktion oder spezifische Funktionen innerhalb eines größeren Systems entwickelt wurde. Sie sind beispielsweise Teile von Industriemaschinen, landwirtschaftlichen und Prozessindusriegeräten, Autos, medizinischen Geräten, Kameras, Haushaltsgeräten, Flugzeugen, Sensor-Netzwerken, dem Internet der Dinge sowie mobilen Geräten. • Der Schwerpunkt dieser Vorlesung liegt auf dem Entwurf von stromsparenden eingebetteten Systemen unter Verwendung von formalen Modellen und der Nutzung der neuesten Mikroarchitekturfunktionen für verbesserte Leistung und Energieeffizienz, mit praktischen Beispielen in C/C++. 			
Qualifikationsziel			
Die Studierenden			
<ul style="list-style-type: none"> • erlangen ein Verständnis für spezifische Anforderungen, Probleme und Leistungsbewertungen von Low-Power-Embedded-Systemanwendungen. • treffen Design-Entscheidungen mit genauem Wissen über die inhärenten Kosten-gegen-Leistung-Abwägungen in ressourcenbeschränkten Low-Power-Systemen. • können die Prinzipien von Echtzeit-Betriebssystemen und Scheduling-Theorie anwenden, um effiziente Applikationen mit gemeinsam genutzten Ressourcen zu entwerfen. • Sind in der Lage, verschiedenen Architekturen zu analysieren, deren Hardware-Software-Interface und Speicherarchitektur und verschiedener Optimierungstechniken für Mikrocontroller, wie DSP-Erweiterungen der Befehlssatzarchitektur, zu evaluieren. 			
Literatur			
- Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017.			

- P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021.
- G. C. Buttazzo: Hard Real-Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011.
- M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016.
- Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020.
- Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Low-Power Embedded Systems	2,0	Vorlesung	englisch
Literaturhinweise			
- Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017. - P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021. - G. C. Buttazzo: Hard Real-Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011. - M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016. - Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020. - Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013.			
Low-Power Embedded Systems	1,0	Übung	englisch
Literaturhinweise			
- Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017. - P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021. - G. C. Buttazzo: Hard Real-Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011. - M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016. - Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020. - Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013.			

Modulname	Low-Power Embedded Systems mit Praktikum		
Nummer	2416000030	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus		Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1 Semester	Einrichtung	
SWS / ECTS	8 / 10,0	Modulverantwortliche/r	
Arbeitsaufwand (h)			
Präsenzstudium (h)		Selbststudium (h)	
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten)		
Zu erbringende Studienleistung	Studienleistung - Praktikum: Erfolgreicher Abschluss der 5 vordefinierten Praktika und des Abschlussprojekts mit mündlicher Präsentation.		
Inhalte			
Vorlesung+Übung:			
<ul style="list-style-type: none"> • Ein eingebettetes System ist eine Kombination aus Computer-Hardware und -Software, die entweder in ihren Fähigkeiten festgelegt oder programmierbar ist und für eine bestimmte Funktion oder spezifische Funktionen innerhalb eines größeren Systems entwickelt wurde. Sie sind beispielsweise Teile von Industriemaschinen, landwirtschaftlichen und Prozessindustriegeräten, Autos, medizinischen Geräten, Kameras, Haushaltsgeräten, Flugzeugen, Sensor-Netzwerken, dem Internet der Dinge sowie mobilen Geräten. • Der Schwerpunkt dieser Vorlesung liegt auf dem Entwurf von stromsparenden eingebetteten Systemen unter Verwendung von formalen Modellen und der Nutzung der neuesten Mikroarchitekturfunktionen für verbesserte Leistung und Energieeffizienz, mit praktischen Beispielen in C/C++. 			
Praktikum:			
<p>Entwurf und Implementierung von drahtlosen Sensorsystemen mit geringem Stromverbrauch. Die Studierenden lernen Low-Level-Programmierung und praktische Anwendungen der in der Vorlesung "Low Power Embedded Systems" vermittelten Theorie. Dazu gehören: Mikrocontroller-Architektur, Scheduling, Energieverwaltung und stromsparende Netzwerke. Dieses Labor enthält 5 Übungen mit vorgefertigten Inhalten, die die Studenten dann anwenden werden, um ihr eigenes Projekt im Bereich Low Power Embedded Systems zu entwerfen.</p>			
Qualifikationsziel			
Vorlesung+Übung:			
Die Studierenden			
<ul style="list-style-type: none"> • erlangen ein Verständnis für spezifische Anforderungen, Probleme und Leistungsbewertungen von Low-Power-Embedded-Systemanwendungen. 			

- treffen Design-Entscheidungen mit genauem Wissen über die inhärenten Kosten-gegen-Leistung-Abwägungen in ressourcenbeschränkten Low-Power-Systemen.
- können die Prinzipien von Echtzeit-Betriebssystemen und Scheduling-Theorie anwenden, um effiziente Applikationen mit gemeinsam genutzten Ressourcen zu entwerfen.
- Sind in der Lage, verschiedenen Architekturen zu analysieren, deren Hardware-Software-Interface und Speicherarchitektur und verschiedener Optimierungstechniken für Mikrocontroller, wie DSP-Erweiterungen der Befehlssatzarchitektur, zu evaluieren

Praktikum:

Die Studierenden

- erwerben ein Verständnis der spezifischen Anforderungen, Probleme und Leistungsbewertungen von eingebetteten Systemen mit geringem Stromverbrauch.
- lernen Implementierungstechniken für ressourcenbeschränkte eingebettete Systeme, Echtzeit-Betriebssysteme und stromsparende drahtlose Protokolle kennen.
- die Prinzipien stromsparender eingebetteter Systeme anwenden, um ihre eigene drahtlose Sensoranwendung zu entwickeln.

Literatur

Vorlesung+Übung:

- Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber- Physical Systems Approach, Second Edition, MIT Press, ISBN 978-0-262-53381-2, 2017.- P. Marwedel: Embedded System Design, Springer, ISBN 978-3-030-60909-2, 2021.- G.C. Buttazzo: Hard Real- Time Computing Systems. Springer Verlag, ISBN 978-1-4614-0676-1, 2011.- M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016.- Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020.- Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013.

Praktikum:

Tutorials und Beispielcode werden allen Teilnehmern über Gitlab zur Verfügung gestellt. Weitere Referenzen: siehe Vorlesung+Übung



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Low-Power Embedded Systems	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> - Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017. - P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021. - G. C. Buttazzo: Hard Real-Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011. - M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016. - Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020. - Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013. 			
Low-Power Embedded Systems	1,0	Übung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> - Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber-Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017. - P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021. - G. C. Buttazzo: Hard Real-Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011. - M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016. - Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020. - Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013. 			
Low-Power Embedded Systems Praktikum	5,0	Labor	englisch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über Gitlab zur Verfügung gestellt.			
<p>Weitere Referenzen:</p> <ul style="list-style-type: none"> - Edward A. Lee and Sanjit A. Seshia: Introduction to Embedded Systems, A Cyber- Physical Systems Approach, Second Edition, MIT Press, ISBN 978- 0-262-53381-2, 2017. - P. Marwedel: Embedded System Design, Springer, ISBN 978- 3-030-60909-2, 2021. - G.C. Buttazzo: Hard Real- Time Computing Systems. Springer Verlag, ISBN 978- 1-4614-0676-1, 2011. - M. Wolf: Computers as Components – Principles of Embedded System Design. Morgan Kaufman Publishers, ISBN 978-0-128-05387-4, 2016. - Avelino J. Gonzalez: Computer Programming in C for Beginners, Springer, ISBN 978-3-030-50752-7, 2020. - Joseph Yiu. The Definitive Guide to ARM® Cortex®-M3 and Cortex®-M4 Processors. Newnes, 2013. 			

Computer Engineering and Embedded Systems Platforms - Digitale Integrierte Schaltungen und Systeme	1 ECTS
---	---------------

Modulname	Advanced FPGA-Design		
Nummer	4211510	Modulversion	V2
Kurzbezeichnung	INF-EIS-51	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1 Semester	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Die Module "Hardware-Software-Systeme", „Digitale Schaltungen“, und „Hardware Praktikum“ sind für die Veranstaltung als Vorbereitung empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ol style="list-style-type: none"> 1. Einleitung: Reconfigurable Computing 2. FPGA-Basisarchitektur (inkl. DSP-Blöcke, eingebettete Speicher, Soft- und Hard-Prozessoren) (Review) 3. Weitere Architekturelemente von FPGAs (Boundary Scan, I/O-Zellen (PLLs), MIG, Transceiver, Analog-Digital-Umsetzer, ...) 4. FPGA-Speichertechnologien (SRAM, EPROM, Flash, Anti-Fuse, MRAM) 5. Hochperformantes Schaltungsdesign auf FPGAs 6. Dynamische und partielle Rekonfigurationsmechanismen (inkl. Space-Time FPGAs) 7. Entwurfswerkzeuge für FPGAs (inkl. VTR) 8. FPGA-basierte Anwendungen 			
Qualifikationsziel			
<p>Nach erfolgreicher Teilnahme besitzen die Studierenden die notwendigen Kenntnisse, um komplexe Logikschaltungen für moderne FPGA-Komponenten zu entwerfen und zu optimieren. Weiterhin sind die Teilnehmenden in der Lage, alle dedizierten Embedded-Hardwaremodule wie z.B. DSPs, verschiedene eingebettete Speicher, High-Speed-I/O oder Analog-Digital-Umsetzer effizient zu nutzen. In dieser Veranstaltung wird der Schwerpunkt auf den Entwurf hochperformanter Schaltungen gelegt, indem das Verständnis für FPGA-Architekturen und deren spezifische Vorteile und Limitierungen gefördert wird. Weiterhin werden Kenntnisse über dynamische und partielle Rekonfigurationsmechanismen vermittelt. Ein Überblick über neuartige Entwicklungen im Bereich rekonfigurierbarer Logik und deren Verwendung in anspruchsvollen FPGA-basierten Anwendungen schließen die Veranstaltung ab.</p>			
Literatur			
<p>- Palchadhuri, A.; Chakraborty, R.S.; „High Performance Integer Arithmetic Circuit Design on FPGA“, Springer, 2016</p> <p>- Deschamps, J-P.; Sutter, G.D.; Cantó, E. : „Guide to FPGA Implementation of Arithmetic Functions“, Springer, 2012</p>			

- Rodriguez-Andina, J.J.; et. al.: „FPGAs. Fundamentals, Advanced Features, and Applications in Industrial Electronics“, CRC Press, 2017
- Ashenden, P.: "The Designers Guide to VHDL", Morgan Kaufmann, 3rd revised edition, November 2006
- Bergeron, J.: "Writing Testbenches: Functional Verification of HDL Models", Springer-Verlag, 2003
- Betz, V.; Rose, J.; Marquardt, A.: "Architecture and CAD for Deep-Submicron FPGAs", Kluwer, 1999
- Bobda, C.: "Introduction to Reconfigurable Computing", Springer-Verlag, 2007
- Grout, I.: "Digital System Design with FPGAs and CPLDs", Elsevier Science & Technology, 2008
- Hunter, R.; Johnson, T.: "VHDL", Springer-Verlag, 2007
- Meyer-Baese, U.: "Digital Signal Processing with Field Programmable Gate Arrays", Springer-Verlag, 2007
- Rahman, A.: "FPGA based Design and applications", Springer-Verlag, 2008
- Sikora, A.: "Programmierbare Logikbauelemente", Hanser-Verlag, 2001
- Wilson, P.: "Design Recipes for FPGAs", Elsevier Science & Technology, 2007

Weitere Referenzen werden in der Veranstaltung bekannt gegeben



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Advanced FPGA-Design	4,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
<p>- Palchoudhuri, A.; Chakraborty, R.S.; „High Performance Integer Arithmetic Circuit Design on FPGA“, Springer, 2016 - Deschamps, J-P.; Sutter, G.D.; Cantó, E. : „Guide to FPGA Implementation of Arithmetic Functions“, Springer, 2012 - Rodriguez-Andina, J.J.; et. al.: „FPGAs. Fundamentals, Advanced Features, and Applications in Industrial Electronics“, CRC Press, 2017 - Ashenden, P.: "The Designers Guide to VHDL", Morgan Kaufmann, 3rd revised edition, November 2006 - Bergeron, J.: "Writing Testbenches: Functional Verification of HDL Models", Springer-Verlag, 2003 - Betz, V.; Rose, J.; Marquardt, A. : "Architecture and CAD for Deep-Submicron FPGAs", Kluwer, 1999 - Bobda, C.: "Introduction to Reconfigurable Computing", Springer-Verlag, 2007 - Grout, I.: "Digital System Design with FPGAs and CPLDs", Elsevier Science & Technology, 2008 - Hunter, R.; Johnson, T.: "VHDL", Springer-Verlag, 2007 - Meyer-Baese, U.: "Digital Signal Processing with Field Programmable Gate Arrays", Springer-Verlag, 2007 - Rahman, A.: "FPGA based Design and applications", Springer-Verlag, 2008 - Sikora, A.: "Programmierbare Logikbauelemente", Hanser-Verlag, 2001 - Wilson, P.: "Design Recipes for FPGAs", Elsevier Science & Technology, 2007 (DE) Weitere Referenzen werden in der Veranstaltung bekannt gegeben</p>			

Modulname	Verification, Validation and Testing of ASIC Designs		
Nummer	4211500	Modulversion	
Kurzbezeichnung	INF-EIS-50	Sprache	
Turnus	nur im Sommersemester	Lehreinheit	
Moduldauer	1	Einrichtung	Institut für Theoretische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung (30 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<ol style="list-style-type: none"> 1. Einführung in Verifikation, Validierung und Testing 2. Pre-Silicon Verifikation <ol style="list-style-type: none"> 2.1 Einführung in ASIC Design Verifikation 2.2 Herangehensweisen zu funktionaler Verifikation 2.3 Verifikationswerkzeuge 2.4 Verifikation Strategien 2.5 Design for Reuse 3. Post-Silicon Validierung <ol style="list-style-type: none"> 3.1 Einführung in ASIC Validierung 3.2 Traditionelle Post-Silicon Validierung (in der Industrie) 3.3 Reversi Test Generation System 4. Run-Time Verifikation <ol style="list-style-type: none"> 4.1 Motivation für Laufzeit-Verifikation 4.2 Klassifikation von Laufzeit-Verifikationslösungen 4.3 Dynamische Implementierung von Verifikations- Architekturen 4.4 Run-time Verifikation von einfachen Cores 4.5 Hardware Patching Herangehensweisen 5. Testing <ol style="list-style-type: none"> 5.1 Einführung zu VLSI Testing 5.2 Design for Testability 5.3 Test Generation 			
Qualifikationsziel			
Die Studierenden lernen Techniken zur Verifikation, Validierung und dem Testen von ASIC-Designs kennen. Auf Basis von praktischen Beispielen und aktuellen Entwicklungswerkzeugen werden die Studierenden an Herausforderungen der heutigen Chipentwicklung und dem Testen herangeführt.			
Literatur			
<ul style="list-style-type: none"> - Wagner and Bertacco (2011): "Post-Silicon and Runtime Verification for Modern Processors" - Wang, Stroud, and Touba (2008): "System-on-Chip Test Architectures: Nanometer Design for Testability" - Mishra and Dutt (2005): "Functional Verification of Programmable Embedded Architectures: A Top-Down Approach" - Haque, Khan, and Michelson (2001): "The Art of Verification with VERA" - Keating and Bricaud (1999): "Reuse Methodology Manual" - Bergeron (2000): "Writing Testbenches. Functional Verification of HDL Models" 			

Weitere Referenzen werden in der Veranstaltung bekannt gegeben.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Verification, Validation and Testing of ASIC Designs	4,0	Vorlesung/Übung	englisch
Literaturhinweise			
- Wagner and Bertacco (2011): "Post-Silicon and Runtime Verification for Modern Processors" - Wang, Stroud, and Touba (2008): "System-on-Chip Test Architectures: Nanometer Design for Testability" - Mishra and Dutt (2005): "Functional Verification of Programmable Embedded Architectures: A Top-Down Approach" - Haque, Khan, and Michelson (2001): "The Art of Verification with VERA" - Keating and Bricaud (1999): "Reuse Methodology Manual" - Bergeron (2000): "Writing Testbenches. Functional Verification of HDL Models" Weitere Referenzen werden in der Veranstaltung bekannt gegeben.			

Modulname	VLSI-Design		
Nummer	4211480	Modulversion	V2
Kurzbezeichnung	INF-EIS-48	Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1 Semester	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Die Module "Hardware-Software-Systeme" und „Hardware Praktikum“ werden als Vorbereitung für die Veranstaltung empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Einführung in VLSI-Design - Grundlagen der CMOS-Technik - Herstellung und Layout von integrierten CMOS-Schaltungen - CMOS-Schaltungen (kombinatorische und sequentielle Logikschaltungen) - Entwurfsmethoden - Probleme beim Chipdesign 			
Qualifikationsziel			
Diese Vorlesung behandelt den Entwurf digitaler Schaltungen in CMOS-Technologie. Die Studierenden werden alternative Schaltungstechniken zur Realisierung von Grundsaltungen sowie deren Herstellungs- und Entwurfsablauf kennenlernen. Auf Basis von praktischen Beispielen werden verschiedene Implementierungsformen von integrierten Schaltungen diskutiert und aktuelle Herausforderungen der heutigen Chipentwicklung in modernen Halbleitertechnologien vorgestellt. Nach Abschluss des Moduls sind die Studierenden befähigt, eigenständig VLSI-Chips zu entwerfen.			
Literatur			
<ul style="list-style-type: none"> - D. Harris, N. Weste: "CMOS VLSI Design.", Pearson Education, Inc (2010). - H. Veendrick: "Nanometer CMOS ICs ", Springer, 2007 - Y. Taur, T. Ning: "Fundamentals of Modern VLSI Devices", Cambridge University Press, 1998 - J.M. Rabaey, A. P. Chandrakasan, and B. Nikoli#; "Digital Integrated Circuits: a Design Perspective". Vol. 7. Upper Saddle River, NJ: Pearson Education, 2003. - J. Uyemura: "CMOS Logic Circuit Design", Kluwer Academic Publishers, 1999 - K. Reifschneider: "CAE-gestützte IC-Entwurfsmethoden", Prentice Hall, 1998 - K. Itoh: "VLSI Memory Chip Design", Springer, 2001 - D. Jansen: "Handbuch der Electronic Design Automation", Carl Hanser Verlag, 2002 - R. J. Baker, H. W. Li, D. E. Byce: "CMOS Circuit Design. Layout, and Simulation", IEEE Press 1998 - R. Hunter, T. Johnson: "VHDL", Springer, 2007 - D. Perry: "VHDL", McGraw-Hill, 1998 - P. Ashenden: "The Designers Guide to VHDL", Morgan Kaufmann, 2002 			
Weitere Referenzen werden in der Veranstaltung bekanntgegeben.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
VLSI-Design	2,0	Vorlesung	englisch
Literaturhinweise			
<p>- D. Harris, N. Weste: "CMOS VLSI Design.", Pearson Education, Inc (2010). - H. Veendrick: "Nanometer CMOS ICs ", Springer, 2007 - Y. Taur, T. Ning: "Fundamentals of Modern VLSI Devices", Cambridge University Press, 1998 - J.M. Rabaey, A. P. Chandrakasan, and B. Nikoli#; "Digital Integrated Circuits: a Design Perspective". Vol. 7. Upper Saddle River, NJ: Pearson Education, 2003. - J. Uyemura: "CMOS Logic Circuit Design", Kluwer Academic Publishers, 1999 - K. Reifschneider: "CAE-gestützte IC-Entwurfsmethoden", Prentice Hall, 1998 - K. Itoh: "VLSI Memory Chip Design", Springer, 2001 - D. Jansen: "Handbuch der Electronic Design Automation", Carl Hanser Verlag, 2002 - R. J. Baker, H. W. Li, D. E. Byce: "CMOS Circuit Design. Layout, and Simulation", IEEE Press 1998 - R. Hunter, T. Johnson: "VHDL", Springer, 2007 - D. Perry: "VHDL", McGraw-Hill, 1998 - P. Ashenden: "The Designers Guide to VHDL", Morgan Kaufmann, 2002 Weitere Referenzen werden in der Veranstaltung bekanntgegeben.</p>			
VLSI-Design	2,0	Übung	englisch

Modulname	VLSI-Design mit Praktikum		
Nummer	4211000040	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	8 / 10,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	300		
Präsenzstudium (h)	112	Selbststudium (h)	188
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 120 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung	Laborpraktikum		
Inhalte			
<p>Die Vorlesung und Übung folgen folgendem Inhalt:</p> <ol style="list-style-type: none"> 1. Einführung in VLSI-Design 2. Grundlagen der CMOS-Technik 3. Herstellung und Layout von integrierten CMOS-Schaltungen 4. CMOS-Schaltungen (kombinatorische und sequentielle Logikschaltungen) 5. Entwurfsmethoden 6. Probleme beim Chipdesign <p>Das Labor Chip-Design gliedert sich in drei aufeinander aufbauende Phasen. Alle Phasen des Labors bestehen jeweils aus Teilen des interaktiven Selbststudiums und Seminaren. Letztere vermitteln den Studierenden Kenntnisse, die für die Bearbeitung der Aufgaben in den Kleingruppen im Selbststudium notwendig sind. Während der selbstständig organisierten Arbeit in den Gruppen an einer definierten Aufgabe (Selbststudium) überprüft ein wissenschaftlicher Mitarbeiter/-in des Instituts die Fortschritte und gibt im Bedarfsfall Hilfestellungen.</p> <p>Phase 0: Chip-Konzeption und -Spezifikation</p> <p>Die in Phase 1 zu implementierenden Hardware-Module werden in dieser Phase in Kleingruppen konzipiert und spezifiziert. Diese Phase basiert auf der Ziel-Anwendung, die auf der Hardware ausgeführt werden soll. Die Anwendung als auch die Hardware-Module in Form eines Mikrocontrollers, Peripherie-Modulen und Co-Prozessoren werden ausgewählt und alle notwendigen Merkmale werden in dieser Phase zusammengefasst und dokumentiert.</p> <p>Phase 1: Modulimplementierung und Verifikation</p> <p>Zunächst werden in Kleingruppen einzelne der in Phase 0 spezifizierten Hardware-Module, ein Mikrocontroller, Peripherie-Module und Co-Prozessoren von den Studierenden in VHDL implementiert. Die für das Logikdesign aus vorherigen Veranstaltungen notwendigen Kenntnisse zu VHDL-Design und Testbenches (mit System-C) werden im Rahmen von zwei Seminaren aufgefrischt und erweitert.</p>			

Phase 2: Chip Entwurf und Prototyping

Im Anschluss an die Modulentwicklung wird der Mikrocontroller von unterschiedlichen Gruppen
 - funktional verifiziert und auf einem FPGA Evaluationsboard emuliert (in-circuit emulation),
 - eine vollständige Synthese und ein Back-End-Flow auf Basis einer Bibliothek von Standardzellen für ASICs durchgeführt, sowie
 - eine kleine Anwendung auf das System portiert.

Qualifikationsziel

Diese Vorlesung behandelt den Entwurf digitaler Schaltungen in CMOS-Technologie. Die Studierenden werden alternative Schaltungstechniken zur Realisierung von Grundsaltungen sowie deren Herstellungs- und Entwurfsablauf kennenlernen. Auf Basis von praktischen Beispielen werden verschiedene Implementierungsformen von integrierten Schaltungen diskutiert und aktuelle Herausforderungen der heutigen Chipentwicklung in modernen Halbleitertechnologien vorgestellt. Nach Abschluss des Moduls sind die Studierenden befähigt, eigenständig VLSI-Chips zu entwerfen.

Im Chip-Design-Lab wird die Entwicklung integrierter digitaler Schaltungen als praktisches Labor angeboten. In diesem Labor entwickeln die Studierenden digitale Schaltungen in Form eines RISC-V Mikrocontrollers mit Peripherie-Modulen. In den verschiedenen Phasen des Labors konzipieren, spezifizieren, implementieren und verifizieren die Studierenden digitale Schaltungen mit Hardware-Beschreibungssprachen, industriellen EDA-Standardwerkzeugen, System-C Testbenches und Hardware-Testaufbauten. Die Qualifikationsziele, die in diesem Labor vermittelt werden, sind die erfolgreiche Projektarbeit im Bereich des Entwurfs digitaler Schaltungen von der Erstellung der Spezifikation bis zum In-Circuit-Test der entworfenen Schaltung. Die Studierenden gewinnen Kenntnisse über Projektplanung, die Entwicklungsarbeit und Teamarbeit. Gleichzeitig erlangen die Studierenden Fachkenntnisse in Eigenarbeit mit verwendeten Tools und Hardware-Beschreibungssprachen. Ziel ist der erfolgreiche und selbsterarbeitete Projektabschluss und der Austausch der in der Teamarbeit gewonnenen Erkenntnisse.

Literatur

- D. Harris, N. Weste: "CMOS VLSI Design.", Pearson Education, Inc (2010).
- H. Veendrick: "Nanometer CMOS ICs ", Springer, 2007
- Y. Taur, T. Ning: "Fundamentals of Modern VLSI Devices", Cambridge University Press, 1998
- J.M. Rabaey, A. P. Chandrakasan, and B. Nikoli#; "Digital Integrated Circuits: a Design Perspective". Vol. 7. Upper Saddle River, NJ: Pearson Education, 2003.
- J. Uyemura: "CMOS Logic Circuit Design", Kluwer Academic Publishers, 1999
- K. Reifschneider: "CAE-gestützte IC-Entwurfsmethoden", Prentice Hall, 1998
- K. Itoh: "VLSI Memory Chip Design", Springer, 2001
- D. Jansen: "Handbuch der Electronic Design Automation", Carl Hanser Verlag, 2002
- R. J. Baker, H. W. Li, D. E. Byce: "CMOS Circuit Design. Layout, and Simulation", IEEE Press 1998
- R. Hunter, T. Johnson: "VHDL", Springer, 2007
- D. Perry: "VHDL", McGraw-Hill, 1998
- P. Ashenden: "The Designers Guide to VHDL", Morgan Kaufmann, 2002

Weitere Referenzen werden in der Veranstaltung bekannt gegeben.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN

Belegungslogik bei der Wahl von Lehrveranstaltungen

Anwesenheitspflicht

Titel der Veranstaltung	SWS	Art LVA	Sprache
-------------------------	-----	---------	---------

VLSI-Design	2,0	Vorlesung	englisch
Literaturhinweise			
<p>- D. Harris, N. Weste: "CMOS VLSI Design.", Pearson Education, Inc (2010). - H. Veen-drick: "Nanometer CMOS ICs ", Springer, 2007 - Y. Taur, T. Ning: "Fundamentals of Modern VLSI Devices", Cambridge University Press, 1998 - J.M. Rabaey, A. P. Chandra-kasan, and B. Nikoli#; "Digital Integrated Circuits: a Design Perspective". Vol. 7. Upper Saddle River, NJ: Pearson Education, 2003. - J. Uyemura: "CMOS Logic Circuit Design", Kluwer Academic Publishers, 1999 - K. Reifschneider: "CAE-gestützte IC-Entwurfsmethoden", Prentice Hall, 1998 - K. Itoh: "VLSI Memory Chip Design", Springer, 2001 - D. Jansen: "Handbuch der Electronic Design Automation", Carl Hanser Verlag, 2002 - R. J. Baker, H. W. Li, D. E. Byce: "CMOS Circuit Design. Layout, and Simulation", IEEE Press 1998 - R. Hunter, T. Johnson: "VHDL", Springer, 2007 - D. Perry: "VHDL", McGraw-Hill, 1998 - P. Ashenden: "The Designers Guide to VHDL", Morgan Kaufmann, 2002 Weitere Referenzen werden in der Veranstaltung bekanntgegeben.</p>			
VLSI-Design	2,0	Übung	englisch
VLSI-Lab	4,0	Praktikum	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Rabaey, J. M., Chandrakasan, A. P., & Nikoli#, B. (2003). Digital integrated circuits: a design perspective (Vol. 7). Upper Saddle River, NJ: Pearson Education. • Weste, N. H., & Harris, D. (2015). CMOS VLSI design: a circuits and systems perspective. Pearson Education India. • Brunvand, E. (2010). Digital VLSI chip design with Cadence and Synopsys CAD tools. Addison-Wesley. • Ashenden, P. J. (2010). The designer's guide to VHDL. Morgan Kaufmann. • Ashenden, P. (2008). Digital Design: An Embedded Systems Approach Using VHDL. Morgan Kaufmann. <p>Weitere Referenzen werden in der Veranstaltung bekanntgegeben.</p>			

Modulname	Memory Systems		
Nummer	4211460	Modulversion	
Kurzbezeichnung	INF-EIS-46	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer		Einrichtung	
SWS / ECTS	0 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Das Modul "Application-Specific Instruction-Set Processors" ist für die Veranstaltung als Vorbereitung empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten)		
Zu erbringende Studienleistung			
Inhalte			
<ol style="list-style-type: none"> 1. Einführung in Speichersysteme 2. Überblick über Speichertechnologien <ol style="list-style-type: none"> 2.1 Flüchtige Speicher: SRAM, DRAM 2.2 Nicht flüchtige Speicher: ROM, Flash Memory, F-RAM, MRAM, ... 3. Hauptspeicher: Speicher-Schnittstellen, -befehle und -Controller 4. Cache-Speicher 5. Processing-in-Memory (PIM) / neuartige Datenverarbeitung <ol style="list-style-type: none"> 5.1 Verwendung von konventionellem und 3D-gestapeltem Speicher 5.2 Schnittstellen mit niedriger Latenz 			
Qualifikationsziel			
<p>In dieser Veranstaltung wird der Schwerpunkt auf die hauptsächlichen Herausforderungen für das Design moderner Halbleiterspeichersysteme unter dem Aspekt stark wachsender Anforderungen an Datenspeicherung gelegt. Aktuelle, flüchtige und nichtflüchtige Speichertypen werden von der fundamentalen Halbleitertechnologieebene bis hin zu höheren Abstraktionsstufen auf Systemebene behandelt, wobei das Hauptaugenmerk auf Zuverlässigkeit und Schutz der gespeicherten Daten gelegt wird. Weiterhin werden Processing-in-Memory-Architekturen (PIM) auf Basis herkömmlicher und 3D-gestapelter Speicher analysiert, wobei Aspekte wie niedrige Latenz und Energieaufnahme berücksichtigt werden.</p>			
Literatur			
<ul style="list-style-type: none"> • Balasubramonian (2019): "Innovations in the Memory Systems", Morgan & Claypool Publishers • Hennessy and Patterson (2017): "Computer Architecture. A Quantitative Approach", 6th Edition, Morgan Kaufmann • Jacob, Ng, and Wang (2008): "Memory Systems: Cache, DRAM, Disk", Morgan Kaufmann " <p>Weitere Referenzen werden in der Veranstaltung bekannt gegeben.</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Memory Systems	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> - Balasubramonian (2019): "Innovations in the Memory Systems", Morgan & Claypool Publishers - Hennessy and Patterson (2017): "Computer Architecture. A Quantitative Approach", 6th Edition, Morgan Kaufmann - Jacob, Ng, and Wang (2008): "Memory Systems: Cache, DRAM, Disk", Morgan Kaufmann " <p>(DE) Weitere Referenzen werden in der Veranstaltung bekannt gegeben.</p>			
Memory Systems	2,0	Übung	englisch

Modulname	Anwendungsspezifische Instruktionssatzprozessoren		
Nummer	4211450	Modulversion	V2
Kurzbezeichnung	INF-EIS-45	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ol style="list-style-type: none"> 1. Einführung in eingebettete Prozessorarchitekturen. 2. Grundlagen des Prozessorarchitekturdesigns. 3. Anwendungsspezifischer Befehlssatzprozessor (ASIP). 4. Computerarithmetik: Hardwarebeschleunigung komplexer, arithmetischer Funktionen. 5. Rekonfigurierbare Prozessorarchitekturen. 6. Approximative und stochastische Prozessorarchitekturen. 7. Fehlertolerante Prozessorarchitekturen. 8. Kryptografische Prozessorarchitekturen. 9. Neuromorphe Prozessorarchitekturen: KI-Prozessorarchitekturen. 			
Qualifikationsziel			
Nach Abschluss des Moduls wissen wie die Studierenden eine Prozessorarchitektur anpassen und optimieren können (Instruction-, Data-, und Task-Level-Parallelism). Sie sind fähig einen anwendungsspezifischen Instruktionssatz-Prozessoren (ASIPs) zu implementieren. Sie können Arithmetik-orientierten Hardware-Erweiterungen implementieren und kennen neuartige Entwicklungstendenzen von Prozessoren, wie z.B. hochparallele Prozessoren und rekonfigurierbare Prozessoren.			
Literatur			
<ul style="list-style-type: none"> • Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 • Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 • Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 • Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 • Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 • González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 • Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. • Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. • Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 • Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 			

- Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008
 - Olukotun, K.; Hammond, L.; Laudon, J.; "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007
 - Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003
- Weitere Referenzen werden in der Veranstaltung bekannt gegeben

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Anwendungsspezifische Instruktionssatzprozessoren	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 • Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 • Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 • Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 • Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 • González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 • Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. • Hennessy, J.L.; Patterson, D. A.; "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. • Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 • Jacob, B.; "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 • Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008 • Olukotun, K.; Hammond, L.; Laudon, J.; "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007 • Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 <p>• Weitere Referenzen werden in der Veranstaltung bekannt gegeben</p>			

Anwendungsspezifische Instruktionssatzprozessoren	2,0	Übung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 • Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 • Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 • Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 • Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 • González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 • Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. • Hennessy, J.L.; Patterson, D. A.; "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. • Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 • Jacob, B.; "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 • Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008 • Olukotun, K.; Hammond, L.; Laudon, J.; "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007 • Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 <ul style="list-style-type: none"> • Weitere Referenzen werden in der Veranstaltung bekannt gegeben 			

Modulname	Anwendungsspezifische Instruktionssatzprozessoren mit Praktikum		
Nummer	4211000050	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	8 / 10,0	Modulverantwortliche/r	Prof. Dr. Guillermo Payá Vayá
Arbeitsaufwand (h)	300		
Präsenzstudium (h)	112	Selbststudium (h)	188
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 120 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung	Laborpraktikum		
Inhalte			
<p>Die Vorlesung und Übung folgen folgendem Inhalt:</p> <ol style="list-style-type: none"> 1. Einführung in eingebettete Prozessorarchitekturen. 2. Grundlagen des Prozessorarchitektur-Designs. 3. Anwendungsspezifischer Befehlssatzprozessor (ASIP). 4. Computerarithmetik: Hardwarebeschleunigung komplexer arithmetischer Funktionen. 5. Rekonfigurierbare Prozessorarchitekturen. 6. Approximative und stochastische Prozessorarchitekturen. 7. Fehlertolerante Prozessorarchitekturen. 8. Kryptografische Prozessorarchitekturen. 9. Neuromorphe Prozessorarchitekturen: KI-orientierte Prozessorarchitekturen. <p>Diese Inhalte werden durch das Labor ergänzt:</p> <ol style="list-style-type: none"> 1. Einführung in die Architekturprinzipien von Prozessoren und ihre Spezialisierungsmöglichkeiten. 2. Einführung in die Definition und Erweiterung anwendungsspezifischer Instruktionssatzprozessoren anhand einer ausgewählten Basisarchitektur, z.#B. der Cadence-LX7-Prozessorarchitektur oder einer Transport-Triggered Architecture (TTA). 3. Spezialisierung und Erweiterung des Instruktionssatzes eines Prozessors unter Verwendung geeigneter Entwicklungsumgebungen und Beschreibungssprachen, z.#B. Cadence Xtensa Xplorer / Tensilica Instruction Extension für LX7-Architektur-erweiterungen oder OpenASIP / OSAL für TTA-Spezialisierungen. 4. Verifikation und Emulation von Prozessorarchitekturen. 			
Qualifikationsziel			
<p>Nach Abschluss des Moduls wissen die Studierenden, wie sie eine Prozessorarchitektur anpassen und optimieren können (Instruction-, Data- und Task-Level-Parallelism). Sie sind fähig, einen anwendungsspezifischen Instruktionssatzprozessor (ASIP) zu implementieren. Sie können arithmetikorientierte Hardware-Erweiterungen implementieren und kennen neuartige Entwicklungstendenzen von Prozessoren, wie z.#B. hochparallele Prozessoren und rekonfigurierbare Prozessoren.</p> <p>Das Labor vermittelt anhand einer ausgewählten und erweiterbaren Prozessorarchitektur, z.B. Cadence LX7 oder einer Transport-Triggered-Architektur (TTA), die Konzepte und Architekturen spezialisierter Prozessoren, die zugrunde liegenden theoretischen Ansätze sowie die Beschleunigung und Optimierung der Hardware-Effizienz von anwendungsspezifischen Systemen durch die Architektur-Anpassung. Nach dem erfolgreichen Absolvieren des Labors sind die Studierenden in der Lage,</p> <ul style="list-style-type: none"> • das Konzept der anwendungsspezifischen Prozessoren zu verstehen und anzuwenden 			

- eine Basisprozessorarchitektur für eine rechenintensive Beispielanwendung, etwa aus dem Bereich der Fahrerassistenzsysteme, zu spezialisieren
- die Architektur für verschiedene Optimierungsziele, z.B. maximale Rechenleistung oder minimale Verlustleistungsaufnahme, zu evaluieren und zu bewerten

Literatur

- Gries, M.; Keutzer, K.: "Building ASIPS: The Mescal Methodology", Springer, 2010
- Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006
- Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007
- Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007
- Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011
- González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010
- Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005.
- Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011.
- Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010
- Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009
- Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008
- Olukotun, K.; Hammond, L.; Laudon, J.: "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007
- Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003

Weitere Referenzen werden in der Veranstaltung bekannt gegeben.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Anwendungsspezifische Instruktionssatzprozessoren	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 • Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 • Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 • Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 • Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 • González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 • Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. • Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. • Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 • Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 • Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008 • Olukotun, K.; Hammond, L.; Laudon, J.: "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007 • Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 <p>• Weitere Referenzen werden in der Veranstaltung bekannt gegeben</p>			
Anwendungsspezifische Instruktionssatzprozessoren	2,0	Übung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 • Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 • Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 • Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 • Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 • González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 • Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. • Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. • Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 • Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 • Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008 • Olukotun, K.; Hammond, L.; Laudon, J.: "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007 • Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 <p>• Weitere Referenzen werden in der Veranstaltung bekannt gegeben</p>			

ASIPLab: Entwurf von anwendungsspezifischen Instruktionssatzprozessoren	4,0	Praktikum	englisch
Literaturhinweise			
<p>- Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 - Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 - Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 - Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 - Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 - González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 - Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. - Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. - Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 - Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 - Kaxiras, S.: Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency ", Morgan&Claypool Publishers, 2008 - Olukotun, K.; Hammond, L.; Laudon, J.: "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency ", Morgan&Claypool Publishers, 2007 - Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 Weitere Referenzen werden in der Veranstaltung bekannt gegeben.</p>			

Software and Systems Engineering - Computergrafik			1 ECTS
Modulname	Physikbasierte Modellierung und Simulation		
Nummer	4216270	Modulversion	V2
Kurzbezeichnung	INF-CG-27	Sprache	
Turnus	Unregelmäßig	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Marcus Magnor
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Vor der Belegung des Moduls sollte das Modul "Computergraphik - Grundlagen" erfolgreich absolviert worden sein. Zusätzlich wird empfohlen, Programmierkenntnisse in C / C ++ zu haben.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 90 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungsaufgaben müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Dynamik starrer Körper, - Newtonsche Mechanik, - Differentialgleichungen - numerische Lösungsverfahren - Partikelsysteme - Matrizenoptik - Optik partizipierender Medien - Interferenzenerscheinungen 			
Qualifikationsziel			
Nach Abschluss des Moduls sind dem Studierenden die grundlegenden physikalischen Konzepte in der Computergraphik vertraut. Es werden sowohl physik-basierte Ansätze für die Simulation dynamischer Prozesse erläutert als auch Gesetzmäßigkeiten der Lichtausbreitung sowohl mit Hilfe der Strahlen- als auch der Wellenoptik behandelt.			
Literatur			
<ul style="list-style-type: none"> - Dieter Meschede, Gerthsen Physik, 23. Auflage, Springer, 2006 - Dev Ramtal, Adrian Dobre: Physics for Flash, Games, Animation, and Simulations. Springer Science and Business Media, 2011. - Kenny Erleben, Jon Sparring, Knud Henriksen, Henrik Dohlmann: Physics-based Animation. Charles River Media, 2005. - Frank Nielsen, Visual Computing, Charles River Media, Graphics Series, 2005 <p>Weitere Referenzen werden in der Veranstaltung bekanntgegeben.</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Modulname	Echtzeit Computergraphik		
Nummer	4216290	Modulversion	V2
Kurzbezeichnung	INF-CG-29	Sprache	
Turnus	Unregelmäßig	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Marcus Magnor
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 90 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungsaufgaben müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Graphikhardware, - OpenGL/Vulkan - Transformationen und homogene Koordinaten - Kameramodelle - Clipping - Shaderprogrammierung - Animation 			
Qualifikationsziel			
<p>Nach Abschluss des Moduls besitzen die Studierenden grundlegende Kenntnisse über Architektur und Programmierung moderner Graphikhardware. Am Beispiel von OpenGL werden die einzelnen Komponenten der Rendering-Pipeline behandelt und ihre Programmierung erläutert. Das erlernte Wissen ermöglicht es erfolgreichen Teilnehmern, anschliessend Echtzeit-Visualisierungen mit OpenGL/Vulkan zu implementieren.</p>			
Literatur			
<ul style="list-style-type: none"> - Frank Nielsen: Visual Computing. Charles River Media, 2005. - Tomas Akenine-Möller, Eric Haines, Naty Hoffman: Real-Time Rendering. Third Edition. A K Peters, 2008. - Edward Angel, Dave Shreiner: Interactive Computer Graphics. A Top-Down Approach with Shader-based OpenGL. sixth edition. Addison-Wesley, 2011. 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Echtzeit-Computergraphik	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
- Frank Nielsen: Visual Computing. Charles River Media, 2005. - Tomas Akenine-Möller, Eric Haines, Naty Hoffman: Real-Time Rendering. Third Edition. A K Peters, 2008. - Edward Angel, Dave Shreiner: Interactive Computer Graphics. A Top-Down Approach with Shader-based OpenGL. sixth edition. Addison-Wesley, 2011.			
Echtzeit-Computergraphik	2,0	Übung	englisch deutsch
Literaturhinweise			
s. Modulhandbuch			

Modulname	Computergraphik - Grundlagen		
Nummer	4216300	Modulversion	V2
Kurzbezeichnung	INF-CG-30	Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Marcus Magnor
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 90 Minuten, oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: regelmäßige erfolgreiche Teilnahme an den Übungen (50% der Übungen müssen bestanden sein)		
Inhalte			
<ul style="list-style-type: none"> - Grundlagen der digitalen Bilderzeugung - physikalische Gesetze des Lichttransports - die menschliche visuelle Wahrnehmung - 3D-Geometrie und Transformationen - der Ray Tracing-Ansatz - Beschleunigungsstrukturen - Material- und Reflexionsmodelle - Grundlagen der Bild-Signalverarbeitung 			
Qualifikationsziel			
<p>Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über die theoretischen und praktischen Grundlagen der Computergraphik. Am Beispiel des Ray Tracing-Ansatzes werden eine Reihe fundamentaler Themen der Bilderzeugung sowohl theoretisch als auch praktisch erläutert. Die Studierenden sind in der Lage, alle Komponenten eines Ray Tracers zu verstehen und einen eigenen Ray Tracer zu entwickeln.</p>			
Literatur			
<ul style="list-style-type: none"> - James Foley, Andries Van Dam, et al., Computer Graphics: Principles and Practice, 2. Ausgabe, Addison-Wesley, 2009 - Peter Shirley: Realistic Ray-Tracing. AK Peters, 2009 - Peter Shirley, Steve Marschner: Fundamentals of Computer Graphics. AK Peters/CRC Press, 2009. 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Computergraphik I - Grundlagen	4,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Peter Shirley: Realistic Ray-Tracing . AK Peters, 2009 - James Foley, Andries Van Dam, et. Al., Computer Graphics: Principles and Practice. Addison-Wesley, 2009 - Frank Nielsen, Visual Computing, Charles River Media, 2005 - Steven J. Gortler, Foundations of 3D Graphics, Mit Pr, 2012 - John F. Hughes, Computer Graphics: Principles and Practice, Addison-Wesley, 2009 			

Software and Systems Engineering - Software Engineering	1 ECTS
--	---------------

Modulname	Theoretische Informatik 1		
Nummer	4212350	Modulversion	
Kurzbezeichnung	INF-THI-35	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer		Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Roland Meyer
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 120 Minuten oder mündliche Prüfung, 30 Minuten		
Zu erbringende Studienleistung	1 Studienleistung: 50 % der gelösten Hausaufgaben		
Inhalte			
<ul style="list-style-type: none"> - Endliche Automaten - reguläre Sprachen - Kellerautomaten - Kontextfreie Grammatiken und Sprachen 			
Qualifikationsziel			
<ul style="list-style-type: none"> - Nach Abschluss dieses Moduls besitzen die Studierenden grundlegende Kenntnisse über Automaten, kontextfreie Sprachen und ihre Grammatiken. - Sie werden vorbereitet, diese Konzepte in anderen Gebieten der Informatik wiederzuerkennen und dort anzuwenden. - Die angesprochenen Modelle sollen den Studierenden die Fähigkeit vermitteln, selbständig Modelle zu bilden. Diese Befähigung ist in allen Zweigen der Informatik sowie im späteren Berufsleben von großer Bedeutung. 			
Literatur			
<ul style="list-style-type: none"> - John E. Hopcroft, Jeffrey D. Ullman, Rajeev Motwani. Einführung in die Automatentheorie, Formale Sprachen und Komplexitätstheorie. Pearson Studium 2002 - Alexander Asteroth, Christel Baier: Theoretische Informatik Pearson 2002 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Theoretische Informatik 1	2,0	Vorlesung	deutsch
Literaturhinweise			
- John E. Hopcroft, Jeffrey D. Ullman, Rajeev Motwani. Einführung in die Automatentheorie, Formale Sprachen und Komplexitätstheorie. Pearson Studium 2002 - Alexander Aste-roth, Christel Baier: Theoretische Informatik Pearson 2002			
Theoretische Informatik 1	2,0	kleine Übung	deutsch
Literaturhinweise			
- John E. Hopcroft, Jeffrey D. Ullman, Rajeev Motwani. Einführung in die Automatentheorie, Formale Sprachen und Komplexitätstheorie. Pearson Studium 2002 - Alexander Aste-roth, Christel Baier: Theoretische Informatik Pearson 2002			
Theoretische Informatik 1	2,0	Übung	deutsch

Modulname	Software Product Lines		
Nummer	4220000020	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Thüm
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Grundlegende Kenntnisse in Logik (insb. Aussagenlogik) und Softwaretechnik (insb. Vorgehensmodelle, UML Klassendiagramme, Entwurfsmuster) sowie Programmiererfahrung (z.B. in Java) werden vorausgesetzt.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur oder Klausur+ (90 Minuten) oder mündliche Prüfung oder mündliche Prüfung+ (20 Minuten) Klausur+ (90 Minuten), oder mündliche Prüfung+ (20 Minuten) oder Take-Home-Examen		
Zu erbringende Studienleistung	1 Studienleistung: Lösen von vorlesungsrelevanten Übungsaufgaben		
Inhalte			
<p>Moderne Software muss häufig auf vielen Plattformen verfügbar sein und an viele verschiedene Bedürfnisse von Nutzern und Kunden angepasst sein. Dies trifft auf Systemsoftware (z.B. Betriebssysteme), Anwendungssoftware (z.B. Textverarbeitung und Spiele) und auf komplexe Cyber-Physische Systeme (z.B. Automobile) zu. Die dadurch entstehende Konfigurationsvielfalt bringt Herausforderungen für die Entwicklung, das Testen und die Wartung solcher Systeme. Die Lehrveranstaltung vermittelt unter anderem, wie die Konfigurierbarkeit von Systemen modelliert werden kann, welche Implementierungstechniken es erlauben erweiterbare und konfigurierbare Software zu entwickeln, und mit welchen Strategien trotz einer exponentiellen Anzahl an Varianten noch sinnvoll getestet werden kann.</p> <p>Die Veranstaltung umfasst folgende Inhalte:</p> <ul style="list-style-type: none"> • Einführung zu Software-Variabilität und inhärenter Herausforderungen • Modellierung und Analyse der angestrebten Variabilität • Implementierung von Variabilität zur Laufzeit (z.B. Konfigurationsoptionen) und zur Kompilierungszeit (z.B. Clone-and-Own) • Implementierung von Software-Produktlinien: <ul style="list-style-type: none"> • Implementierung von Features mit Hilfe von Conditional Compilation (z.B. Präprozessoren und Build-Systemen) • Modulare Implementierung von Features (z.B. Komponenten, Services und Plug-Ins) • Grenzen der Objektorientierung und Erweiterungen der Objektorientierung (z.B. Feature-Module, Aspekte) • Entwurfsmuster für Software-Variabilität • Vorgehensmodelle für den Einsatz und zur Entwicklung von Software-Produktlinien • Probleme und der Umgang mit Feature-Interaktionen • Methoden zur statischen und dynamischen Qualitätssicherung von Software-Produktlinien • Aktuelle Themen aus Forschung und Praxis 			
Qualifikationsziel			
<p>Studierende sind in der Lage</p> <ul style="list-style-type: none"> • Grenzen traditioneller Programmieretechniken bzgl. der Entwicklung von variabler Software zu benennen. • Modellierung, Analyse und Konfiguration von Variabilität in Software-Produktlinien zu beschreiben. • verschiedene Implementierungstechniken für die Entwicklung von Software-Produktlinien anzuwenden. 			

- die Eignung von vorgestellten Programmier-Techniken für unterschiedliche Entwicklungsszenarien zu bewerten.
- Techniken zur Qualitätssicherung für Software-Produktlinien und damit einhergehenden Herausforderungen zu erklären.

Literatur

- Feature-Oriented Software Product Lines - Concepts and Implementation; Sven Apel, Don Batory, Christian Kästner, Gunter Saake; Springer, 2013
- Mastering Software Variability with FeatureIDE; Jens Meinicke, Thomas Thum, Reimar Schröter, Fabian Benduhn, Thomas Leich, Gunter Saake; Springer, 2017



ZUGEHÖRIGE LEHRVERANSTALTUNGEN

Belegungslogik bei der Wahl von Lehrveranstaltungen

Anwesenheitspflicht

Titel der Veranstaltung	SWS	Art LVA	Sprache
Software Product Lines	4,0	Vorlesung/Übung	englisch deutsch

Modulname	Constraint Solving		
Nummer	4220000040	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Thüm
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Der vorherige Abschluss von "Einführung in die Logik" oder einer vergleichbaren Veranstaltung wird empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur oder Klausur+ (90 Minuten) oder mündliche Prüfung oder mündliche Prüfung+ (20minuten) oder Take-Home-Examen		
Zu erbringende Studienleistung	1 Studienleistung: Lösen von vorlesungsrelevanten Übungsaufgaben		
Inhalte			
<ul style="list-style-type: none"> • Erweitertes Verständnis für Erfüllbarkeitsprobleme • Erweitertes Verständnis für Aussagenlogik • Weiterführende Logiken (z.B. Constraint Programming oder SMT) • Weiterführende Logische Probleme (z.B. Model Counting) • Anwendungsgebiete von Constraint Solving • Reduktion von Praxisproblemen auf logische Probleme 			
Qualifikationsziel			
<p>Die Studierenden sollen Anwendungsmöglichkeiten der gelernten Techniken in der Praxis erkennen können.</p> <p>Die Studierenden sollen die Vor- und Nachteile verschiedener Techniken für eine gegebene Problemstellung abwägen können und mithilfe dieser Abwägung eine geeignete Lösung auswählen können.</p> <p>Die Studierenden sollen die Funktionsweise der gelernten Techniken grundlegend verstehen.</p>			
Literatur			
<p>Daniel Kroening, Ofer Strichman: Decision Procedures - An Algorithmic Point of View, Springer Verlag, 10. Auflage, ISBN 978-3-662-50496-3</p> <p>Armin Biere, Marijn Heule, Hans van Maaren, Toby Walsh: Handbook of Satisfiability, 2. Auflage, 2021, IOS Press, ISBN 978-1-64368-160-3</p>			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Constraint Solving	4,0	Vorlesung/Übung	deutsch

Software and Systems Engineering - Signalverarbeitung und Machine Learning	1 ECTS
---	---------------

Modulname	Digitale Messdatenverarbeitung mit Mikrorechnern		
Nummer	2411260	Modulversion	
Kurzbezeichnung	ET-EMG-05	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Meinhard Schilling
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten (schriftliche Klausur 120 Minuten nur bei sehr großen Teilnehmerzahlen)		
Zu erbringende Studienleistung			
Inhalte			
<p>Statistische Behandlung von Messdaten, Interpolation von Messdaten, Signalanalyse: diskrete (DFT) und schnelle (FFT) Fourier-Transformation z-Transformation: digitale Filter, Korrelation, Simulation eines geschlossenen Regelkreises, Regler und Regelstrecke als IIR- und FIR-Filter. Assemblersprache von Mikroprozessoren Implementierung der Algorithmen der digitalen Signalverarbeitung in Assembler und C</p>			
Qualifikationsziel			
<p>Nach Abschluss des Moduls "Digitale Messdatenverarbeitung mit Mikrorechnern" verfügen die Studierenden über eine Übersicht über die Funktionsweise und Programmierung von Mikrocontrollern für die Messdatenverarbeitung. Die erworbenen praktischen Kenntnisse ermöglichen die Programmierung von eingebetteten Systemen für messtechnische Anwendungen.</p>			
Literatur			
<p>Zur Vorlesung wird eine Multimedia-CD-ROM mit Skript und Übungen angeboten</p> <ul style="list-style-type: none"> - Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984, ISBN 978-3519001416 - Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985, ISBN 978-3486298451 - Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979, ISBN 978-3486245288 - Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983, ISBN 978-3486244328 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Digitale Messdatenverarbeitung mit Mikrorechnern	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984 • Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985 • Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979 • Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983 			
Digitale Messdatenverarbeitung mit Mikrorechnern	1,0	Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984 • Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985 • Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979 • Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983 			

Modulname	Sprachkommunikation		
Nummer	2424500	Modulversion	
Kurzbezeichnung	ET-NT-50	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten oder Klausur 90 Minuten (nach Teilnehmerzahl)		
Zu erbringende Studienleistung	Kolloquium oder Protokoll des Labors als Leistungsnachweis		
Inhalte			
<ul style="list-style-type: none"> • Sprachentstehung • Sprachwahrnehmung • Lineare Prädiktion und Sprachmodellierung • Sprachcodierung • Störgeräuschreduktion • Echokompensation 			
Qualifikationsziel			
Nach Abschluss des Moduls sind die Studierenden zur digitalen Verarbeitung von Sprachsignalen befähigt und können erlangte Kenntnisse zur Sprachentstehung und Sprachwahrnehmung, zu Algorithmen und Methoden der Sprachverbesserung, Sprachcodierung, Sprachübertragung in Mobilkommunikationssystemen sowie Voice over IP anwenden.			
Literatur			
<ul style="list-style-type: none"> - Kopien der Vorlesungsfolien - P.Vary u. R.Martin: Digital Speech Transmission, Wiley 2006 			
Hinweise			
Dieses Modul aus dem Masterprogramm ist auch für Bachelor geeignet. Grundkenntnisse der digitalen Signalverarbeitung, wie sie z.B. im Modul #Grundlagen der Signalverarbeitung# erworben werden, erleichtern das Verständnis der Vorlesung. Grundkenntnisse der Wahrscheinlichkeitsrechnung sind ebenfalls hilfreich.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Sprachkommunikation	2,0	Vorlesung	deutsch
Literaturhinweise			
Kopien der Vorlesungsfolien P.Vary u. R.Martin: Digital Speech Transmission, Wiley 2006			
Rechnerübung "Sprachkommunikation"	2,0	Labor	deutsch
Literaturhinweise			
siehe Vorlesung			

Modulname	Oberseminar "Machine Learning"		
Nummer	2424600	Modulversion	
Kurzbezeichnung	ET-NT-57	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	2 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	28	Selbststudium (h)	122
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Schriftliche Ausarbeitung		
Zu erbringende Studienleistung			
Inhalte			
Wechselnde aktuelle Forschungsthemen aus dem Bereich "Machine Learning"			
Qualifikationsziel			
Nach Abschluss des Moduls besitzen die Studierenden erweiterte Fähigkeiten im Verfassen eines wissenschaftlichen Papers. Im Rahmen des Oberseminars werden wechselnde aktuelle Forschungsthemen aus dem Bereich "Machine Learning" erarbeitet, vertieft und wissenschaftlich aufbereitet. Die Teilnehmerinnen und Teilnehmer lesen wissenschaftliche Publikationen, präsentieren sie und diskutieren sie gemeinschaftlich. Der Aufbau einer wissenschaftlichen Tagungspublikation wird ebenso behandelt, wie Strategien zum Verfassen der einzelnen üblichen Abschnitte. Diese Veranstaltung hat einen diskursiven Charakter, deshalb ist die regelmäßige Anwesenheit der Teilnehmerinnen und Teilnehmer erforderlich.			
Literatur			
Literatur wird im Seminar ausgegeben			
Hinweise			
Grundkenntnisse in den Themenbereichen "Mustererkennung"/"Machine Learning" werden vorausgesetzt, insbesondere im Bereich der neuronalen Netze und der Support-Vektor-Maschinen.			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Oberseminar "Machine Learning"	2,0	Vorlesung	deutsch
Literaturhinweise			
Literatur wird im Seminar ausgegeben.			
Ausarbeitung eines Papers zum Oberseminar "Machine Learning"	0,0	Projekt	deutsch
Literaturhinweise			
Literatur wird im Seminar ausgegeben.			

Modulname	Sprachdialogsysteme (Spoken Language Processing)		
Nummer	2424680	Modulversion	
Kurzbezeichnung	ET-NT-68	Sprache	deutsch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Nachrichtentechnik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten oder Klausur 90 Minuten (nach Teilnehmerzahl)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Grundlagen der Sprachentstehung und Sprachwahrnehmung - Merkmalsextraktion - Hidden-Markoff-Modelle - Akustische Modelle und Sprachmodelle - Automatische Spracherkennung - Sprachdialogsysteme 			
Qualifikationsziel			
Nach erfolgreichem Abschluss des Moduls sind die Studierenden in der Lage, Zeitreihen (am Beispiel von Sprachsignalen) mittels Hidden-Markoff-Modellierung zu klassifizieren. Die Studierenden erlangen alle notwendigen Kenntnisse, um Methoden und Algorithmen zur automatischen Spracherkennung für Probleme der Praxis geeignet auszuwählen, zu entwerfen und zu bewerten.			
Literatur			
<ul style="list-style-type: none"> - Vorlesungsfolien - X. Huang, A. Acero, H.-W. Hon: Spoken Language Processing, Prentice Hall, 2001 - B. Pfister, T. Kaufmann: Sprachverarbeitung, Springer, 2008 - A. Wendemuth: Grundlagen der Stochastischen Sprachverarbeitung, Oldenbourg, 2004 - E. G. Schukat-Talamazzini: Automatische Spracherkennung, Vieweg, 1995 - G. A. Fink: Mustererkennung mit Markov-Modellen, Teubner, 2003 - L. Rabiner, B.-H. Juang: Fundamentals of Speech Recognition, Prentice Hall, 1993 - K. Fukunaga: Statistical Pattern Recognition, Academic Press, 1990 			
Hinweise			
Dieses Modul aus dem Masterprogramm ist auch für Bachelor geeignet. Grundkenntnisse der digitalen Signalverarbeitung, wie sie z. B. im Modul Grundlagen der Signalverarbeitung erworben werden, erleichtern das Verständnis der Vorlesung.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Sprachdialogsysteme (Spoken Language Processing)	2,0	Vorlesung	englisch
Literaturhinweise			
<ul style="list-style-type: none"> - Vorlesungsfolien - X. Huang, A. Acero, H.-W. Hon: Spoken Language Processing, Prentice Hall, 2001 - B. Pfister, T. Kaufmann: Sprachverarbeitung, Springer, 2008 - A. Wendemuth: Grundlagen der Stochastischen Sprachverarbeitung, Oldenbourg, 2004 - E.G. Schukat-Talamazzini: Automatische Spracherkennung, Vieweg, 1995 - G.A. Fink: Mustererkennung mit Markov-Modellen, Teubner, 2003 - L. Rabiner, B.-H. Juang: Fundamentals of Speech Recognition, Prentice Hall, 1993 - K. Fukunaga: Statistical Pattern Recognition, Academic Press, 1990 			
Sprachdialogsysteme (Spoken Language Processing) (2013)	2,0	Seminar	englisch
Literaturhinweise			
<ul style="list-style-type: none"> - Vorlesungsfolien - X. Huang, A. Acero, H.-W. Hon: Spoken Language Processing, Prentice Hall, 2001 - B. Pfister, T. Kaufmann: Sprachverarbeitung, Springer, 2008 - A. Wendemuth: Grundlagen der Stochastischen Sprachverarbeitung, Oldenbourg, 2004 - E.G. Schukat-Talamazzini: Automatische Spracherkennung, Vieweg, 1995 - G.A. Fink: Mustererkennung mit Markov-Modellen, Teubner, 2003 - L. Rabiner, B.-H. Juang: Fundamentals of Speech Recognition, Prentice Hall, 1993 - K. Fukunaga: Statistical Pattern Recognition, Academic Press, 1990 			

Modulname	Mustererkennung		
Nummer	2424690	Modulversion	
Kurzbezeichnung	ET-NT-69	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Mündliche Prüfung 30 Minuten oder Klausur 90 Minuten		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Bayessche Entscheidungsregel - Qualitätsmaße der Mustererkennung - Überwachtes Lernen mit parametrischen Verteilungen - Überwachtes Lernen mit nicht-parametrischen Verteilungen, Klassifikation - Lineare Trennfunktionen, einschichtiges Perzeptron - Support-Vektor-Maschinen (SVMs) - Mehrschichtiges Perzeptron, neuronale Netze (NNs) - Deep learning - Nicht-überwachtes Lernen, Clusteringverfahren <p>Hinweis: Für die Mustererkennung mittels Hidden-Markov-Modellen (HMMs) wird ein separates vertiefendes Modul Sprachdialogsysteme (Spoken Language Processing) (ET-NT-54) im Sommersemester angeboten.</p>			
Qualifikationsziel			
Nach Abschluss des Moduls besitzen die Studierenden grundlegende Kenntnisse über Methoden und Algorithmen zur Klassifikation von Daten und sind befähigt, diese Verfahren für Probleme der Praxis geeignet auszuwählen, zu entwerfen und zu bewerten.			
Literatur			
<ul style="list-style-type: none"> - R.O. Duda, P.E. Hart, D.G. Stork: Pattern Classification, Wiley, 2001 - C.M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006 			
Hinweise			
Grundkenntnisse der Statistik, wie sie z. B. im Modul "Wahrscheinlichkeitstheorie und Statistik" erworben werden, erleichtern das Verständnis der Vorlesung.			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Mustererkennung	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
- R. O. Duda, P. E. Hart, D. G. Stork: Pattern Classification, Wiley, 2001 - C. M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006			
Mustererkennung	2,0	Seminar	englisch deutsch
Literaturhinweise			
- Vorlesungsfolien - R. O. Duda, P. E. Hart, D. G. Stork: Pattern Classification, Wiley, 2001 - C. M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006			

Modulname	Biomedizinische Signal- und Bildanalyse		
Nummer	4217760	Modulversion	V2
Kurzbezeichnung	INF-VS-48	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Kenntnisse des Bachelormoduls "Bild- und Signalerzeugung in der Biomedizin" werden empfohlen		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Anhand von Elektrokardiographie, Radiographie, Magnetresonanztomographie sowie optischen Bildgebungsverfahren werden die Methoden der biomedizinischen Bild- und Signalverarbeitung an konkreten Anwendungsbeispielen illustriert. Das vielfältige Methodenspektrum wird nach generellen Eigenschaften geordnet und die prinzipiellen Vor- und Nachteile der unterschiedlichen Verfahrensansätze werden herausgearbeitet. Algorithmen und Prinzipien zur systematischen Evaluierung mit und ohne Referenzdaten (Ground Truth) werden besprochen.			
Qualifikationsziel			
Nach erfolgreichem Abschluss des Moduls sind die Studierenden in der Lage, digitale Bilder und Signale des menschlichen Körpers zu klassifizieren und zu vergleichen. Auch können sie lineare und nichtlineare Filter unterscheiden und vergleichen sowie EKG Signale analysieren und deren Komponenten bestimmen. Zudem sind sie befähigt, Biomedizinische Bilder zu segmentieren, zu klassifizieren und zu quantifizieren sowie modellbasierte Verfahren der Bildanalyse anzuwenden und zu beurteilen.			
Literatur			
- Lehmann, T.M., Oberschelp, W., Pelikan, E., Reppes, R.(1997): Bildverarbeitung für die Medizin: Grundlagen, Modelle, Methoden, Anwendungen. Springer-Verlag, Berlin. ISBN-13: 978-3540614586.			
- Deserno, T.M.(Ed). (2011): Biomedical Image Processing. Springer-Verlag Berlin Heidelberg. ISBN-13: 978-3642267307.			
- Handels, H.(2009):Medizinische Bildverarbeitung: Bildanalyse, Mustererkennung und Visualisierung für die computergestützte ärztliche Diagnostik und Therapie. 2. Auflage. Vieweg & Teubner Verlag. ISBN-13: 978-3835100770.			
- Süße, H., Rodner, E.(2014): Bildverarbeitung und Objekterkennung: Computer Vision in Industrie und Medizin. Springer Vieweg. ISBN-13: 978-3834826053.			
- Dougherty, G.(2009): Digital Image Processing for Medical Applications. Cambridge University Press. ISBN-13: 978-0521181938.			

- Burger, W., Burge, M.J. (2015): Digitale Bildverarbeitung: Eine algorithmische Einführung mit Java.3. Auflage. Springer-Vieweg. ISBN-13: 978-3-642-04604-9.
- Jähne, B.(2012): Digitale Bildverarbeitung und Bildgewinnung. 7. Auflage. Springer-Verlag Berlin. ISBN-13: 978-3642049514.
- Broeke, J., Mateos Perez, J.M., Pascau, J.(2015): Image Processing with ImageJ. 2. Edition. Packt Publishing. ISBN-13: 978-1785889837.

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Biomedizinische Signal- und Bildanalyse	2,0	Vorlesung	englisch
Literaturhinweise			
- Lehmann, T.M., Oberschelp, W., Pelikan, E., Reppes, R.(1997): Bildverarbeitung für die Medizin: Grundlagen, Modelle, Methoden, Anwendungen. Springer-Verlag, Berlin. ISBN-13: 978-3540614586. - Deserno, T.M.(Ed). (2011): Biomedical Image Processing. Springer-Verlag Berlin Heidelberg. ISBN-13: 978-3642267307. - Handels, H.(2009): Medizinische Bildverarbeitung: Bildanalyse, Mustererkennung und Visualisierung für die computergestützte ärztliche Diagnostik und Therapie. 2. Auflage. Vieweg & Teubner Verlag. ISBN-13: 978-3835100770. - Süße, H., Rodner, E.(2014): Bildverarbeitung und Objekterkennung: Computer Vision in Industrie und Medizin. Springer Vieweg. ISBN-13: 978-3834826053. - Dougherty, G.(2009): Digital Image Processing for Medical Applications. Cambridge University Press. ISBN-13: 978-0521181938. - Burger, W., Burge, M.J. (2015): Digitale Bildverarbeitung: Eine algorithmische Einführung mit Java.3. Auflage. Springer-Vieweg. ISBN-13: 978-3-642-04604-9. - Jähne, B.(2012): Digitale Bildverarbeitung und Bildgewinnung. 7. Auflage. Springer-Verlag Berlin. ISBN-13: 978-3642049514. - Broeke, J., Mateos Perez, J.M., Pascau, J.(2015): Image Processing with ImageJ. 2. Edition. Packt Publishing. ISBN-13: 978-1785889837.			
Biomedizinische Signal- und Bildanalyse	2,0	Übung	englisch

Modulname	AI Engineering		
Nummer	2424000050	Modulversion	
Kurzbezeichnung		Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Nachrichtentechnik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Tim Fingscheidt
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen	Grundkenntnisse – theoretisch wie praktisch – im Bereich des maschinellen Lernens werden vorausgesetzt. Diese können beispielsweise in den Lehrveranstaltungen Mustererkennung / Pattern Recognition (2424102) und im Computerlabor Mustererkennung (2424133) erworben werden.		
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur 120 Minuten oder mündliche Prüfung 30 Minuten		
Zu erbringende Studienleistung	Laborpraktikum		
Inhalte			
<ul style="list-style-type: none"> - Foundation Models - Prompt Engineering - Retrieval-Augmented Generation - Agents - Finetuning - Legal and Ethical Aspects - Building Applications with Foundation Models 			
Qualifikationsziel			
<p>Die Studierenden sind in der Lage, den Aufbau, die Funktionsweise und die Anwendung von Foundation Models (großen, allgemein vortrainierten KI-Modellen) zu erklären und deren zentrale Komponenten wie Tokenisierung, Embeddings, Transformer-Architekturen und Trainingsverfahren darzustellen. Sie können Methoden wie Prompt Engineering, Retrieval-Augmented Generation, Finetuning und Agentensysteme anwenden, um KI-Modelle an spezifische Aufgabenstellungen anzupassen. Darüber hinaus sind sie in der Lage, technische Konzepte zu analysieren, geeignete Werkzeuge auszuwählen und unter Berücksichtigung rechtlicher und ethischer Rahmenbedingungen eigene KI-Anwendungen zu konzipieren und bewerten. In der begleitenden Rechnerübung setzen die Studierenden die vorgestellten Methoden praktisch um und vertiefen ihr Verständnis durch eigenständige Experimente und Implementierungen.</p>			
Literatur			
<ul style="list-style-type: none"> - Vorlesungsfolien - Publikationen zu Schlüsseltechnologien 			

- C. Huyen: „AI Engineering“, O'Reilly Media, 2025

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
AI Engineering	2,0	Vorlesung	englisch
Literaturhinweise			
- Vorlesungsfolien - Publikationen zu Schlüsseltechnologien - C. Huyen: „AI Engineering“, O'Reilly Media, 2025			
Computer Lab AI Engineering	2,0	Praktikum	englisch
Literaturhinweise			
- Vorlesungsfolien - Publikationen zu Schlüsseltechnologien - C. Huyen: „AI Engineering“, O'Reilly Media, 2025			

Modulname	Machine Learning for Data Science		
Nummer	4229000050	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Michel Bes- serve
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Die Vorlesungen und Übungen verlangen gute Kenntnisse in den Bachelor-Kursen „Lineare Algebra“ und „Analysis“, und ein Hintergrundwissen über Wahrscheinlichkeitstheorie und die Programmiersprache Python wird empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur, 90 Minuten oder mündliche Prüfung, 30 Minuten oder Take-Home-Exam		
Zu erbringende Studienleistung	1 Studienleistung: 50% der Übungsaufgaben müssen bestanden sein		
Inhalte			
<ul style="list-style-type: none"> - Supervised Learning Algorithms - Model Selection - Unsupervised Learning Algorithms - Deep Neural network architectures for data science - Self-supervised learning and foundation models - Uses and limitations of ML in data science projects 			
Qualifikationsziel			
<p>Nach erfolgreichem Abschluss dieses Moduls sollten die Studierenden in der Lage sein</p> <ul style="list-style-type: none"> - grundlegende Konzepte des Entwurfs von Algorithmen des maschinellen Lernens zu verstehen und korrekt anzuwenden, - elementare Werkzeuge zur Analyse der Leistung von maschinellen Lernverfahren zu beherrschen, - die am besten geeigneten ML-Ansätze für eine bestimmte Anwendung zu identifizieren. 			
Literatur			
<ul style="list-style-type: none"> - Machine Learning, A Probabilistic Perspective, Murphy, 2012 - Deep Learning, Goodfellow et al., 2016 - Mathematics for Machine Learning, Deisenroth et al., 2020 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Machine Learning for Data Science	3,0	Vorlesung/Übung	englisch

Software and Systems Engineering - Robotik und Prozessinformatik	1 ECTS
---	---------------

Modulname	Elektrische Messaufnehmer für nichtelektrische Größen		
Nummer	2411270	Modulversion	
Kurzbezeichnung	ET-EMG-09	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	Institut für Elektrische Messtechnik und Grundlagen der Elektrotechnik
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Meinhard Schilling
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 45 Minuten (schriftliche Klausur 120 min nur bei sehr großen Teilnehmerzahlen)		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> • Kenngrößen von Messaufnehmern • Temperaturmessung • Magnetfeldmessung • Optische Sensoren • Messung geometrischer Größen • Messung dynamometrischer Größen • Durchflussmessung 			
Qualifikationsziel			
Nach Abschluss des Moduls "Elektrische Messaufnehmer für nichtelektrische Größen" verfügen die Studierenden über eine Übersicht über den Einsatz und die Dimensionierung elektrischer Sensoren für nichtelektrische Größen. Die vertieften Grundlagen ermöglichen die Auswahl, den Einsatz und die Fehlerbeurteilung moderner Sensoren.			
Literatur			
<ul style="list-style-type: none"> • P. Profos und T. Pfeiffer: Handbuch der industriellen Messtechnik (R. Oldenbourg Verlag), ISBN 978-3486225921 • H. Schaumburg: Sensoren (B.G. Teubner Verlag Stuttgart), ISBN 978-3519061250 • J. Hoffmann: Messen nichtelektrischer Größen (VDI Verlag), ISBN 978-3540622314 • J. Hoffmann: Taschenbuch der Messtechnik (Fachbuchverlag Leipzig), ISBN 978-3446219779 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Elektrische Messaufnehmer für nichtelektrische Größen ("Sensoren")	2,0	Vorlesung	deutsch
Literaturhinweise			
P. Profos und T. Pfeiffer: Handbuch der industriellen Messtechnik (R. Oldenbourg Verlag) H. Schaumburg: Sensoren (B.G. Teubner Verlag Stuttgart) J. Hoffmann: Messen nichtelektrischer Größen (VDI Verlag) J. Hoffmann: Taschenbuch der Messtechnik (Fachbuchverlag Leipzig)			
Elektrische Messaufnehmer für nichtelektrische Größen ("Sensoren")	2,0	Übung	deutsch
Literaturhinweise			
P. Profos und T. Pfeiffer: Handbuch der industriellen Messtechnik (R. Oldenbourg Verlag) H. Schaumburg: Sensoren (B.G. Teubner Verlag Stuttgart) J. Hoffmann: Messen nichtelektrischer Größen (VDI Verlag) J. Hoffmann: Taschenbuch der Messtechnik (Fachbuchverlag Leipzig)			

Modulname	Medizinrobotik		
Nummer	4215290	Modulversion	V2
Kurzbezeichnung	INF-ROB-29	Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 5,0	Modulverantwortliche/r	Prof. Dr. Jochen Steil
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	<p>1 Prüfungsleistung: mündliche Prüfung (30 Minuten) oder Klausur (90 Minuten) oder Take-Home-Exam</p> <p>Die Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.</p>		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Entwicklung der Medizinrobotik, Überblick über Robotersysteme - Patientenmodelle (Röntgen, CT, Biomechanik, etc.) - Chirurgische Navigationsysteme, Patientenregistrierung - Workflowmodelle - Roboterintegration, Sicherheit und Zertifizierung 			
Qualifikationsziel			
<p>Im Rahmen dieses Moduls wird ein Überblick über das Gebiet der Medizinrobotik und hier insbesondere der computer- und roboterassistierten Chirurgie gegeben. Darüber hinaus werden die theoretischen und technischen Grundlagen von Robotersystemen im medizinischen Anwendungsgebiet vermittelt. Die Studierenden sind nach erfolgreichem Abschluss des Moduls in der Lage, mithilfe des erworbenen Wissens an der Realisierung von computer- und roboterassistierten chirurgischen Anwendungen mitzuwirken.</p>			
Literatur			
<ul style="list-style-type: none"> - Taylor et al.: Computer Integrated Surgery. MIT Press, 1996 (ISBN 0-262-20097-X) - Schlag et al.: Computerassistierte Chirurgie. Elsevier, 2010 (ISBN 978-3-4372-4880-1) - Troccaz: Medical Robotics. Wiley, 2012 (ISBN: 978-1-84821-334-0) - Lehman et al.: Bildverarbeitung für die Medizin. Springer, 1997 (ISBN 3-540-61458-3) - Umdrucke / Folien - Weiteres wird in Vorlesung bekannt gegeben 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Medizinrobotik	4,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Taylor et al.: Computer Integrated Surgery. MIT Press, 1996 (ISBN 0-262-20097-X) - Schlag et al.: Computerassistierte Chirurgie. Elsevier, 2010 (ISBN 978-3-4372-4880-1) - Troccaz: Medical Robotics. Wiley, 2012 (ISBN: 978-1-84821-334-0) - Lehman et al.: Bildverarbeitung für die Medizin. Springer, 1997 (ISBN 3-540-61458-3) - Umdrucke / Folien - Weiteres wird in Vorlesung bekannt gegeben 			

Modulname	Robotik 2 - Programmieren, Modellieren, Planen		
Nummer	4215450	Modulversion	V2
Kurzbezeichnung	INF-ROB-45	Sprache	
Turnus		Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Das Modul setzt Kenntnisse in Mathematik im Umfang der im Informatikstudium üblichen einführenden Veranstaltungen voraus. Ein vorheriger Besuch des Moduls "Robotik1" wird dringend empfohlen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung (ca. 20 Minuten) oder Klausur (90 Minuten) oder Take-Home-Exam. Die Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung			
Inhalte			
<p>Aufbauend auf den fundamentalen Inhalten der Veranstaltung "Robotik 1" fokussiert die Veranstaltung "Robotik 2" auf praktischere Aspekte die bei der Regelung robotischer Systeme zum tragen kommen. Dies beinhaltet insbesondere:</p> <ul style="list-style-type: none"> - Prinzipien des Wahrnehmens und Messens und Robotersensorik - Techniken zur Modellierung und Simulation - Paradigmen und bewährte Methoden der Roboterprogrammierung - Spezifikation von Roboteraufgaben - Planungsmethoden von Roboteraktionen - Techniken zum Studium von Arbeitsraum und Singularitäten - Unterscheidung fester und elastischer Komponenten - Techniken zur Regelung robotischer Systeme - Kombinatorische Modellierung mechanischer Systeme 			
Qualifikationsziel			
<p>Dieses Modul vermittelt den Studierenden grundlegende informatische Paradigmen, Konzepte und Algorithmen der Robotik. Das erworbene Wissen bietet eine solide Basis, auf deren Grundlagen die Studierenden nach erfolgreichem Abschluss in der Lage sind, fortgeschrittene Roboteranwendungen in unterschiedlichen Anwendungsbereichen zu realisieren. Insbesondere erwerben die Studierenden folgende Kompetenzen:</p> <ul style="list-style-type: none"> - Vertieftes Verständnis wesentlicher, theoretischer Grundbegriffe der Robotik - Wissensverbreiterung hinsichtlich praktischer Aufgaben zum Betrieb von Robotern - Weitere Durchdringung eines systemischen, modellbasierten Zugangs zur Robotik - Wahrnehmung eines Roboters als technisches System Erzeugung von Bewegung und Kraft - Vertiefte Kenntnisse der Eigenschaften räumlicher Bewegungen - Erweiterung von Programmierkompetenzen - Gesteigertes Reflexionsvermögen zu Programmierertätigkeiten - Befähigung zur Bewertung von informatischen, mathematisch-geometrischen Aufgaben der Robotik und von Algorithmen zu deren Lösung 			
Literatur			

- P.J. McKerrow: Introduction to Robotics
- Spong, Hutchinson, Vidyasagar, 'Robot Modeling and Control', 2005.

Skripte, Folien und weiteres Material wird in der Vorlesung bekanntgegeben



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Robotik 2	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - P.J. McKerrow: "Introduction to Robotics". Addison-Wesley (div. Exemplare in UB) - R.M. Murray, Z. Li, S.S. Sastry: "A Mathematical Introduction to Robotic Manipulation". (online) - K.M. Lynch, F.C. Park: "Modern Robotics: Mechanics, Planning, and Control". (online) <p>Skripte, Folien und weiteres Material wird in der Vorlesung bekanntgegeben</p>			
Robotik 2	2,0	Übung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - P.J. McKerrow: "Introduction to Robotics". Addison-Wesley (div. Exemplare in UB) - R.M. Murray, Z. Li, S.S. Sastry: "A Mathematical Introduction to Robotic Manipulation". (online) - K.M. Lynch, F.C. Park: "Modern Robotics: Mechanics, Planning, and Control". (online) <p>Skripte, Folien und weiteres Material wird in der Vorlesung bekanntgegeben</p>			

Modulname	Robotik 1 - Technisch/mathematische Grundlagen		
Nummer	4215460	Modulversion	V2
Kurzbezeichnung	INF-ROB-46	Sprache	
Turnus		Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung (ca. 20 Minuten) oder Klausur (90 Minuten) oder Take-Home-Exam. Die Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Grundlegende Roboterarchitekturen - Homogene Transformationen - Kinematische Beschreibung von Robotern - Differenzielle Bewegungen/Jacobi-Matrix - Grundlagen der Roboterdynamik - Methoden der Bahninterpolation - Sensorik für fortgeschrittene Roboteranwendungen 			
Qualifikationsziel			
Die Studierenden besitzen nach Besuch dieses Moduls grundlegende technische und mathematische Kenntnisse auf dem Gebiet der Robotik. Die Studierenden besitzen das erforderliche Basiswissen für weiterführende Themenbereiche der Robotik und sind in der Lage, das erworbene Wissen bei der Analyse und Realisierung einfacher Roboteranwendungen zu nutzen.			
Literatur			
<ul style="list-style-type: none"> - P.J. McKerrow: Introduction to Robotics, Addison-Wesley (div. Exemplare in UB) - Vorlesungsumdrucke - Weiteres wird in Vorlesung bekannt gegeben 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Alle Lehrveranstaltungen sind zu belegen.			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Robotik 1 - Technisch/mathematische Grundlagen	2,0	Vorlesung	englisch deutsch
Literaturhinweise			
- P.J. McKerrow: Introduction to Robotics, Addison-Wesley (div. Exemplare in UB) - Vorlesungsumdrucke - Weiteres wird in Vorlesung bekannt gegeben			
Robotik 1 - Technisch/mathematische Grundlagen Übung	2,0	Übung	englisch deutsch

Software and Systems Engineering - Assistierende Gesundheitstechnologien	1 ECTS
---	---------------

Modulname	Digitale Messdatenverarbeitung mit Mikrorechnern		
Nummer	2411260	Modulversion	
Kurzbezeichnung	ET-EMG-05	Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Meinhard Schilling
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	mündliche Prüfung 30 Minuten (schriftliche Klausur 120 Minuten nur bei sehr großen Teilnehmerzahlen)		
Zu erbringende Studienleistung			
Inhalte			
<p>Statistische Behandlung von Messdaten, Interpolation von Messdaten, Signalanalyse: diskrete (DFT) und schnelle (FFT) Fourier-Transformation z-Transformation: digitale Filter, Korrelation, Simulation eines geschlossenen Regelkreises, Regler und Regelstrecke als IIR- und FIR-Filter. Assemblersprache von Mikroprozessoren Implementierung der Algorithmen der digitalen Signalverarbeitung in Assembler und C</p>			
Qualifikationsziel			
<p>Nach Abschluss des Moduls "Digitale Messdatenverarbeitung mit Mikrorechnern" verfügen die Studierenden über eine Übersicht über die Funktionsweise und Programmierung von Mikrocontrollern für die Messdatenverarbeitung. Die erworbenen praktischen Kenntnisse ermöglichen die Programmierung von eingebetteten Systemen für messtechnische Anwendungen.</p>			
Literatur			
<p>Zur Vorlesung wird eine Multimedia-CD-ROM mit Skript und Übungen angeboten</p> <ul style="list-style-type: none"> - Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984, ISBN 978-3519001416 - Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985, ISBN 978-3486298451 - Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979, ISBN 978-3486245288 - Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983, ISBN 978-3486244328 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Digitale Messdatenverarbeitung mit Mikrorechnern	2,0	Vorlesung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984 • Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985 • Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979 • Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983 			
Digitale Messdatenverarbeitung mit Mikrorechnern	1,0	Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Weber, H.: Laplace Transformation, Teubner Verlag, Stuttgart, 1984 • Doetsch, G.: Anleitung zum praktischen Gebrauch der Laplace-Transformation und der z-Transformation, Oldenbourg Verlag, München, Wien, 1985 • Stearns, S.D.: Digitale Verarbeitung analoger Signale, Oldenbourg Verlag, München, Wien, 1979 • Birk, H.; Swik, R.: Mikroprozessoren und Mikrorechner und ihre Anwendung in der Automatisierungstechnik, Oldenbourg Verlag, München, Wien, 1983 			

Modulname	Medizinrobotik		
Nummer	4215290	Modulversion	V2
Kurzbezeichnung	INF-ROB-29	Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 5,0	Modulverantwortliche/r	Prof. Dr. Jochen Steil
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung (30 Minuten) oder Klausur (90 Minuten) oder Take-Home-Exam Die Prüfungsform ist abhängig von der Teilnehmerzahl und wird zu Beginn der Vorlesung bekanntgegeben.		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Entwicklung der Medizinrobotik, Überblick über Robotersysteme - Patientenmodelle (Röntgen, CT, Biomechanik, etc.) - Chirurgische Navigationsysteme, Patientenregistrierung - Workflowmodelle - Roboterintegration, Sicherheit und Zertifizierung 			
Qualifikationsziel			
Im Rahmen dieses Moduls wird ein Überblick über das Gebiet der Medizinrobotik und hier insbesondere der computer- und roboterassistierten Chirurgie gegeben. Darüber hinaus werden die theoretischen und technischen Grundlagen von Robotersystemen im medizinischen Anwendungsgebiet vermittelt. Die Studierenden sind nach erfolgreichem Abschluss des Moduls in der Lage, mithilfe des erworbenen Wissens an der Realisierung von computer- und roboterassistierten chirurgischen Anwendungen mitzuwirken.			
Literatur			
<ul style="list-style-type: none"> - Taylor et al.: Computer Integrated Surgery. MIT Press, 1996 (ISBN 0-262-20097-X) - Schlag et al.: Computerassistierte Chirurgie. Elsevier, 2010 (ISBN 978-3-4372-4880-1) - Troccaz: Medical Robotics. Wiley, 2012 (ISBN: 978-1-84821-334-0) - Lehman et al.: Bildverarbeitung für die Medizin. Springer, 1997 (ISBN 3-540-61458-3) - Umdrucke / Folien - Weiteres wird in Vorlesung bekannt gegeben 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Medizinrobotik	4,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Taylor et al.: Computer Integrated Surgery. MIT Press, 1996 (ISBN 0-262-20097-X) - Schlag et al.: Computerassistierte Chirurgie. Elsevier, 2010 (ISBN 978-3-4372-4880-1) - Troccaz: Medical Robotics. Wiley, 2012 (ISBN: 978-1-84821-334-0) - Lehman et al.: Bildverarbeitung für die Medizin. Springer, 1997 (ISBN 3-540-61458-3) - Umdrucke / Folien - Weiteres wird in Vorlesung bekannt gegeben 			

Modulname	Medizin 1		
Nummer	4217690	Modulversion	V2
Kurzbezeichnung	INF-MI-69	Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer		Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Empfehlung: Parallel zum Modul "Medizin 1" sollte das Modul "Einführung in die Medizinische Informatik" gehört werden.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Portfolioprüfung oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - morphologische, funktionelle und psychosoziale Grundlagen des gesunden Menschen - Grundlagen der medizinischen Terminologie und Anatomie, funktionelle Organisation des Körpers, Organsysteme, Stoffwechsel 			
Qualifikationsziel			
Die Studierenden kennen morphologische, funktionelle und psychosoziale Grundlagen des gesunden Menschen, Grundlagen der medizinischen Terminologie und Anatomie sowie Grundlagen der funktionellen Organisation des Körpers, der Organsysteme und des Stoffwechsels. Sie erhalten Einblicke in den Aufbau und die Funktion des eigenen Körpers.			
Literatur			
<ul style="list-style-type: none"> - Speckmann, E.-J.; Wittkowski, W. (2006): Bau und Funktion des menschlichen Körpers. Elsevier Verlag, München. - Haller, A. (2008): Der Körper des Menschen: Einführung in Bau und Funktion. Thieme Verlag, Stuttgart. - Mutschler, E. (2007): Anatomie, Physiologie, Pathophysiologie des Menschen. WVG-Verlag, Stuttgart. - Schwegler, J. (Hrsg.); Lucius, R. Der Mensch. Anatomie und Physiologie. 5. Aufl. 2011. - Dugas, Martin (2017): Medizininformatik. Springer Vieweg, Berlin. 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Medizin 1	3,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<p>- Speckmann, E.-J.; Wittkowski, W. (2006): Bau und Funktion des menschlichen Körpers. Elsevier Verlag, München. - Haller, A. (2008): Der Körper des Menschen: Einführung in Bau und Funktion. Thieme Verlag, Stuttgart. - Mutschler, E. (2007): Anatomie, Physiologie, Pathophysiologie des Menschen. WVG-Verlag, Stuttgart. - Schwegler, J. (Hrsg.); Lucius, R. Der Mensch. Anatomie und Physiologie. 5. Aufl. 2011. - Dugas, Martin (2017): Medizininformatik. Springer Vieweg, Berlin.</p>			
Medizin 1	1,0	Übung	deutsch

Modulname	Medizin 2		
Nummer	4217700	Modulversion	V2
Kurzbezeichnung	INF-MI-70	Sprache	
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer		Einrichtung	
SWS / ECTS	3 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	42	Selbststudium (h)	108
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Empfehlung: Vor der Teilnahme an "Medizin 2" sollten die Module "Medizin 1" und "Einführung in die Medizinische Informatik" gehört werden.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Portfolioprüfung oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - ausgewählte morphologische, funktionelle und psychosoziale Grundlagen des kranken Menschen - allgemeine Krankheitslehre anhand typischer Krankheitsbilder, Diagnostik und Therapie - Einführung in wichtige Aspekte der Informationsverarbeitung in der Krankenversorgung 			
Qualifikationsziel			
Nach Abschluss dieses Moduls sind die Studierenden mit ausgewählten morphologischen, funktionellen und psychosozialen Grundlagen des kranken Menschen vertraut und lernen einfürend wichtige Aspekte der Informationsverarbeitung in der Krankenversorgung kennen.			
Literatur			
<ul style="list-style-type: none"> - Guignard, E. ; Meerwein, P. (2014): Krankheitslehre für die Medizinische Praxisassistenz. Huber Verlag, Bern. - Schoppmeyer, M. (2014): Gesundheits- und Krankheitslehre. Urban & Fischer, München. - Dugas, Martin (2017): Medizininformatik. Springer Vieweg, Berlin. - Speckmann, E.-J.; Wittkowski, W. (2004): Bau und Funktion des menschlichen Körpers. Elsevier Verlag, München. 			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Medizin 2	3,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<p>- Guignard, E. ; Meerwein, P. (2014): Krankheitslehre für die Medizinische Praxisassistenten. Huber Verlag, Bern. - Schoppmeyer, M. (2014): Gesundheits- und Krankheitslehre. Urban & Fischer, München - Speckmann, E.-J.; Wittkowski, W. (2004): Bau und Funktion des menschlichen Körpers. Elsevier Verlag, München. - Dugas, Martin (2017). Medizinformatik. Berlin: Springer Vieweg.</p>			
Medizin 2	1,0	Übung	deutsch

Modulname	Medizinisch-methodologisches Vertiefungsfach 1		
Nummer	4217720	Modulversion	V2
Kurzbezeichnung	INF-MI-72	Sprache	englisch deutsch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: mündliche Prüfung (30 Minuten) oder Erstellung und Dokumentation von Rechnerprogrammen oder Portfolioprüfung oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Exemplarische Kapitel der IT-gestützten klinischen Forschung mit direktem Bezug zur Medizinischen Informatik.			
Qualifikationsziel			
Die Studierenden erlangen ein tiefgreifendes Verständnis für methodische Aspekte der Medizin in der Medizinischen Informatik. Sie lernen wissenschaftliche Studien systematisch zu planen und durchzuführen, sie entwickeln Forschungsprojekte der angewandten Informatik im medizinischen Umfeld, sie wenden spezifische IT-Werkzeuge der medizinischen Informatik in der biomedizinischen Forschung an und beurteilen diese. Sie können Datenschutzerfordernisse bei der elektronischen Verarbeitung von personenbezogenen Gesundheitsdaten in Deutschland erklären.			
Literatur			
- Roos-Pfeuffer, B.: Klinische Prüfung von Medizinprodukten: Ein Kommentar zu DIN EN ISO 14155. Beuth Verlag, 2015. ISBN-13: 978-3410241539			
- Schumacher, M.: Methodik Klinischer Studien: Methodische Grundlagen der Planung, Durchführung und Auswertung (Statistik und ihre Anwendungen). Springer Verlag, 2008. ISBN-13: 978-3540851356.			
- Gaus, W., Chase, D.: Klinische Studien: Regelwerke, Strukturen, Dokumente, Daten. DVMD Verlag, 2008. ISBN-13: 978-3833472220			
- Johner, C., Hölzer-Klüpfel, M., Wittorf, S.: Basiswissen Medizinische Software. Aus- und Weiterbildung zum Certified Professional for Medical Software. Dpunkt Verlag Heidelberg. 2. Auflage, 2015. ISBN-13: 978-3864902307.			
- Schneider, UK: Sekundärnutzung klinischer Daten: Rechtliche Rahmenbedingungen. Medizinisch Wissenschaftliche Verlagsgesellschaft, 2015. ISBN-13: 978-3954661428.			
- Jäschke, T. (Hrsg.): Datenschutz im Gesundheitswesen: Grundlagen, Konzepte, Umsetzung. Medizinisch Wissenschaftliche Verlagsgesellschaft, 2016. ISBN-13: 978-3954662210.			

- IT-Reviewing Board der TMF (Hrsg.): IT-Infrastrukturen in der patientenorientierten Forschung. Aktueller Stand und Handlungsbedarf 2015. TMF, 2016. ISBN-13: 978-389838-7101.



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Methodologie der Klinischen Forschung	4,0	Vorlesung/Übung	englisch deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Roos-Pfeuffer B. Klinische Prüfung von Medizinprodukten: Ein Kommentar zu DIN EN ISO 14155. Beuth Verlag, 2015, ISBN-10: 3410241531, ISBN-13: 978-3410241539 • Schumacher M. Methodik Klinischer Studien: Methodische Grundlagen der Planung, Durchführung und Auswertung (Statistik und ihre Anwendungen). Springer Verlag 2008, ISBN-10: 3540851356, ISBN-13: 978-3540851356 • Gaus W, Chase D. Klinische Studien: Regelwerke, Strukturen, Dokumente, Daten. DVMD Verlag 2008, ISBN-10: 3833472227, ISBN-13: 978-3833472220 • Johner C, Hölzer-Klüpfel M, Wittorf S. Basiswissen Medizinische Software. Aus- und Weiterbildung zum Certified Professional for Medical Software. Dpunkt Verlag Heidelberg, 2. Auflage 2015; ISBN-13: 978-3864902307 • Schneider UK. Sekundärnutzung klinischer Daten: Rechtliche Rahmenbedingungen. Medizinisch Wissenschaftliche Verlagsgesellschaft 2015; ISBN-13: 978-3954661428 • Jäschke T. (Hrsg). Datenschutz im Gesundheitswesen: Grundlagen, Konzepte, Umsetzung. Medizinisch Wissenschaftliche Verlagsgesellschaft 2016; ISBN-13: 978-3954662210 • IT-Reviewing Board der TMF (Hrsg). IT-Infrastrukturen in der patientenorientierten Forschung. Aktueller Stand und Handlungsbedarf 2015. TMF 2016; ISBN-13: 978-389838-7101 			
Methodologie der Klinischen Forschung	2,0	Online-Übung	englisch deutsch

Modulname	Unfallinformatik		
Nummer	4217740	Modulversion	V2
Kurzbezeichnung	INF-MI-64	Sprache	englisch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Ausgewählte Aspekte von eHealth und mHealth sowie relevante Datenformate, Terminologien und einige existierende Systeme werden als Grundlagen für die Verbindung von Medizinischer Informatik und technischer Unfallforschung vorgestellt.			
Qualifikationsziel			
Die Studierenden können die Technische Unfallforschung nach Zielen und Vorgehensweisen beschreiben und interpretieren. Sie sind in der Lage, Unfallinformatik zu definieren und ihre Komponenten zu benennen und zu verstehen. Darüber hinaus besitzen sie die Fähigkeit, IT-Systeme im Bereich der Unfallforschung, deren Datenformate und Übertragungsprotokolle zu klassifizieren sowie wissenschaftliche Experimente in der Unfallforschung zu konstruieren.			
Literatur			
<ul style="list-style-type: none"> - World Health Organization (WHO)(2016): Global diffusion of eHealth: Making universal health coverage achievable. WHO. ISBN-13: 978-92-4-151178-0; URL: http://www.who.int/goe/publications/global_diffusion/en/ - World Health Organization (WHO): Global Status Report on Road Safety 2015. WHO. ISBN-13: 978-9241565066, URL: http://www.who.int/violence_injury_prevention/road_safety_status/2015/en/ - World Health Organization (WHO). Data Systems: A road safety manual for decision-makers and practitioners. WHO ISBN-13: 978-9241598965, URL: http://www.who.int/roadsafety/projects/manuals/data/en/ - OECD (Ed)(2017): New Health Technologies: Managing Access, Value and Sustainability. OECD. ISBN-13: 978-9264266421. - Johannsen, H.(2013): Unfallmechanik und Unfallrekonstruktion. Grundlagen der Unfallaufklärung. 3.Auflage. Springer-Vieweg. ISBN-13: 978-3658015930. - Taschenmacher, R., Eifinger, W.(2014): Verkehrsunfallaufnahme. Unfallort – Tatort, Recht, Maßnahmen. 4. Auflage: Verlag Deutsche Polizeiliteratur. ISBN-13:978-3801106713. 			

- Ortlepp, J., Butterwegge, P.(2016): Unfalltypen-Katalog. Leitfaden zur Bestimmung des Unfalltyps. Neuauflage. Gesamtverband der deutschen Versicherungswirtschaft. URL: <https://udv.de/download/file/fid/9308>.

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Unfallinformatik	2,0	Vorlesung	englisch
Unfallinformatik	2,0	Übung	englisch

Modulname	Biomedizinische Signal- und Bildanalyse		
Nummer	4217760	Modulversion	V2
Kurzbezeichnung	INF-VS-48	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Kenntnisse des Bachelormoduls "Bild- und Signalerzeugung in der Biomedizin" werden empfohlen		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Anhand von Elektrokardiographie, Radiographie, Magnetresonanztomographie sowie optischen Bildgebungsverfahren werden die Methoden der biomedizinischen Bild- und Signalverarbeitung an konkreten Anwendungsbeispielen illustriert. Das vielfältige Methodenspektrum wird nach generellen Eigenschaften geordnet und die prinzipiellen Vor- und Nachteile der unterschiedlichen Verfahrensansätze werden herausgearbeitet. Algorithmen und Prinzipien zur systematischen Evaluierung mit und ohne Referenzdaten (Ground Truth) werden besprochen.			
Qualifikationsziel			
Nach erfolgreichem Abschluss des Moduls sind die Studierenden in der Lage, digitale Bilder und Signale des menschlichen Körpers zu klassifizieren und zu vergleichen. Auch können sie lineare und nichtlineare Filter unterscheiden und vergleichen sowie EKG Signale analysieren und deren Komponenten bestimmen. Zudem sind sie befähigt, Biomedizinische Bilder zu segmentieren, zu klassifizieren und zu quantifizieren sowie modellbasierte Verfahren der Bildanalyse anzuwenden und zu beurteilen.			
Literatur			
- Lehmann, T.M., Oberschelp, W., Pelikan, E., Reppes, R.(1997): Bildverarbeitung für die Medizin: Grundlagen, Modelle, Methoden, Anwendungen. Springer-Verlag, Berlin. ISBN-13: 978-3540614586.			
- Deserno, T.M.(Ed). (2011): Biomedical Image Processing. Springer-Verlag Berlin Heidelberg. ISBN-13: 978-3642267307.			
- Handels, H.(2009):Medizinische Bildverarbeitung: Bildanalyse, Mustererkennung und Visualisierung für die computergestützte ärztliche Diagnostik und Therapie. 2. Auflage. Vieweg & Teubner Verlag. ISBN-13: 978-3835100770.			
- Süße, H., Rodner, E.(2014): Bildverarbeitung und Objekterkennung: Computer Vision in Industrie und Medizin. Springer Vieweg. ISBN-13: 978-3834826053.			
- Dougherty, G.(2009): Digital Image Processing for Medical Applications. Cambridge University Press. ISBN-13: 978-0521181938.			

- Burger, W., Burge, M.J. (2015): Digitale Bildverarbeitung: Eine algorithmische Einführung mit Java.3. Auflage. Springer-Vieweg. ISBN-13: 978-3-642-04604-9.
- Jähne, B.(2012): Digitale Bildverarbeitung und Bildgewinnung. 7. Auflage. Springer-Verlag Berlin. ISBN-13: 978-3642049514.
- Broeke, J., Mateos Perez, J.M., Pascau, J.(2015): Image Processing with ImageJ. 2. Edition. Packt Publishing. ISBN-13: 978-1785889837.

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Biomedizinische Signal- und Bildanalyse	2,0	Vorlesung	englisch
Literaturhinweise			
- Lehmann, T.M., Oberschelp, W., Pelikan, E., Reppes, R.(1997): Bildverarbeitung für die Medizin: Grundlagen, Modelle, Methoden, Anwendungen. Springer-Verlag, Berlin. ISBN-13: 978-3540614586. - Deserno, T.M.(Ed). (2011): Biomedical Image Processing. Springer-Verlag Berlin Heidelberg. ISBN-13: 978-3642267307. - Handels, H.(2009): Medizinische Bildverarbeitung: Bildanalyse, Mustererkennung und Visualisierung für die computergestützte ärztliche Diagnostik und Therapie. 2. Auflage. Vieweg & Teubner Verlag. ISBN-13: 978-3835100770. - Süße, H., Rodner, E.(2014): Bildverarbeitung und Objekterkennung: Computer Vision in Industrie und Medizin. Springer Vieweg. ISBN-13: 978-3834826053. - Dougherty, G.(2009): Digital Image Processing for Medical Applications. Cambridge University Press. ISBN-13: 978-0521181938. - Burger, W., Burge, M.J. (2015): Digitale Bildverarbeitung: Eine algorithmische Einführung mit Java.3. Auflage. Springer-Vieweg. ISBN-13: 978-3-642-04604-9. - Jähne, B.(2012): Digitale Bildverarbeitung und Bildgewinnung. 7. Auflage. Springer-Verlag Berlin. ISBN-13: 978-3642049514. - Broeke, J., Mateos Perez, J.M., Pascau, J.(2015): Image Processing with ImageJ. 2. Edition. Packt Publishing. ISBN-13: 978-1785889837.			
Biomedizinische Signal- und Bildanalyse	2,0	Übung	englisch

Modulname	Assistierende Gesundheitstechnologien A		
Nummer	4217800	Modulversion	V2
Kurzbezeichnung	INF-MI-80	Sprache	englisch
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 6,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	180		
Präsenzstudium (h)	56	Selbststudium (h)	124
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
<ul style="list-style-type: none"> - Versorgungsszenarien bei verschiedenen Krankheitsbildern - Sensorik und Datenanalyse - Informationssystemarchitekturen - Evaluation und Perspektiven einer veränderten Medizin - Ethische, rechtliche und soziale Aspekte von AGT 			
Qualifikationsziel			
Nach Abschluss des Moduls können die Studierenden AGT-Techniken benennen und die ethischen, rechtlichen und sozialen Aspekte erklären. Darüber hinaus können die Studierenden Methoden und Werkzeuge zum Aufbau von AGT-Systemen anwenden.			
Literatur			
<ul style="list-style-type: none"> - Bardram JE, Mihailidis A, Wan D (Hrsg.). Pervasive Computing in Healthcare. Boca Raton, FL: CRC Press; 2006. - Haux R, Koch S, Lovell NH, Marschollek M, Nakashima N, Wolf KH. Health-Enabling and Ambient Assistive Technologies: Past, Present, Future. Yearb Med Inform. 2016: S76-91. - Öberg A, Togawa T, Francis A, Spelman FA (Hrsg.). Sensors in Medicine and Health Care (eBook). Weinheim: Wiley-VCH; 2006. - van Hoof, J, Demiris, G, Wouters, EJM (Hrsg.). Handbook of Smart Homes, Health Care and Well-Being. Heidelberg: Springer: 2017. - Ligges U. Programmieren mit R. Statistik und ihre Anwendungen. Springer-Verlag Berlin, 3. Auflage 2008; ISBN-10: 3540799974, ISBN-13: 978-3540799979 - Wollschläger D. Grundlagen der Datenanalyse mit R: Eine anwendungsorientierte Einführung. Springer-Verlag, Berlin, 3. Auflage 2015; ISBN-10: 3662455064, ISBN-13: 978-3662455067 - Beckerman AP, Childs DZ, Petchey OL. Getting Started with R: An Introduction for Biologists. Oxford University Press, 2. Edition 2017; ISBN-10: 0198787847, ISBN-13: 978-0198787846 			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Assistierende Gesundheitstechnologien A (AGT A)	2,0	Vorlesung	englisch
Literaturhinweise			
<p>- Bardram JE, Mihailidis A, Wan D (Hrsg.). Pervasive Computing in Healthcare. Boca Raton, FL: CRC Press; 2006. - Haux R, Koch S, Lovell NH, Marschollek M, Nakashima N, Wolf KH. Health-Enabling and Ambient Assistive Technologies: Past, Present, Future. Yearb Med Inform. 2016: S76-91. - Öberg A, Togawa T, Francis A, Spelman FA (Hrsg.). Sensors in Medicine and Health Care (eBook). Weinheim: Wiley-VCH; 2006. - van Hoof, J, Demiris, G, Wouters, EJM (Hrsg.). Handbook of Smart Homes, Health Care and Well-Being. Heidelberg: Springer: 2017. - Ligges U. Programmieren mit R. Statistik und ihre Anwendungen. Springer-Verlag Berlin, 3. Auflage 2008; ISBN-10: 3540799974, ISBN-13: 978-3540799979 - Wollschläger D. Grundlagen der Datenanalyse mit R: Eine anwendungsorientierte Einführung. Springer-Verlag, Berlin, 3. Auflage 2015; ISBN-10: 3662455064, ISBN-13: 978-3662455067 - Beckerman AP, Childs DZ, Petchey OL. Getting Started with R: An Introduction for Biologists. Oxford University Press, 2. Edition 2017; ISBN-10: 0198787847, ISBN-13: 978-0198787846</p>			
Assistierende Gesundheitstechnologien A	2,0	Übung	englisch

Modulname	Assistierende Gesundheitstechnologien B		
Nummer	4217810	Modulversion	V2
Kurzbezeichnung	INF-MI-81	Sprache	englisch
Turnus	nur im Sommersemester	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	Peter L. Reichertz Institut für Medizinische Informatik
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Thomas Deserno
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Vor der Teilnahme an AGT B sollte AGT A gehört werden.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Portfolio oder Take-Home-Exam		
Zu erbringende Studienleistung			
Inhalte			
Planung, Durchführung und Auswertung von Experimenten mit verschiedenen Sensoren			
Qualifikationsziel			
Nach Abschluss des Moduls können die Studierenden Assistierende Gesundheitstechnologien darstellen und vergleichend bewerten. Dazu gehört die Kenntnis und sichere Beherrschung von Werkzeugen und Anwendungen von Assistierenden Gesundheitstechnologien und deren zugrundeliegenden wissenschaftliche Methoden und Forschungen. Darüber hinaus können Studierende aktuelle Werkzeuge der Assistierenden Gesundheitstechnologien auf Ihre Praxistauglichkeit bewerten und deren Einsatz bei neu entwickelten Anwendungsszenarien planen und umsetzen. Dies beinhaltet auch das selbstständige Planen, Durchführen und Auswerten von Experimenten mit gesundheitsrelevanter Sensorik.			
Literatur			
- Bardram, J.E., Mihailidis, A., Wan, D. (Hrsg.)(2006): Pervasive Computing in Healthcare. Boca Raton, FL: CRC Press.			
- Haux, R., Koch, S., Lovell, N.H., Marscholke, M., Nakashima, N., Wolf, K.H.(2016): Health-Enabling and Ambient Assistive Technologies: Past, Present, Future. Yearb Med Inform. S.76-91.			
- Öberg, A., Togawa, T., Francis, A., Spelman, F.A. (Hrsg.)(2006): Sensors in Medicine and Health Care (eBook). Weinheim: Wiley-VCH.			
- van Hoof, J., Demiris, G., Wouters, E.J.M. (Hrsg.)(2007): Handbook of Smart Homes, Health Care and Well-Being. Heidelberg, Springer.			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Assistierende Gesundheitstechnologien B (AGT B)	1,0	Vorlesung	englisch
Assistierende Gesundheitstechnologien B (AGT B)	3,0	Übung	englisch

Software and Systems Engineering - System Software	1 ECTS
---	---------------

Modulname	Betriebssystembau 1		
Nummer	4223000010	Modulversion	
Kurzbezeichnung		Sprache	deutsch
Turnus	nur im Sommersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Christian Mengert-Dietrich
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Ergänzend zu diesem Modul gibt es das "Praktikum Betriebssystembau für Mehrkernsysteme". Es wird empfohlen beide Module gleichzeitig zu hören.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Take-Home-Exam.		
Zu erbringende Studienleistung	1 Studienleistung: Alle gestellten Übungsaufgaben müssen bestanden werden		
Inhalte			
<p>Ziel der Veranstaltung ist die Vermittlung von konzeptionellen Grundlagen und wichtigen Techniken, die für den Bau eines Betriebssystems erforderlich sind. Dabei werden gleichzeitig Grundlagen aus dem Betriebssystembereich wie Unterbrechungen, Synchronisation und Ablaufplanung, die aus anderen Veranstaltungen weitgehend bekannt sein sollten, wiederholt und vertieft.</p> <ul style="list-style-type: none"> • Grundlagen der Betriebssystementwicklung • Unterbrechungen (Hardware, Software, Synchronisation) • Eine Rechnerarchitektur aus Sicht des Betriebssystems (z.B. IA-32) • Koroutinen und Programmfäden • Scheduling • Betriebssystem-Architekturen • Fadensynchronisation • Gerätetreiber • Interprozesskommunikation <p>Der Kurs beschäftigt nur mit der Konstruktion eines Single-Core Betriebssystems.</p>			
Qualifikationsziel			
<p>Studierende, die das Modul erfolgreich abgeschlossen haben, können:</p> <ul style="list-style-type: none"> • Den Startvorgang eines Rechensystems erläutern und die Herausforderungen der Softwareentwicklung für "bare metal" beschreiben. • Die Abläufe und Strategien der Unterbrechungsbehandlung in Hardware und Software, insbesondere in Mehrkernsystemen, skizzieren und analysieren. • Verschiedene Typen von Kontrollflüssen und Unterbrechungssynchronisationsverfahren in Betriebssystemen unterscheiden. • Grundlegende Synchronisationsprobleme identifizieren und Gegenmaßnahmen entwickeln, einschließlich der Koordinierung und Synchronisation von Fäden. 			

- Verschiedene Treibermodelle und grundlegende Betriebssystem-Architekturen vergleichen und charakterisieren.
- Paradigmen der Interprozesskommunikation in Betriebssystemen erläutern und implementieren.
- Wettlaufsituationen zwischen nebenläufigen Fäden erkennen und lösen.
- Synchronisationsmechanismen auf Fadenebene entwickeln und Gerätetreiber in Betriebssystemarchitekturen integrieren.
- Höhere Synchronisationskonstrukte aus grundlegenden Primitiven entwickeln.
- In Kleingruppen kooperativ arbeiten, Entscheidungen präsentieren und reflektieren, sowie konstruktiv mit Fehlern und Irrwegen umgehen.

Literatur

- Wolfgang Maurer: Linux Kernelarchitektur. Konzepte, Strukturen und Algorithmen von Kernel 2.6, Hanser (2005)
- Marshal Kirc McKusick: The Design and Implementation of the FreeBSD Operating System, Addison Wesley (2014)
- [Pavel Yosifovich: Windows Internals, Part 1 und Part 2, Microsoft Press \(2016\).](#)

Hinweise

Ergänzend zu diesem Modul gibt es das "Praktikum Betriebssystembau für Mehrkernsysteme". Es wird empfohlen beide Module gleichzeitig zu hören.

Aktuelle Informationen zur Veranstaltung sind auf der Institutswebseite zu finden: https://ibr.cs.tu-bs.de/vss/p/V_BSB1



ZUGEHÖRIGE LEHRVERANSTALTUNGEN

Belegungslogik bei der Wahl von Lehrveranstaltungen

Anwesenheitspflicht

Titel der Veranstaltung	SWS	Art LVA	Sprache
Betriebssystembau 1	4,0	Vorlesung/Übung	deutsch

Literaturhinweise

- Wolfgang Maurer: Linux Kernelarchitektur. Konzepte, Strukturen und Algorithmen von Kernel 2.6, Hanser (2005)
- Marshal Kirc McKusick: The Design and Implementation of the FreeBSD Operating System, Addison Wesley (2014)
- [Pavel Yosifovich: Windows Internals, Part 1 und Part 2, Microsoft Press \(2016\).](#)

Modulname	Betriebssystembau 2		
Nummer	4223000020	Modulversion	
Kurzbezeichnung		Sprache	
Turnus	nur im Wintersemester	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	/ 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Empfohlene Voraussetzungen	Es wird empfohlen vorher eines der Betriebssystembau 1 Module zu belegen.		
Zu erbringende Prüfungsleistung/ Prüfungsform	1 Prüfungsleistung: Klausur (90 Minuten), oder mündliche Prüfung (30 Minuten), oder Take-Home-Exam. Die Prüfungsform wird zu Beginn des Semesters bekannt gegeben.		
Zu erbringende Studienleistung	1 Studienleistung: Alle gestellten Übungsaufgaben müssen bestanden werden		
Inhalte			
<p>Schwerpunktthema der Veranstaltung ist die Verwaltung von Prozessadressräumen. Untersucht werden Verfahren und Techniken zur Trennung logischer Adressräume, zum Adressraumgrenzen überschreitenden Zugriff und zum Schutz von Prozessen. Vorgestellt wird die Implementierung von Systemaufrufen und seiten- wie auch segmentbasierte Techniken zur Abbildung logischer/virtueller Adressräume auf reale. Vor diesem Hintergrund werden verschiedene Betriebssystemarchitekturen verglichen und gängige Adressraummodelle von Betriebssystemen erläutert. Weitere Themen bildet die Interprozesskommunikation durch Nachrichtenversenden bei getrennten Adressräumen, aber auch die Nachbildung virtuell gemeinsamen Speichers auf Basis solcher Ansätze.</p> <p>Die Vorlesung vermittelt die notwendigen Kenntnisse um ein gegebenes Kleinstbetriebssystem um Speicherschutz und Privilegienisolation zu erweitern.</p>			
Qualifikationsziel			
<p>Studierende, die das Modul erfolgreich abgeschlossen haben:</p> <ul style="list-style-type: none"> • Erläutern und implementieren Entwurfsprinzipien für Systemaufrufe und Vor-/Nachteile verschiedener Varianten. • Klassifizieren und implementieren Schutz-, Verwaltungs-, und Virtualisierungstechniken für Programmzustände. • Diskutieren die Mitbenutzung von Code und Daten in Bezug auf Betriebssystem- und Adressraumarchitektur. • Unterscheiden logischen, virtuellen und physischen Speicher. • Leiten die Vorteile von Zero-Copy Schnittstellen her. • Unterscheiden die Prozesserzeugung durch fork() in technischer und konzeptioneller Sicht. • Implementieren grundlegende Mechanismen zur Speicherverwaltung und Adressraumvirtualisierung. • Benennen und umsetzen der Voraussetzungen für Privilegientrennung. • Implementieren Techniken zur Latenzverbergung bei Speicheroperationen und Interprozesskommunikation. • Arbeiten kooperativ in Kleingruppen und verteidigen eigene Entwurfs- und Implementierungsentscheidungen. • Erschließen sich komplexe Fehlerbilder methodisch und setzen abstrakte Aufgaben zielgerichtet um. 			
Literatur			

- Wolfgang Maurer: Linux Kernelarchitektur. Konzepte, Strukturen und Algorithmen von Kernel 2.6, Hanser (2005)
- Marshal Kiric McKusick: The Design and Implementation of the FreeBSD Operating System, Addison Wesley (2014)
- Pavel Yosifovich: Windows Internals, Part 1 und Part 2, Microsoft Press (2016)

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Betriebssystembau 2	4,0	Vorlesung/Übung	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> • Wolfgang Maurer: Linux Kernelarchitektur. Konzepte, Strukturen und Algorithmen von Kernel 2.6, Hanser (2005) • Marshal Kiric McKusick: The Design and Implementation of the FreeBSD Operating System, Addison Wesley (2014) • Pavel Yosifovich: Windows Internals, Part 1 und Part 2, Microsoft Press (2016) 			

Modulname	Ausgewählte Kapitel der Systemsoftware 1		
Nummer	4223000030	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehrinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Christian Mergert-Dietrich
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Klausur (90 Minuten) oder mündliche Prüfung (30 Minuten) oder Hausarbeit oder Referat oder Erstellung und Dokumentation von Rechnerprogrammen oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam.		
Zu erbringende Studienleistung	Die Übungen müssen zu 50 Prozent bestanden werden.		
Inhalte	Neue Themen der Systemsoftware		
Qualifikationsziel	Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von neueren Entwicklungen und Forschungstrends im Bereich Systemsoftware.		
Literatur	Referenzen werden in der Veranstaltung bekannt gegeben		

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Ausgewählte Kapitel der Systemsoftware 1	4,0	Vorlesung/Übung	englisch deutsch

Modulname	Ausgewählte Kapitel der Systemsoftware 2		
Nummer	4223000040	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	Prof. Dr. Christian Mergert-Dietrich
Arbeitsaufwand (h)			
Präsenzstudium (h)		Selbststudium (h)	
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform			
Zu erbringende Studienleistung	1 Studienleistung: mündliche Prüfung (20 Minuten) oder Hausarbeit oder Referat oder Erstellung und Dokumentation von Rechnerprogrammen oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam.		
Inhalte	Neue Themen der Systemsoftware		
Qualifikationsziel	Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von neueren Entwicklungen und Forschungstrends im Bereich Systemsoftware.		
Literatur	Referenzen werden in der Veranstaltung bekannt gegeben		

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Ausgewählte Kapitel der Systemsoftware 2	4,0	Vorlesung/Übung	englisch deutsch

Modulname	Ausgewählte Kapitel der Systemsoftware 3		
Nummer	4223000050	Modulversion	
Kurzbezeichnung		Sprache	englisch deutsch
Turnus	Unregelmäßig	Lehreinheit	Carl-Friedrich-Gauß-Fakultät
Moduldauer	1	Einrichtung	
SWS / ECTS	4 / 5,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	150		
Präsenzstudium (h)	56	Selbststudium (h)	94
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	150		
Zu erbringende Studienleistung	1 Studienleistung: mündliche Prüfung (20 Minuten) oder Hausarbeit oder Referat oder Erstellung und Dokumentation von Rechnerprogrammen oder experimentelle Arbeit oder Portfolio oder Take-Home-Exam.		
Inhalte			
Neue Themen der Systemsoftware			
Qualifikationsziel			
Nach Abschluss dieses Moduls besitzen die Studierenden ein tiefgehendes Verständnis von neueren Entwicklungen und Forschungstrends im Bereich Systemsoftware.			
Literatur			
Referenzen werden in der Veranstaltung bekannt gegeben			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Ausgewählte Kapitel der Systemsoftware 3	4,0	Vorlesung/Übung	englisch deutsch

Praktika	1 ECTS
-----------------	---------------

Modulname	Master-Teamprojekt		
Nummer	2498170	Modulversion	
Kurzbezeichnung	ET-STDI-17	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 8,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	240		
Präsenzstudium (h)	120	Selbststudium (h)	120
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform			
Zu erbringende Studienleistung	Das Master-Teamprojekt entspricht in den Prüfungsanforderungen dem Entwurf (§ 9 Abs. 6 APO). Für das Master-Teamprojekt ist zu Beginn eine schriftliche Projektplanung vorzulegen, die im Verlaufe des Projektes aktualisiert werden soll. Der Vergleich zwischen Anfangsplanung und tatsächlichem Verlauf ist im Abschlussbericht darzulegen und zu begründen. Die Ergebnisse des Master-Teamprojekts sind in einem Bericht zusammenzufassen, der mindestens die Hälfte des Umfangs einer typischen Bachelorarbeit umfasst und in dem die individuellen Beiträge der Projektteilnehmer kenntlich zu machen sind. Ferner sind die Ergebnisse in einer Präsentation darzustellen und in einer Diskussion zu begründen. Die Aufgabe kann von jedem oder jeder am Studiengang beteiligten Prüfungsberechtigten gestellt werden.#		
Inhalte	individuell		
Qualifikationsziel	Das Master-Teamprojekt wird in Gruppen von mindestens 3 Studierenden durchgeführt, die an einer übergeordneten Themenstellung den Entwurf eines informationstechnischen Systems gemäß seiner Komponenten beispielhaft durchführen. Das Teamprojekt wird semesterbegleitend durchgeführt und ist zeitlich auf ein Semester begrenzt. Im Teamprojekt werden die erworbenen Methoden zur Systemanalyse und zum Entwurf in einem praktischen Beispiel an aktuellen Forschungsthemen umgesetzt. Dabei werden projektorientiertes Vorgehen im Team und interdisziplinäre Herangehensweise vermittelt.		
Literatur	individuell nach Aufgabenstellung		

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Das Master-Teamprojekt kann das Industriepraktikum ersetzen.			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Master-Teamprojekt Datentechnik	8,0	Teamprojekt	deutsch
Master-Teamprojekt Raumfahrtelektronik	8,0	Teamprojekt	deutsch

Modulname	Industriepraktikum		
Nummer	2498240	Modulversion	
Kurzbezeichnung	ET-STDI-24	Sprache	deutsch
Turnus	Unregelmäßig	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 8,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	240		
Präsenzstudium (h)	120	Selbststudium (h)	120
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Studienleistung: schriftlicher Bericht als Leistungsnachweis gemäß gesonderter Ordnung #Praktikumsrichtlinien der FK Elektrotechnik, Informationstechnik, Physik# in der jeweils zu Beginn des Studiums gültigen Fassung.		
Zu erbringende Studienleistung			
Inhalte			
individuell; Anforderungen gem. Praktikantenrichtlinien			
Qualifikationsziel			
<p>Im Rahmen des Industriefachpraktikums erfolgt eine vertiefende Vorbereitung auf das Berufsleben durch eine Tätigkeit direkt in einem Industrieunternehmen im Umfang von mindestens 6 Wochen. Die Studierenden erlangen Einblicke in organisatorische und betriebliche Abläufe und Strukturen sowie in die Arbeitsmethoden der Ingenieurstätigkeit in Industriebetrieben. Innerhalb der großen Vielfalt und Breite der strukturellen Bereiche (z.B. Forschung, Entwicklung, Produktion, Vertrieb,...) und Tätigkeitsfelder (z.B. Hard- oder Software-Entwicklung, Produktionsplanung, Qualitätssicherung, Vertrieb, (Projekt-)Management,...) in einem Industrieunternehmen wird hierbei eine exemplarische Auswahl mit einem vertieften Kennenlernen eines oder weniger dieser Bereiche bzw. Felder erwartet. Ziel des Moduls ist die Weiterentwicklung situations- und aufgabengerechter Handlungsmuster und Techniken sowie eine Fortentwicklung und Adaption der im Studium vermittelten Methodenkompetenz in der ingenieurmäßigen Lösung technischer Fragestellungen. Dazu vertiefen die Studierenden ihre überfachlichen Kenntnisse und Fähigkeiten (z.B. Gesprächs- und Verhandlungsführung, Präsentationstechnik, Dokumentation,...) beispielsweise durch Teilnahme an Besprechungen oder durch die Einbeziehung in konzeptionelle, planerische oder Management-Aufgaben. Außerdem führen sie eigene Ingenieurstätigkeiten (z.B. in der konzeptuellen Planung, Entwicklung oder Qualitätssicherung) selbstständig aus und vertreten diese. Dabei wenden Sie die im Studium vermittelten fachlichen Kenntnisse und Fähigkeiten auf praktische Aufgabenstellungen im industriellen Umfeld an.</p>			
Literatur			
individuell			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

Modulname	Praktika Master IST		
Nummer	2498270	Modulversion	
Kurzbezeichnung	ET-IDA-66	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	2	Einrichtung	
SWS / ECTS	0 / 10,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	300		
Präsenzstudium (h)	140	Selbststudium (h)	220
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Studienleistung: Kolloquien oder Protokolle als Leistungsnachweis für die gewählten Praktika		
Zu erbringende Studienleistung			
Inhalte			
Praktische Anwendungen je nach Praktikum.			
Qualifikationsziel			
Die in den Vorlesungen erworbenen Theoriekenntnisse werden anhand praktischer Anwendungen erprobt, vertieft, ergänzt und gefestigt. Je nach Ausgestaltung und didaktischem Konzept werden überfachliche Qualifikationen vermittelt bzw. eingeübt. Dies sind beispielsweise effiziente Dokumentation, wissenschaftliches Schreiben, Gesprächsführung und Präsentationstechniken für Ausarbeitungen, Kolloquien und Abschlusspräsentationen sowie weitgehend selbstständige Vorbereitung und Labor- und Projektarbeit im Team.			
Literatur			



ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Es sind Praktika im Umfang von 10 LP zu absolvieren.			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Entwurf von vernetzten eingebetteten Fahrzeugsystemen	4,0	Labor	deutsch
Labor: Test automatisierter Fahrfunktionen in der Simulation	3,0	Labor	deutsch
Praktikum Rechnergestützter Entwurf digitaler Schaltungen	4,0	Praktikum	deutsch

Praktikum Kommunikationsnetze und Systeme (2013)	4,0	Praktikum	deutsch
Literaturhinweise			
J. Liebeherr und M. El Zarki,: Mastering Networks -An Internet Lab Manual-, Pearson, 2004, ISBN: 0-201-78134-4			
Praktikum Eingebettete Prozessoren	4,0	Praktikum	deutsch
Praktikum Kommunikationsnetze und Systeme II	2,0	Praktikum	deutsch
Literaturhinweise			
J. Liebeherr und M. El Zarki,: Mastering Networks -An Internet Lab Manual-, Pearson, 2004, ISBN: 0-201-78134-4			
Praktikum Software Debugging in eingebetteten Echtzeitsystemen mit Kolloquium	5,0	Praktikum	deutsch
Literaturhinweise			
Skript			
Schaltungstechnikpraktikum	4,0	Praktikum	deutsch
Praktikum für Nachrichtentechnik	4,0	Praktikum	deutsch
Literaturhinweise			
Skripte (Download: https://www.tu-braunschweig.de/ifn/lehre/praktika-und-labore/skripte)			
Labor Mobilfunksysteme	3,0	Labor	deutsch
Deep Learning Lab	4,0	Labor	deutsch
Literaturhinweise			
- R.O. Duda, P.E. Hart, D.G. Stork: Pattern Classification, Wiley, 2001 - C.M. Bishop: Pattern Recognition and Machine Learning, Springer, 2006 - I. Goodfellow, Y. Bengio, A. Courville: Deep Learning, MIT Press, 2016			

ASIPLab: Entwurf von anwendungsspezifischen Instruktionssatzprozessoren	4,0	Praktikum	englisch
Literaturhinweise			
<p>- Gries, M.; Keutzer, K.; "Building ASIPS: The Mescal Methodology", Springer, 2010 - Leibson, S.: "Designing SOCs with Configured Cores. Unleashing the Tensilica Xtensa and Diamond Cores", Morgan Kaufmann, 2006 - Henkel, J.; Parameswaran, S.: "Designing Embedded Processors", Springer, 2007 - Nurmi, J.: "Processor Design. System-On-Chip Computing for ASICs and FPGAs", Springer, 2007 - Flynn, M. J.; Luk, W.: "Computer System Design. System-on-Chip", Wiley, 2011 - González, A.; Latorre, F.; Magklis, G.: "Processor Microarchitecture: An Implementation Perspective", Morgan&Claypool Publishers, 2010 - Fisher, J.; Faraboschi, P.; Young, C.: "Embedded Computing: A VLIW Approach to Architecture, Compilers, and Tools", Morgan Kaufmann, 2005. - Hennessy, J.L.; Patterson, D. A.: "Computer Architecture: A Quantitative Approach", Morgan Kaufmann, 2011. - Leuppers, R.; Marwedel, P.: "Retargetable Compiler Technology for Embedded Systems: Tools and Applications", Springer, 2010 - Jacob, B.: "The Memory System: You Can't Avoid It, You Can't Ignore It, You Can't Fake It", Morgan&Claypool Publishers, 2009 - Kaxiras, S.; Martonosi, M.: "Computer Architecture Techniques for Power-Efficiency", Morgan&Claypool Publishers, 2008 - Olukotun, K.; Hammond, L.; Laudon, J.: "Chip Multiprocessor Architecture: Techniques to Improve Throughput and Latency", Morgan&Claypool Publishers, 2007 - Zaccaria, V.; Sami, M.G.; Silvano, C.: "Power Estimation and Optimization Methodologies for VLIW-based Embedded Systems", Springer, 2003 Weitere Referenzen werden in der Veranstaltung bekannt gegeben.</p>			
VLSI-Lab	4,0	Praktikum	englisch
Literaturhinweise			
<ul style="list-style-type: none"> • Rabaey, J. M., Chandrakasan, A. P., & Nikoli#, B. (2003). Digital integrated circuits: a design perspective (Vol. 7). Upper Saddle River, NJ: Pearson Education. • Weste, N. H., & Harris, D. (2015). CMOS VLSI design: a circuits and systems perspective. Pearson Education India. • Brunvand, E. (2010). Digital VLSI chip design with Cadence and Synopsys CAD tools. Addison-Wesley. • Ashenden, P. J. (2010). The designer's guide to VHDL. Morgan Kaufmann. • Ashenden, P. (2008). Digital Design: An Embedded Systems Approach Using VHDL. Morgan Kaufmann. <p>Weitere Referenzen werden in der Veranstaltung bekanntgegeben.</p>			
Wireless Networking Lab	3,0	Praktikum	englisch deutsch
Literaturhinweise			
Die Literaturquellen variieren je nach Thema.			
Praktikum Computernetze-Administration	3,0	Praktikum	englisch deutsch
Literaturhinweise			
Hinweise zu aktueller Literatur erhalten Sie im Rahmen der Veranstaltung.			
Praktikum Computernetze	2,0	Praktikum	englisch deutsch
Literaturhinweise			
Hinweise zu aktueller Literatur erhalten Sie im Rahmen der Veranstaltung.			

Mobile Computing Lab	4,0	Praktikum	englisch deutsch
Robotik-Praktikum	3,0	Praktikum	deutsch
Literaturhinweise			
Die Studierenden besitzen nach Durchführung der Versuche im Roboterlabor ein vertieftes Verständnis des in den Robotikvorlesungen erworbenen Stoffes und sollten somit in der Lage sein, praktische Probleme im industriellen Umfeld zu lösen.			
Softwaretechnik, vertiefendes Praktikum	4,0	Praktikum	englisch deutsch
Praktikum IT-Sicherheit	4,0	Praktikum	deutsch
Literaturhinweise			
<ul style="list-style-type: none"> - Gollmann. Computer Security. Wiley & Sons, 2011 - Szor. The Art of Computer Virus Research and Defense. Addison-Wesley, 2005 Weitere Referenzen werden in der Veranstaltung bekanntgegeben.			
Computer Lab Mustererkennung	4,0	Labor	englisch deutsch
Literaturhinweise			
Christopher M. Bishop, Nasser M. Nasrabadi, "Pattern Recognition and Machine Learning", Springer 2006 Ian Goodfellow, Yoshua Bengio, Aaron Courville, "Deep Learning", MIT Press 2016			
Modellfahrzeugbau	2,0	Seminar	deutsch
Modellfahrzeugbau	1,0	Praktikum	deutsch
Autonome Drohnen	5,0	Praktikum	englisch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über StudIP zur Verfügung gestellt.			
ROS2 für Autonome Eingebettete Systeme	5,0	Praktikum	englisch deutsch
Literaturhinweise			
Tutorials und Beispielcode werden allen Teilnehmern über StudIP zur Verfügung gestellt.			

Professionalisierung			10 ECTS
Modulname	Professionalisierung mit Vortrag		
Nummer	2498230	Modulversion	
Kurzbezeichnung	ET-STDI-23	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	2	Einrichtung	
SWS / ECTS	0 / 10,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	300		
Präsenzstudium (h)	0	Selbststudium (h)	0
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Studienleistung: Seminarvortrag 30 Minuten. Die Form weiterer Studienleistungen richtet sich nach Vorgabe der gewählten Veranstaltungen.		
Zu erbringende Studienleistung			
Inhalte			
Der Inhalt richtet sich den gewählten Veranstaltungen.			
Qualifikationsziel			
Seminarvortrag im Umfang von 3 LP: # Selbstständige Einarbeitung, Aufbereitung und Präsentation eines Themas # Feststellung der Wirkung des eigenen Vortrags auf andere Studierende # Erlernen von Schlüsselqualifikationen, wie etwa der Präsentationstechnik und rhetorischer Fähigkeiten Weitere Schlüsselqualifikationen werden aus folgenden Bereichen erlangt: # Wissenschaftskulturen # Handlungsorientierte Angebote # Übergeordneter Bezug: Einbettung des Studienfaches Hierzu sind die Veranstaltungen aus dem Gesamtprogramm (Pool) überfachlicher Lehrveranstaltungen der Technischen Universität Braunschweig zu wählen. Die Art der Prüfungs- oder Studienleistung und die Anzahl der Leistungspunkte wird für jede Modulausprägung individuell bekannt gegeben. Die Universitätsleitung veröffentlicht in jedem Semester eine Liste der zur Verfügung stehenden Lehrveranstaltungen.			
Literatur			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Ein Studienseminar (3 LP) plus Lehrveranstaltungen aus dem Pool der überfachlichen Qualifikation mit insgesamt 7 LP. Module, die in den Anhängen der Prüfungsordnungen (Auswahlvorschriften) stehen, dürfen nicht als Poolfächer eingebracht werden. Zusätzlich werden Sprachkursen Englisch ab Niveau B2, alle weiteren Schulsprachen ab B1 und alle anderen Sprachen ab Anfängerniveau anerkannt.			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache
Studienseminar für Datentechnik	3,0	Seminar	deutsch
Studienseminar Kommunikationsnetze und Systeme	3,0	Seminar	deutsch
Studienseminar für Nachrichtentechnik (2013)	2,0	Seminar	deutsch
Literaturhinweise			
individuell			
Seminar Connected and Mobile Systems (Master)	3,0	Seminar	englisch deutsch
Literaturhinweise			
Die Literaturquellen variieren - je nach gewähltem Seminarthema.			
Advanced Networking 1 Seminar	3,0	Seminar	englisch
Literaturhinweise			
aktuelle Literatur wird in der Veranstaltung bekanntgegeben			
Advanced Networking II Seminar (MPO 2010)	3,0	Seminar	deutsch
Robotik-Seminar	2,0	Seminar	deutsch
Seminar Computergraphik (Master)	3,0	Seminar	englisch deutsch
Seminar Algorithmik (Master)	3,0	Seminar	englisch deutsch
Literaturhinweise			
Die Literaturquellen variieren - je nach gewähltem Seminarthema.			
Seminar Computer Vision (Master)	3,0	Seminar	englisch
Literaturhinweise			
Die Literaturquellen variieren, je nach gewähltem Thema.			
Studienseminar New Trends in Computer Engineering	3,0	Seminar	deutsch
Seminar Softwaretechnik und Fahrzeuginformatik (Master)	3,0	Seminar	englisch deutsch
Literaturhinweise			
Die Literaturquellen variieren - je nach gewähltem Seminarthema.			

Seminar Informationssysteme (Master)	3,0	Seminar	englisch
Literaturhinweise			
Die Literaturquellen variieren, je nach gewähltem Thema.			
Seminar Künstliche Intelligenz (Master)	3,0	Seminar	englisch
Literaturhinweise			
Die Literaturquellen variieren, je nach gewähltem Thema.			

Abschlussmodul		30 ECTS	
Modulname	Masterarbeit		
Nummer	2498070	Modulversion	
Kurzbezeichnung	ET-STDI-07	Sprache	deutsch
Turnus	in jedem Semester	Lehreinheit	Fakultät für Elektrotechnik, Informationstechnik, Physik
Moduldauer	1	Einrichtung	
SWS / ECTS	0 / 30,0	Modulverantwortliche/r	
Arbeitsaufwand (h)	900		
Präsenzstudium (h)	0	Selbststudium (h)	0
Zwingende Voraussetzungen			
Zu erbringende Prüfungsleistung/ Prüfungsform	Prüfungsleistung: Anfertigen der Masterarbeit Studienleistung: Vortrag		
Zu erbringende Studienleistung			
Inhalte			
Der Inhalt ergibt sich aus der Aufgabenstellung.			
Qualifikationsziel			
Mit dem erfolgreichen Absolvieren der Abschlussarbeit (§ 14 APO) demonstriert der/die Studierende, dass er/sie in der Lage ist, innerhalb einer vorgegebenen Frist ein Problem aus der gewählten Fachrichtung selbstständig nach wissenschaftlichen Methoden zu bearbeiten. Die Qualifikationsziele des Studiengangs (Anlage 3, § 2 APO) spiegeln sich in der Durchführung und in den Ergebnissen der Abschlussarbeit hinsichtlich der folgenden Bestandteile: # Selbstständige Einarbeitung und wissenschaftlich methodische Bearbeitung eines grundlegend für die Weiterentwicklung und Forschung auf dem Gebiet der Informations-Systemtechnik relevanten Themas. # Literaturrecherche und Darstellung des Stands der Technik # Erarbeitung von neuen Lösungsansätzen für ein wissenschaftliches Problem # Darstellung der Vorgehensweise und der Ergebnisse in Form einer Ausarbeitung. # Präsentation der wesentlichen Ergebnisse in verständlicher Form. # Vertiefung und Verfeinerung von Schlüsselqualifikationen: Management eines eigenen Projekts, Präsentationstechniken und rhetorischer Fähigkeiten.			
Literatur			
individuell			

↑

ZUGEHÖRIGE LEHRVERANSTALTUNGEN			
Belegungslogik bei der Wahl von Lehrveranstaltungen			
Anwesenheitspflicht			
Titel der Veranstaltung	SWS	Art LVA	Sprache

